

TYPE	BANK	R29A Package
Transceiver I/O	12A	104
Transceiver I/O	14C	68
Transceiver I/O	15A	68
Transceiver I/O	15C	68
LVDS I/O	2B	84
LVDS I/O	2C	84
LVDS I/O	2E	96
LVDS I/O	2F	96
LVDS I/O	3A	96
LVDS I/O	3B	84
HPS shared LVDS I/O	3C	84
HPS shared LVDS I/O	3D	96
HPS shared LVDS I/O	HPS	48
SDM shared LVDS I/O	SDM	29

- i. Total LVDS channels per bank supporting SERDES Non-DPA and DPA mode is equivalent to (LVDS I/O per bank)/2, inclusive of clock pair. Please refer to Dedicated Tx/Rx Channel column in the pin-out table for the channel availability.
- ii. Total LVDS channels supporting SERDES Soft-CDR mode is 12 pairs per bank. Please refer to Soft CDR column in the pin out table for the channel availability.

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
SDM			TD0					LB66				
SDM			TMS					LR65				
SDM			TCK					LB64				
SDM			TDI					LN64				
SDM			OSC_CLK_1					KJ64				
SDM			SDM_I00	PWRMGT_SCL				ML71				
SDM			SDM_I01	AVSTx8_DATA2_AS_DATA1,SDMMC_CFG_DATA1				LR63				
SDM			SDM_I05	AS_nCS00,SDMMC_CFG_CLK_MSELD				LB62				
SDM			SDM_I03	AVSTx8_DATA3_AS_DATA2,SDMMC_CFG_DATA2				MA64				
SDM			hCONFIG					LR61				
SDM			SDM_I04	AVSTx8_DATA1_AS_DATA0,SDMMC_CFG_CMD				KR63				
SDM			SDM_I02	AVSTx8_DATA0_AS_CLK,SDMMC_CFG_DATA0				LN62				
SDM			SDM_I07	AS_nCS02,MSEL1				MH64				
SDM			SDM_I011	AVSTx8_VALID,PWRMGT_SDA				MC65				
SDM			hSTATUS					LH62				
SDM			SDM_I016	PWRMGT_SDA				LW61				
SDM			SDM_I013	AVSTx8_DATA5,SDMMC_CFG_DATA5				MA62				
SDM			SDM_I09	AS_nCS01,MSEL2				LW65				
SDM			SDM_I06	AVSTx8_DATA4_AS_DATA3,SDMMC_CFG_DATA3				LW63				
SDM			SDM_I010	AVSTx8_DATA7,SDMMC_CFG_DATA7				KJ62				
SDM			SDM_I08	AVSTx8_READY_AS_nCS03,SDMMC_CFG_DATA4				KJ63				
SDM			SDM_I012	PWRMGT_SDA				ML67				
SDM			SDM_I015	AVSTx8_DATA6,SDMMC_CFG_DATA6				KW63				
SDM			SDM_I014	AVSTx8_CLK,PWRMGT_SCL				MD64				
SDM			RREF_SDM					LP71				
SDM			VSIGP_0					KJ70				
SDM			VSIGN_0					KR68				
SDM			VSIGP_1					LL65				
SDM			VSIGN_1					LH66				
2C		95	VREFB2CNO	IO		DIFF_RX_2C1n	No	LU4	DQ16	DQ8	DQ4	DQ2
2C		94	VREFB2CNO	IO		DIFF_RX_2C1p	No	LW2	DQ16	DQ8	DQ4	DQ2
2C		93	VREFB2CNO	IO		DIFF_TX_2C1n	No	MA4	DQ16	DQ8	DQ4	DQ2
2C		92	VREFB2CNO	IO		DIFF_TX_2C1p	No	MC5	DQ16	DQ8	DQ4	DQ2
2C		91	VREFB2CNO	IO		DIFF_RX_2C2n	No	LN7	DQS16	DQ8	DQ4	DQ2
2C		90	VREFB2CNO	IO		DIFF_RX_2C2p	No	LR5	DQS16	DQ8	DQ4	DQ2
2C		89	VREFB2CNO	IO		DIFF_TX_2C2n	No	MA7	DQS17	DQS8/CQ8	DQ4	DQ2
2C		88	VREFB2CNO	IO		DIFF_TX_2C2p	No	LW5	DQS17	DQS8/CQ8	DQ4	DQ2
2C		87	VREFB2CNO	IO	CDR	DIFF_RX_2C3n	Yes	LN11	DQ17	DQ8	DQ4	DQ2
2C		86	VREFB2CNO	IO	CDR	DIFF_RX_2C3p	Yes	LR9	DQ17	DQ8	DQ4	DQ2
2C		85	VREFB2CNO	IO		DIFF_TX_2C3n	No	LW9	DQ17	DQ8	DQ4	DQ2
2C		84	VREFB2CNO	IO		DIFF_TX_2C3p	No	MA11	DQ17	DQ8	DQ4	DQ2
2C		83	VREFB2CNO	IO		DIFF_RX_2C4n	No	MC9	DQ18	DQ9	DQ4	DQ2
2C		82	VREFB2CNO	IO		DIFF_RX_2C4p	No	MD7	DQ18	DQ9	DQ4	DQ2
2C		81	VREFB2CNO	IO		DIFF_TX_2C4n	No	MF5	DQ18	DQ9	DQ4	DQ2
2C		80	VREFB2CNO	IO		DIFF_TX_2C4p	No	MH7	DQ18	DQ9	DQ4	DQ2
2C		79	VREFB2CNO	IO		DIFF_RX_2C5n	No	MC13	DQS18	DQ9	DQ4	DQ2
2C		78	VREFB2CNO	IO		DIFF_RX_2C5p	No	MD11	DQS18	DQ9	DQ4	DQ2
2C		77	VREFB2CNO	IO	PLL_2C_T_CLKOUT1n	DIFF_TX_2C5n	No	MK13	DQS19	DQS9/CQ9	DQS4/CQ4	DQ2
2C		76	VREFB2CNO	IO	PLL_2C_T_CLKOUT1p,PLL_2C_T_CLKOUT1,PLL_2C_T_FB1	DIFF_TX_2C5p	No	MH11	DQS19	DQS9/CQ9	DQS4/CQ4	DQ2
2C		75	VREFB2CNO	IO	CDR	DIFF_RX_2C6n	Yes	MD15	DQ19	DQ9	DQ4	DQ2
2C		74	VREFB2CNO	IO	RZQ_T_2C,CDR	DIFF_RX_2C6p	Yes	MC17	DQ19	DQ9	DQ4	DQ2
2C		73	VREFB2CNO	IO	CLK_T_2C_1n	DIFF_TX_2C6n	No	MH15	DQ19	DQ9	DQ4	DQ2
2C		72	VREFB2CNO	IO	CLK_T_2C_1p	DIFF_TX_2C6p	No	MK17	DQ19	DQ9	DQ4	DQ2
2C		71	VREFB2CNO	IO	CLK_T_2C_0n	DIFF_RX_2C7n	No	LN15	DQ20	DQ10	DQ5	DQ2
2C		70	VREFB2CNO	IO	CLK_T_2C_0p	DIFF_RX_2C7p	No	LR13	DQ20	DQ10	DQ5	DQ2
2C		69	VREFB2CNO	IO		DIFF_TX_2C7n	No	LW13	DQ20	DQ10	DQ5	DQ2
2C		68	VREFB2CNO	IO		DIFF_TX_2C7p	No	MA15	DQ20	DQ10	DQ5	DQ2
2C		67	VREFB2CNO	IO	PLL_2C_T_CLKOUT0n	DIFF_RX_2C8n	No	LN19	DQS20	DQ10	DQ5	DQ2
2C		66	VREFB2CNO	IO	PLL_2C_T_CLKOUT0p,PLL_2C_T_CLKOUT0,PLL_2C_T_FB0	DIFF_RX_2C8p	No	LR17	DQS20	DQ10	DQ5	DQ2
2C		65	VREFB2CNO	IO		DIFF_TX_2C8n	No	MA19	DQS21	DQS10/CQ10	DQ5	DQS2/CQ2
2C		64	VREFB2CNO	IO		DIFF_TX_2C8p	No	LW17	DQS21	DQS10/CQ10	DQ5	DQS2/CQ2
2C		63	VREFB2CNO	IO	CDR	DIFF_RX_2C9n	Yes	LN23	DQ21	DQ10	DQ5	DQ2
2C		62	VREFB2CNO	IO	CDR	DIFF_RX_2C9p	Yes	LR21	DQ21	DQ10	DQ5	DQ2
2C		61	VREFB2CNO	IO		DIFF_TX_2C9n	No	LW21	DQ21	DQ10	DQ5	DQ2
2C		60	VREFB2CNO	IO		DIFF_TX_2C9p	No	MA23	DQ21	DQ10	DQ5	DQ2
2C		59	VREFB2CNO	IO		DIFF_RX_2C10n	No	MC21	DQ22	DQ11	DQ5	DQ2
2C		58	VREFB2CNO	IO		DIFF_RX_2C10p	No	MD19	DQ22	DQ11	DQ5	DQ2
2C		57	VREFB2CNO	IO		DIFF_TX_2C10n	No	MH19	DQ22	DQ11	DQ5	DQ2
2C		56	VREFB2CNO	IO		DIFF_TX_2C10p	No	MK21	DQ22	DQ11	DQ5	DQ2
2C		55	VREFB2CNO	IO		DIFF_RX_2C11n	No	MC25	DQS22	DQ11	DQ5	DQ2
2C		54	VREFB2CNO	IO		DIFF_RX_2C11p	No	MD23	DQS22	DQ11	DQ5	DQ2
2C		53	VREFB2CNO	IO		DIFF_TX_2C11n	No	MK25	DQS23	DQS11/CQ11	DQS5/CQ5	DQ2
2C		52	VREFB2CNO	IO		DIFF_TX_2C11p	No	MH23	DQS23	DQS11/CQ11	DQS5/CQ5	DQ2
2C		51	VREFB2CNO	IO	CDR	DIFF_RX_2C12n	Yes	MD26	DQ23	DQ11	DQ5	DQ2
2C		50	VREFB2CNO	IO	CDR	DIFF_RX_2C12p	Yes	MC27	DQ23	DQ11	DQ5	DQ2
2C		49	VREFB2CNO	IO		DIFF_TX_2C12n	No	MH26	DQ23	DQ11	DQ5	DQ2
2C		48	VREFB2CNO	IO		DIFF_TX_2C12p	No	MK27	DQ23	DQ11	DQ5	DQ2
2C		35	VREFB2CNO	IO	CDR	DIFF_RX_2C16n	Yes	JL27	DQ26	DQ13	DQ6	DQ3
2C		34	VREFB2CNO	IO	CDR	DIFF_RX_2C16p	Yes	JP26	DQ26	DQ13	DQ6	DQ3
2C		33	VREFB2CNO	IO		DIFF_TX_2C16n	No	JY26	DQ26	DQ13	DQ6	DQ3
2C		32	VREFB2CNO	IO		DIFF_TX_2C16p	No	KC27	DQ26	DQ13	DQ6	DQ3
2C		31	VREFB2CNO	IO		DIFF_RX_2C17n	No	JL29	DQS26	DQ13	DQ6	DQ3
2C		30	VREFB2CNO	IO		DIFF_RX_2C17p	No	JP28	DQS26	DQ13	DQ6	DQ3
2C		29	VREFB2CNO	IO	PLL_2C_B_CLKOUT1n	DIFF_TX_2C17n	No	KC29	DQS27	DQS13/CQ13	DQS6/CQ6	DQ3
2C		28	VREFB2CNO	IO	PLL_2C_B_CLKOUT1p,PLL_2C_B_CLKOUT1,PLL_2C_B_FB1	DIFF_TX_2C17p	No	JY28	DQS27	DQS13/CQ13	DQS6/CQ6	DQ3
2C		27	VREFB2CNO	IO	CDR	DIFF_RX_2C18n	Yes	JL31	DQ27	DQ13	DQ6	DQ3

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2C	26	VREFB2CNO	IO		R2Q_B_2C_CDR	DIFF_RX_2C18p	Yes	JP30	DQ27	DQ13	DQ6	DQ3
2C	25	VREFB2CNO	IO		CLK_B_2C_1n	DIFF_TX_2C18n	No	JP30	DQ27	DQ13	DQ6	DQ3
2C	24	VREFB2CNO	IO		CLK_B_2C_1p	DIFF_TX_2C18p	No	KC31	DQ27	DQ13	DQ6	DQ3
2C	23	VREFB2CNO	IO		CLK_B_2C_0n_CDR	DIFF_RX_2C19n	Yes	KF26	DQ28	DQ14	DQ7	DQ3
2C	22	VREFB2CNO	IO		CLK_B_2C_0p_CDR	DIFF_RX_2C19p	Yes	KJ27	DQ28	DQ14	DQ7	DQ3
2C	21	VREFB2CNO	IO			DIFF_TX_2C19n	No	KR27	DQ28	DQ14	DQ7	DQ3
2C	20	VREFB2CNO	IO			DIFF_TX_2C19p	No	KU26	DQ28	DQ14	DQ7	DQ3
2C	19	VREFB2CNO	IO		PLL_2C_B_CLKOUT0n	DIFF_RX_2C20n	No	KI29	DQSn28	DQ14	DQ7	DQ3
2C	18	VREFB2CNO	IO		PLL_2C_B_CLKOUT0p,PLL_2C_B_CLKOUT0,PLL_2C_B_FB0	DIFF_RX_2C20p	No	KF28	DQSn28	DQ14	DQ7	DQ3
2C	17	VREFB2CNO	IO			DIFF_TX_2C20n	No	KR29	DQSn29	DQSn14/CQn14	DQ7	DQSn3/CQn3
2C	16	VREFB2CNO	IO			DIFF_TX_2C20p	No	KU28	DQSn29	DQSn14/CQ14	DQ7	DQSn3/CQ3
2C	15	VREFB2CNO	IO	CDR		DIFF_RX_2C21n	Yes	KF30	DQ29	DQ14	DQ7	DQ3
2C	14	VREFB2CNO	IO	CDR		DIFF_RX_2C21p	Yes	KI31	DQ29	DQ14	DQ7	DQ3
2C	13	VREFB2CNO	IO			DIFF_TX_2C21n	No	KR31	DQ29	DQ14	DQ7	DQ3
2C	12	VREFB2CNO	IO			DIFF_TX_2C21p	No	KU30	DQ29	DQ14	DQ7	DQ3
2C	11	VREFB2CNO	IO	CDR		DIFF_RX_2C22n	Yes	KW27	DQ30	DQ15	DQ7	DQ3
2C	10	VREFB2CNO	IO	CDR		DIFF_RX_2C22p	Yes	LB26	DQ30	DQ15	DQ7	DQ3
2C	9	VREFB2CNO	IO			DIFF_TX_2C22n	No	LH26	DQ30	DQ15	DQ7	DQ3
2C	8	VREFB2CNO	IO			DIFF_TX_2C22p	No	LL27	DQ30	DQ15	DQ7	DQ3
2C	7	VREFB2CNO	IO			DIFF_RX_2C23n	No	KW29	DQSn30	DQ15	DQ7	DQ3
2C	6	VREFB2CNO	IO			DIFF_RX_2C23p	No	LB28	DQSn30	DQ15	DQ7	DQ3
2C	5	VREFB2CNO	IO			DIFF_TX_2C23n	No	LL29	DQSn31	DQSn15/CQn15	DQSn7/CQn7	DQ3
2C	4	VREFB2CNO	IO			DIFF_TX_2C23p	No	LH28	DQSn31	DQSn15/CQ15	DQSn7/CQ7	DQ3
2C	3	VREFB2CNO	IO	CDR		DIFF_RX_2C24n	Yes	KW31	DQ31	DQ15	DQ7	DQ3
2C	2	VREFB2CNO	IO	CDR		DIFF_RX_2C24p	Yes	LB30	DQ31	DQ15	DQ7	DQ3
2C	1	VREFB2CNO	IO			DIFF_TX_2C24n	No	LH30	DQ31	DQ15	DQ7	DQ3
2C	0	VREFB2CNO	IO			DIFF_TX_2C24p	No	LL31	DQ31	DQ15	DQ7	DQ3
2F	95	VREFB2FNO	IO			DIFF_RX_2F1n	No	LN26	DQ32	DQ16	DQ8	DQ4
2F	94	VREFB2FNO	IO			DIFF_RX_2F1p	No	LR25	DQ32	DQ16	DQ8	DQ4
2F	93	VREFB2FNO	IO			DIFF_TX_2F1n	No	LW25	DQ32	DQ16	DQ8	DQ4
2F	92	VREFB2FNO	IO			DIFF_TX_2F1p	No	MA26	DQ32	DQ16	DQ8	DQ4
2F	91	VREFB2FNO	IO			DIFF_RX_2F2n	No	LN28	DQSn32	DQ16	DQ8	DQ4
2F	90	VREFB2FNO	IO			DIFF_RX_2F2p	No	LR27	DQSn32	DQ16	DQ8	DQ4
2F	89	VREFB2FNO	IO			DIFF_TX_2F2n	No	MA28	DQSn33	DQSn16/CQn16	DQ8	DQ4
2F	88	VREFB2FNO	IO			DIFF_TX_2F2p	No	LW27	DQSn33	DQSn16/CQ16	DQ8	DQ4
2F	87	VREFB2FNO	IO	CDR		DIFF_RX_2F3n	Yes	LR29	DQ33	DQ16	DQ8	DQ4
2F	86	VREFB2FNO	IO	CDR		DIFF_RX_2F3p	Yes	LH30	DQ33	DQ16	DQ8	DQ4
2F	85	VREFB2FNO	IO			DIFF_TX_2F3n	No	LW29	DQ33	DQ16	DQ8	DQ4
2F	84	VREFB2FNO	IO			DIFF_TX_2F3p	No	MA30	DQ33	DQ16	DQ8	DQ4
2F	83	VREFB2FNO	IO			DIFF_RX_2F4n	No	MC29	DQ34	DQ17	DQ8	DQ4
2F	82	VREFB2FNO	IO			DIFF_RX_2F4p	No	MD28	DQ34	DQ17	DQ8	DQ4
2F	81	VREFB2FNO	IO			DIFF_TX_2F4n	No	MH28	DQ34	DQ17	DQ8	DQ4
2F	80	VREFB2FNO	IO			DIFF_TX_2F4p	No	MK29	DQ34	DQ17	DQ8	DQ4
2F	79	VREFB2FNO	IO			DIFF_RX_2F5n	No	MC31	DQSn34	DQ17	DQ8	DQ4
2F	78	VREFB2FNO	IO			DIFF_RX_2F5p	No	MD30	DQSn34	DQ17	DQ8	DQ4
2F	77	VREFB2FNO	IO		PLL_2F_T_CLKOUT1n	DIFF_TX_2F5n	No	MK31	DQSn35	DQSn17/CQn17	DQSn8/CQn8	DQ4
2F	76	VREFB2FNO	IO		PLL_2F_T_CLKOUT1p,PLL_2F_T_CLKOUT1,PLL_2F_T_FB1	DIFF_TX_2F5p	No	MH30	DQSn35	DQSn17/CQ17	DQSn8/CQ8	DQ4
2F	75	VREFB2FNO	IO	CDR		DIFF_RX_2F6n	Yes	MD32	DQ35	DQ17	DQ8	DQ4
2F	74	VREFB2FNO	IO	R2Q_T_2F_CDR		DIFF_RX_2F6p	Yes	MC33	DQ35	DQ17	DQ8	DQ4
2F	73	VREFB2FNO	IO		CLK_T_2F_1n	DIFF_TX_2F6n	No	MH32	DQ35	DQ17	DQ8	DQ4
2F	72	VREFB2FNO	IO		CLK_T_2F_1p	DIFF_TX_2F6p	No	MK33	DQ35	DQ17	DQ8	DQ4
2F	71	VREFB2FNO	IO		CLK_T_2F_0n	DIFF_RX_2F7n	No	KW33	DQ36	DQ18	DQ9	DQ4
2F	70	VREFB2FNO	IO		CLK_T_2F_0p	DIFF_RX_2F7p	No	LB32	DQ36	DQ18	DQ9	DQ4
2F	69	VREFB2FNO	IO			DIFF_TX_2F7n	No	LH32	DQ36	DQ18	DQ9	DQ4
2F	68	VREFB2FNO	IO			DIFF_TX_2F7p	No	LL33	DQ36	DQ18	DQ9	DQ4
2F	67	VREFB2FNO	IO		PLL_2F_T_CLKOUT0n	DIFF_RX_2F8n	No	KW35	DQSn36	DQ18	DQ9	DQ4
2F	66	VREFB2FNO	IO		PLL_2F_T_CLKOUT0p,PLL_2F_T_CLKOUT0,PLL_2F_T_FB0	DIFF_RX_2F8p	No	LB34	DQSn36	DQ18	DQ9	DQ4
2F	65	VREFB2FNO	IO			DIFF_TX_2F8n	No	LL35	DQSn37	DQSn18/CQn18	DQ9	DQSn4/CQn4
2F	64	VREFB2FNO	IO			DIFF_TX_2F8p	No	LH34	DQSn37	DQSn18/CQ18	DQ9	DQSn4/CQ4
2F	63	VREFB2FNO	IO	CDR		DIFF_RX_2F9n	Yes	KW37	DQ37	DQ18	DQ9	DQ4
2F	62	VREFB2FNO	IO	CDR		DIFF_RX_2F9p	Yes	LB36	DQ37	DQ18	DQ9	DQ4
2F	61	VREFB2FNO	IO			DIFF_TX_2F9n	No	LH36	DQ37	DQ18	DQ9	DQ4
2F	60	VREFB2FNO	IO			DIFF_TX_2F9p	No	LL37	DQ37	DQ18	DQ9	DQ4
2F	59	VREFB2FNO	IO			DIFF_RX_2F10n	No	LN32	DQ38	DQ19	DQ9	DQ4
2F	58	VREFB2FNO	IO			DIFF_RX_2F10p	No	LR31	DQ38	DQ19	DQ9	DQ4
2F	57	VREFB2FNO	IO			DIFF_TX_2F10n	No	LW31	DQ38	DQ19	DQ9	DQ4
2F	56	VREFB2FNO	IO			DIFF_TX_2F10p	No	MA32	DQ38	DQ19	DQ9	DQ4
2F	55	VREFB2FNO	IO			DIFF_RX_2F11n	No	LN34	DQSn38	DQ19	DQ9	DQ4
2F	54	VREFB2FNO	IO			DIFF_RX_2F11p	No	LR33	DQSn38	DQ19	DQ9	DQ4
2F	53	VREFB2FNO	IO			DIFF_TX_2F11n	No	MA34	DQSn39	DQSn19/CQn19	DQSn9/CQn9	DQ4
2F	52	VREFB2FNO	IO			DIFF_TX_2F11p	No	LW33	DQSn39	DQSn19/CQ19	DQSn9/CQ9	DQ4
2F	51	VREFB2FNO	IO	CDR		DIFF_RX_2F12n	Yes	LN36	DQ39	DQ19	DQ9	DQ4
2F	50	VREFB2FNO	IO	CDR		DIFF_RX_2F12p	Yes	LR35	DQ39	DQ19	DQ9	DQ4
2F	49	VREFB2FNO	IO			DIFF_TX_2F12n	No	LW35	DQ39	DQ19	DQ9	DQ4
2F	48	VREFB2FNO	IO			DIFF_TX_2F12p	No	MA36	DQ39	DQ19	DQ9	DQ4
2F	47	VREFB2FNO	IO	CDR		DIFF_RX_2F13n	Yes	IL33	DQ40	DQ20	DQ10	DQ5
2F	46	VREFB2FNO	IO	CDR		DIFF_RX_2F13p	Yes	JP32	DQ40	DQ20	DQ10	DQ5
2F	45	VREFB2FNO	IO			DIFF_TX_2F13n	No	JP32	DQ40	DQ20	DQ10	DQ5
2F	44	VREFB2FNO	IO			DIFF_TX_2F13p	No	KC33	DQ40	DQ20	DQ10	DQ5
2F	43	VREFB2FNO	IO			DIFF_RX_2F14n	No	IL35	DQSn40	DQ20	DQ10	DQ5
2F	42	VREFB2FNO	IO			DIFF_RX_2F14p	No	JP34	DQSn40	DQ20	DQ10	DQ5
2F	41	VREFB2FNO	IO			DIFF_TX_2F14n	No	KC35	DQSn41	DQSn20/CQn20	DQ10	DQ5
2F	40	VREFB2FNO	IO			DIFF_TX_2F14p	No	JP34	DQSn41	DQSn20/CQ20	DQ10	DQ5
2F	39	VREFB2FNO	IO	CDR		DIFF_RX_2F15n	Yes	IL37	DQ41	DQ20	DQ10	DQ5
2F	38	VREFB2FNO	IO	CDR		DIFF_RX_2F15p	Yes	JP36	DQ41	DQ20	DQ10	DQ5
2F	37	VREFB2FNO	IO			DIFF_TX_2F15n	No	JP36	DQ41	DQ20	DQ10	DQ5

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2F	36	VREFB2FNO	IO			DIFF_TX_2F15p	No	KC37	DQ41	DQ20	DQ10	DQ5
2F	35	VREFB2FNO	IO	CDR		DIFF_RX_2F16p	Yes	KF32	DQ42	DQ21	DQ10	DQ5
2F	34	VREFB2FNO	IO	CDR		DIFF_TX_2F16p	Yes	KJ33	DQ42	DQ21	DQ10	DQ5
2F	33	VREFB2FNO	IO			DIFF_TX_2F16p	No	KR33	DQ42	DQ21	DQ10	DQ5
2F	32	VREFB2FNO	IO			DIFF_TX_2F16p	No	KJ32	DQ42	DQ21	DQ10	DQ5
2F	31	VREFB2FNO	IO			DIFF_RX_2F17n	No	KJ35	DQSn42	DQ21	DQ10	DQ5
2F	30	VREFB2FNO	IO			DIFF_RX_2F17p	No	KF34	DQ542	DQ21	DQ10	DQ5
2F	29	VREFB2FNO	IO	PLL_2F_B_CLKOUT1n		DIFF_TX_2F17n	No	KR35	DQSn43	DQSn21/CQn21	DQSn10/CQn10	DQ5
2F	28	VREFB2FNO	IO	PLL_2F_B_CLKOUT1p,PLL_2F_B_CLKOUT1,PLL_2F_B_FB1		DIFF_TX_2F17p	No	KU34	DQ543	DQSn21/CQ21	DQSn10/CQ10	DQ5
2F	27	VREFB2FNO	IO	CDR		DIFF_RX_2F18n	Yes	KF36	DQ43	DQ21	DQ10	DQ5
2F	26	VREFB2FNO	IO	RZQ_B_2F_CDR		DIFF_RX_2F18p	Yes	KJ37	DQ43	DQ21	DQ10	DQ5
2F	25	VREFB2FNO	IO	CLK_B_2F_1n		DIFF_TX_2F18n	No	KR37	DQ43	DQ21	DQ10	DQ5
2F	24	VREFB2FNO	IO	CLK_B_2F_1p		DIFF_TX_2F18p	No	KJ36	DQ43	DQ21	DQ10	DQ5
2F	23	VREFB2FNO	IO	CLK_B_2F_0n,CDR		DIFF_RX_2F19n	Yes	LR38	DQ44	DQ22	DQ11	DQ5
2F	22	VREFB2FNO	IO	CLK_B_2F_0p,CDR		DIFF_RX_2F19p	Yes	KW39	DQ44	DQ22	DQ11	DQ5
2F	21	VREFB2FNO	IO			DIFF_TX_2F19n	No	LL39	DQ44	DQ22	DQ11	DQ5
2F	20	VREFB2FNO	IO			DIFF_TX_2F19p	No	LH38	DQ44	DQ22	DQ11	DQ5
2F	19	VREFB2FNO	IO	PLL_2F_B_CLKOUT0n		DIFF_RX_2F20n	No	KW41	DQSn44	DQ22	DQ11	DQ5
2F	18	VREFB2FNO	IO	PLL_2F_B_CLKOUT0p,PLL_2F_B_CLKOUT0,PLL_2F_B_FB0		DIFF_RX_2F20p	No	LB40	DQ544	DQ22	DQ11	DQ5
2F	17	VREFB2FNO	IO			DIFF_TX_2F20n	No	LL41	DQSn45	DQSn22/CQn22	DQ11	DQSn5/CQn5
2F	16	VREFB2FNO	IO			DIFF_TX_2F20p	No	LH40	DQ545	DQSn22/CQ22	DQ11	DQSn5/CQ5
2F	15	VREFB2FNO	IO	CDR		DIFF_RX_2F21n	Yes	LB42	DQ45	DQ22	DQ11	DQ5
2F	14	VREFB2FNO	IO	CDR		DIFF_RX_2F21p	Yes	KW43	DQ45	DQ22	DQ11	DQ5
2F	13	VREFB2FNO	IO			DIFF_TX_2F21n	No	LL43	DQ45	DQ22	DQ11	DQ5
2F	12	VREFB2FNO	IO			DIFF_TX_2F21p	No	LH42	DQ45	DQ22	DQ11	DQ5
2F	11	VREFB2FNO	IO	CDR		DIFF_RX_2F22n	Yes	KJ39	DQ46	DQ23	DQ11	DQ5
2F	10	VREFB2FNO	IO	CDR		DIFF_RX_2F22p	Yes	KF38	DQ46	DQ23	DQ11	DQ5
2F	9	VREFB2FNO	IO			DIFF_TX_2F22n	No	KJ38	DQ46	DQ23	DQ11	DQ5
2F	8	VREFB2FNO	IO			DIFF_TX_2F22p	No	KR39	DQ46	DQ23	DQ11	DQ5
2F	7	VREFB2FNO	IO			DIFF_RX_2F23n	No	KJ41	DQSn46	DQ23	DQ11	DQ5
2F	6	VREFB2FNO	IO			DIFF_RX_2F23p	No	KF40	DQ546	DQ23	DQ11	DQ5
2F	5	VREFB2FNO	IO			DIFF_TX_2F23n	No	KR41	DQSn47	DQSn23/CQn23	DQSn11/CQn11	DQ5
2F	4	VREFB2FNO	IO			DIFF_TX_2F23p	No	KJ40	DQ547	DQSn23/CQ23	DQSn11/CQ11	DQ5
2F	3	VREFB2FNO	IO	CDR		DIFF_RX_2F24n	Yes	KJ43	DQ47	DQ23	DQ11	DQ5
2F	2	VREFB2FNO	IO	CDR		DIFF_RX_2F24p	Yes	KF42	DQ47	DQ23	DQ11	DQ5
2F	1	VREFB2FNO	IO			DIFF_TX_2F24n	No	KJ42	DQ47	DQ23	DQ11	DQ5
2E	93	VREFB2ENO	IO			DIFF_TX_2E24p	No	KR43	DQ47	DQ23	DQ11	DQ5
2E	95	VREFB2ENO	IO			DIFF_RX_2E1n	No	MCS1	DQ48	DQ24	DQ12	DQ6
2E	94	VREFB2ENO	IO			DIFF_RX_2E1p	No	MD50	DQ48	DQ24	DQ12	DQ6
2E	93	VREFB2ENO	IO			DIFF_TX_2E1n	No	MH50	DQ48	DQ24	DQ12	DQ6
2E	92	VREFB2ENO	IO			DIFF_TX_2E1p	No	MK51	DQ48	DQ24	DQ12	DQ6
2E	91	VREFB2ENO	IO			DIFF_RX_2E2n	No	MK49	DQSn48	DQ24	DQ12	DQ6
2E	90	VREFB2ENO	IO			DIFF_RX_2E2p	No	MD48	DQ548	DQ24	DQ12	DQ6
2E	89	VREFB2ENO	IO			DIFF_TX_2E2n	No	MK49	DQSn49	DQSn24/CQn24	DQ12	DQ6
2E	88	VREFB2ENO	IO			DIFF_TX_2E2p	No	MH48	DQ549	DQSn24/CQ24	DQ12	DQ6
2E	87	VREFB2ENO	IO	CDR		DIFF_RX_2E3n	Yes	MD46	DQ49	DQ24	DQ12	DQ6
2E	86	VREFB2ENO	IO	CDR		DIFF_RX_2E3p	Yes	MC47	DQ49	DQ24	DQ12	DQ6
2E	85	VREFB2ENO	IO			DIFF_TX_2E3n	No	MH46	DQ49	DQ24	DQ12	DQ6
2E	84	VREFB2ENO	IO			DIFF_TX_2E3p	No	MK47	DQ49	DQ24	DQ12	DQ6
2E	83	VREFB2ENO	IO			DIFF_RX_2E4n	No	MD44	DQ50	DQ25	DQ12	DQ6
2E	82	VREFB2ENO	IO			DIFF_RX_2E4p	No	MC45	DQ50	DQ25	DQ12	DQ6
2E	81	VREFB2ENO	IO			DIFF_TX_2E4n	No	MH44	DQ50	DQ25	DQ12	DQ6
2E	80	VREFB2ENO	IO			DIFF_TX_2E4p	No	MK45	DQ50	DQ25	DQ12	DQ6
2E	79	VREFB2ENO	IO			DIFF_RX_2E5n	No	MC43	DQSn50	DQ25	DQ12	DQ6
2E	78	VREFB2ENO	IO			DIFF_RX_2E5p	No	MD42	DQ550	DQ25	DQ12	DQ6
2E	77	VREFB2ENO	IO	PLL_2E_T_CLKOUT1n		DIFF_TX_2E5n	No	MK43	DQSn51	DQSn25/CQn25	DQSn12/CQn12	DQ6
2E	76	VREFB2ENO	IO	PLL_2E_T_CLKOUT1p,PLL_2E_T_CLKOUT1,PLL_2E_T_FB1		DIFF_TX_2E5p	No	MH42	DQSn51	DQSn25/CQ25	DQSn12/CQ12	DQ6
2E	75	VREFB2ENO	IO	CDR		DIFF_RX_2E6n	Yes	MD40	DQ51	DQ25	DQ12	DQ6
2E	74	VREFB2ENO	IO	RZQ_T_2E_CDR		DIFF_RX_2E6p	Yes	MC41	DQ51	DQ25	DQ12	DQ6
2E	73	VREFB2ENO	IO	CLK_T_2E_1n		DIFF_TX_2E6n	No	MH40	DQ51	DQ25	DQ12	DQ6
2E	72	VREFB2ENO	IO	CLK_T_2E_1p		DIFF_TX_2E6p	No	MK41	DQ51	DQ25	DQ12	DQ6
2E	71	VREFB2ENO	IO	CLK_T_2E_0n		DIFF_RX_2E7n	No	LR41	DQ52	DQ26	DQ13	DQ6
2E	70	VREFB2ENO	IO	CLK_T_2E_0p		DIFF_RX_2E7p	No	LN42	DQ52	DQ26	DQ13	DQ6
2E	69	VREFB2ENO	IO			DIFF_TX_2E7n	No	LW41	DQ52	DQ26	DQ13	DQ6
2E	68	VREFB2ENO	IO			DIFF_TX_2E7p	No	MA42	DQ52	DQ26	DQ13	DQ6
2E	67	VREFB2ENO	IO	PLL_2E_T_CLKOUT0n		DIFF_RX_2E8n	No	LN40	DQSn52	DQ26	DQ13	DQ6
2E	66	VREFB2ENO	IO	PLL_2E_T_CLKOUT0p,PLL_2E_T_CLKOUT0,PLL_2E_T_FB0		DIFF_RX_2E8p	No	LR39	DQ552	DQ26	DQ13	DQ6
2E	65	VREFB2ENO	IO			DIFF_TX_2E8n	No	MA40	DQSn53	DQSn26/CQn26	DQ13	DQSn6/CQn6
2E	64	VREFB2ENO	IO			DIFF_TX_2E8p	No	LW39	DQSn53	DQSn26/CQ26	DQ13	DQSn6/CQ6
2E	63	VREFB2ENO	IO	CDR		DIFF_RX_2E9n	Yes	LR37	DQ53	DQ26	DQ13	DQ6
2E	62	VREFB2ENO	IO	CDR		DIFF_RX_2E9p	Yes	LN38	DQ53	DQ26	DQ13	DQ6
2E	61	VREFB2ENO	IO			DIFF_TX_2E9n	No	MA38	DQ53	DQ26	DQ13	DQ6
2E	60	VREFB2ENO	IO			DIFF_TX_2E9p	No	LW37	DQ53	DQ26	DQ13	DQ6
2E	59	VREFB2ENO	IO			DIFF_RX_2E10n	No	MK39	DQ54	DQ27	DQ13	DQ6
2E	58	VREFB2ENO	IO			DIFF_RX_2E10p	No	MD38	DQ54	DQ27	DQ13	DQ6
2E	57	VREFB2ENO	IO			DIFF_TX_2E10n	No	MH38	DQ54	DQ27	DQ13	DQ6
2E	56	VREFB2ENO	IO			DIFF_TX_2E10p	No	MK39	DQ54	DQ27	DQ13	DQ6
2E	55	VREFB2ENO	IO			DIFF_RX_2E11n	No	MC37	DQSn54	DQ27	DQ13	DQ6
2E	54	VREFB2ENO	IO			DIFF_RX_2E11p	No	MD36	DQSn54	DQ27	DQ13	DQ6
2E	53	VREFB2ENO	IO			DIFF_TX_2E11n	No	MK37	DQSn55	DQSn27/CQn27	DQSn13/CQn13	DQ6
2E	52	VREFB2ENO	IO			DIFF_TX_2E11p	No	MH36	DQSn55	DQSn27/CQ27	DQSn13/CQ13	DQ6
2E	51	VREFB2ENO	IO	CDR		DIFF_RX_2E12n	Yes	MD34	DQ55	DQ27	DQ13	DQ6
2E	50	VREFB2ENO	IO	CDR		DIFF_RX_2E12p	Yes	MC35	DQ55	DQ27	DQ13	DQ6
2E	49	VREFB2ENO	IO			DIFF_TX_2E12n	No	MH34	DQ55	DQ27	DQ13	DQ6
2E	48	VREFB2ENO	IO			DIFF_TX_2E12p	No	MK35	DQ55	DQ27	DQ13	DQ6
2E	47	VREFB2ENO	IO	CDR		DIFF_RX_2E13n	Yes	LN54	DQ56	DQ28	DQ14	DQ7

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2E		46	VREFB2ENO	IO	CDR	DIFF_RX_2E13p	Yes	LR53	DQ56	DQ28	DQ14	DQ7
2E		45	VREFB2ENO	IO		DIFF_TX_2E13n	No	LW53	DQ56	DQ28	DQ14	DQ7
2E		44	VREFB2ENO	IO		DIFF_TX_2E13p	No	MA54	DQ56	DQ28	DQ14	DQ7
2E		43	VREFB2ENO	IO		DIFF_RX_2E14n	No	LN52	DQ5n56	DQ28	DQ14	DQ7
2E		42	VREFB2ENO	IO		DIFF_RX_2E14p	No	LR51	DQ556	DQ28	DQ14	DQ7
2E		41	VREFB2ENO	IO		DIFF_TX_2E14n	No	MA52	DQ5n57	DQ5n28/CQn28	DQ14	DQ7
2E		40	VREFB2ENO	IO		DIFF_TX_2E14p	No	LW51	DQ557	DQ528/CQ28	DQ14	DQ7
2E		39	VREFB2ENO	IO	CDR	DIFF_RX_2E15n	Yes	LR49	DQ57	DQ28	DQ14	DQ7
2E		38	VREFB2ENO	IO	CDR	DIFF_RX_2E15p	Yes	LN50	DQ57	DQ28	DQ14	DQ7
2E		37	VREFB2ENO	IO		DIFF_TX_2E15n	No	LW49	DQ57	DQ28	DQ14	DQ7
2E		36	VREFB2ENO	IO		DIFF_TX_2E15p	No	MA50	DQ57	DQ28	DQ14	DQ7
2E		35	VREFB2ENO	IO	CDR	DIFF_RX_2E16n	Yes	LR47	DQ58	DQ29	DQ14	DQ7
2E		34	VREFB2ENO	IO	CDR	DIFF_RX_2E16p	Yes	LN48	DQ58	DQ29	DQ14	DQ7
2E		33	VREFB2ENO	IO		DIFF_TX_2E16n	No	LW47	DQ58	DQ29	DQ14	DQ7
2E		32	VREFB2ENO	IO		DIFF_TX_2E16p	No	MA48	DQ58	DQ29	DQ14	DQ7
2E		31	VREFB2ENO	IO		DIFF_RX_2E17n	No	LN46	DQ5n58	DQ29	DQ14	DQ7
2E		30	VREFB2ENO	IO		DIFF_RX_2E17p	No	LR45	DQ558	DQ29	DQ14	DQ7
2E		29	VREFB2ENO	IO	PLL_2E_B_CLKOUT1n	DIFF_TX_2E17n	No	MA46	DQ5n59	DQ5n29/CQn29	DQ5n14/CQn14	DQ7
2E		28	VREFB2ENO	IO	PLL_2E_B_CLKOUT1p,PLL_2E_B_CLKOUT1,PLL_2E_B_FB1	DIFF_TX_2E17p	No	LW45	DQ559	DQ529/CQ29	DQ514/CQ14	DQ7
2E		27	VREFB2ENO	IO	CDR	DIFF_RX_2E18n	Yes	LR43	DQ59	DQ29	DQ14	DQ7
2E		26	VREFB2ENO	IO	RZQ_B_2E,CDR	DIFF_RX_2E18p	Yes	LN44	DQ59	DQ29	DQ14	DQ7
2E		25	VREFB2ENO	IO	CLK_B_2E_1n	DIFF_TX_2E18n	No	LW43	DQ59	DQ29	DQ14	DQ7
2E		24	VREFB2ENO	IO	CLK_B_2E_1p	DIFF_TX_2E18p	No	MA44	DQ59	DQ29	DQ14	DQ7
2E		23	VREFB2ENO	IO	CLK_B_2E_0n,CDR	DIFF_RX_2E19n	Yes	KW49	DQ60	DQ30	DQ15	DQ7
2E		22	VREFB2ENO	IO	CLK_B_2E_0p,CDR	DIFF_RX_2E19p	Yes	KF48	DQ60	DQ30	DQ15	DQ7
2E		21	VREFB2ENO	IO		DIFF_TX_2E19n	No	KJ48	DQ60	DQ30	DQ15	DQ7
2E		20	VREFB2ENO	IO		DIFF_TX_2E19p	No	KR49	DQ60	DQ30	DQ15	DQ7
2E		19	VREFB2ENO	IO	PLL_2E_B_CLKOUT0n	DIFF_RX_2E20n	No	KJ47	DQ5n60	DQ30	DQ15	DQ7
2E		18	VREFB2ENO	IO	PLL_2E_B_CLKOUT0p,PLL_2E_B_CLKOUT0,PLL_2E_B_FB0	DIFF_RX_2E20p	No	KF46	DQ560	DQ30	DQ15	DQ7
2E		17	VREFB2ENO	IO		DIFF_TX_2E20n	No	KR47	DQ5n61	DQ5n30/CQn30	DQ15	DQ5n7/CQn7
2E		16	VREFB2ENO	IO		DIFF_TX_2E20p	No	KJ46	DQ561	DQ530/CQ30	DQ15	DQ57/CQ7
2E		15	VREFB2ENO	IO	CDR	DIFF_RX_2E21n	Yes	KF44	DQ61	DQ30	DQ15	DQ7
2E		14	VREFB2ENO	IO	CDR	DIFF_RX_2E21p	Yes	KJ45	DQ61	DQ30	DQ15	DQ7
2E		13	VREFB2ENO	IO		DIFF_TX_2E21n	No	KU44	DQ61	DQ30	DQ15	DQ7
2E		12	VREFB2ENO	IO		DIFF_TX_2E21p	No	KR45	DQ61	DQ30	DQ15	DQ7
2E		11	VREFB2ENO	IO	CDR	DIFF_TX_2E22n	Yes	LR48	DQ62	DQ31	DQ15	DQ7
2E		10	VREFB2ENO	IO	CDR	DIFF_RX_2E22p	Yes	KW49	DQ62	DQ31	DQ15	DQ7
2E		9	VREFB2ENO	IO		DIFF_TX_2E22n	No	LL49	DQ62	DQ31	DQ15	DQ7
2E		8	VREFB2ENO	IO		DIFF_TX_2E22p	No	LH48	DQ62	DQ31	DQ15	DQ7
2E		7	VREFB2ENO	IO		DIFF_RX_2E23n	No	KW47	DQ5n62	DQ31	DQ15	DQ7
2E		6	VREFB2ENO	IO		DIFF_RX_2E23p	No	LR46	DQ562	DQ31	DQ15	DQ7
2E		5	VREFB2ENO	IO		DIFF_TX_2E23n	No	LL47	DQ5n63	DQ5n31/CQn31	DQ5n15/CQn15	DQ7
2E		4	VREFB2ENO	IO		DIFF_TX_2E23p	No	LH46	DQ563	DQ531/CQ31	DQ515/CQ15	DQ7
2E		3	VREFB2ENO	IO	CDR	DIFF_RX_2E24n	Yes	KW45	DQ63	DQ31	DQ15	DQ7
2E		2	VREFB2ENO	IO	CDR	DIFF_RX_2E24p	Yes	LR44	DQ63	DQ31	DQ15	DQ7
2E		1	VREFB2ENO	IO		DIFF_TX_2E24n	No	LL45	DQ63	DQ31	DQ15	DQ7
2E		0	VREFB2ENO	IO		DIFF_TX_2E24p	No	LH44	DQ63	DQ31	DQ15	DQ7
2B		95	VREFB2BNO	IO		DIFF_RX_2B1n	No	MC63	DQ64	DQ32	DQ16	DQ8
2B		94	VREFB2BNO	IO		DIFF_RX_2B1p	No	MD62	DQ64	DQ32	DQ16	DQ8
2B		93	VREFB2BNO	IO		DIFF_TX_2B1n	No	MH62	DQ64	DQ32	DQ16	DQ8
2B		92	VREFB2BNO	IO		DIFF_TX_2B1p	No	MK63	DQ64	DQ32	DQ16	DQ8
2B		91	VREFB2BNO	IO		DIFF_RX_2B2n	No	MC61	DQ5n64	DQ32	DQ16	DQ8
2B		90	VREFB2BNO	IO		DIFF_RX_2B2p	No	MD60	DQ564	DQ32	DQ16	DQ8
2B		89	VREFB2BNO	IO		DIFF_TX_2B2n	No	MK61	DQ5n65	DQ5n32/CQn32	DQ16	DQ8
2B		88	VREFB2BNO	IO		DIFF_TX_2B2p	No	MH60	DQ565	DQ532/CQ32	DQ16	DQ8
2B		87	VREFB2BNO	IO	CDR	DIFF_RX_2B3n	Yes	MD58	DQ65	DQ32	DQ16	DQ8
2B		86	VREFB2BNO	IO	CDR	DIFF_RX_2B3p	Yes	MC59	DQ65	DQ32	DQ16	DQ8
2B		85	VREFB2BNO	IO		DIFF_TX_2B3n	No	MH58	DQ65	DQ32	DQ16	DQ8
2B		84	VREFB2BNO	IO		DIFF_TX_2B3p	No	MK59	DQ65	DQ32	DQ16	DQ8
2B		83	VREFB2BNO	IO		DIFF_RX_2B4n	No	LN60	DQ66	DQ33	DQ16	DQ8
2B		82	VREFB2BNO	IO		DIFF_RX_2B4p	No	LR59	DQ66	DQ33	DQ16	DQ8
2B		81	VREFB2BNO	IO		DIFF_TX_2B4n	No	LW59	DQ66	DQ33	DQ16	DQ8
2B		80	VREFB2BNO	IO		DIFF_TX_2B4p	No	MA60	DQ66	DQ33	DQ16	DQ8
2B		79	VREFB2BNO	IO		DIFF_RX_2B5n	No	LN58	DQ5n66	DQ33	DQ16	DQ8
2B		78	VREFB2BNO	IO		DIFF_RX_2B5p	No	LR57	DQ566	DQ33	DQ16	DQ8
2B		77	VREFB2BNO	IO	PLL_2B_T_CLKOUT1n	DIFF_TX_2B5n	No	MA58	DQ5n67	DQ5n33/CQn33	DQ5n16/CQn16	DQ8
2B		76	VREFB2BNO	IO	PLL_2B_T_CLKOUT1p,PLL_2B_T_CLKOUT1,PLL_2B_T_FB1	DIFF_TX_2B5p	No	LW57	DQ567	DQ533/CQ33	DQ516/CQ16	DQ8
2B		75	VREFB2BNO	IO	CDR	DIFF_RX_2B6n	Yes	LR55	DQ67	DQ33	DQ16	DQ8
2B		74	VREFB2BNO	IO	RZQ_T_2B,CDR	DIFF_RX_2B6p	Yes	LN56	DQ67	DQ33	DQ16	DQ8
2B		73	VREFB2BNO	IO	CLK_T_2B_1n	DIFF_TX_2B6n	No	LW55	DQ67	DQ33	DQ16	DQ8
2B		72	VREFB2BNO	IO	CLK_T_2B_1p	DIFF_TX_2B6p	No	MA56	DQ67	DQ33	DQ16	DQ8
2B		71	VREFB2BNO	IO	CLK_T_2B_0n	DIFF_RX_2B7n	No	MC57	DQ68	DQ34	DQ17	DQ8
2B		70	VREFB2BNO	IO	CLK_T_2B_0p	DIFF_RX_2B7p	No	MD56	DQ68	DQ34	DQ17	DQ8
2B		69	VREFB2BNO	IO		DIFF_TX_2B7n	No	MH56	DQ68	DQ34	DQ17	DQ8
2B		68	VREFB2BNO	IO		DIFF_TX_2B7p	No	MK57	DQ68	DQ34	DQ17	DQ8
2B		67	VREFB2BNO	IO	PLL_2B_T_CLKOUT0n	DIFF_RX_2B8n	No	MCS5	DQ5n68	DQ34	DQ17	DQ8
2B		66	VREFB2BNO	IO	PLL_2B_T_CLKOUT0p,PLL_2B_T_CLKOUT0,PLL_2B_T_FB0	DIFF_RX_2B8p	No	MD54	DQ568	DQ34	DQ17	DQ8
2B		65	VREFB2BNO	IO		DIFF_TX_2B8n	No	MK55	DQ5n69	DQ5n34/CQn34	DQ17	DQ5n8/CQn8
2B		64	VREFB2BNO	IO		DIFF_TX_2B8p	No	MH54	DQ569	DQ534/CQ34	DQ17	DQ58/CQ8
2B		63	VREFB2BNO	IO	CDR	DIFF_RX_2B9n	Yes	MD52	DQ69	DQ34	DQ17	DQ8
2B		62	VREFB2BNO	IO	CDR	DIFF_RX_2B9p	Yes	MC53	DQ69	DQ34	DQ17	DQ8
2B		61	VREFB2BNO	IO		DIFF_TX_2B9n	No	MH52	DQ69	DQ34	DQ17	DQ8
2B		60	VREFB2BNO	IO		DIFF_TX_2B9p	No	MK53	DQ69	DQ34	DQ17	DQ8
2B		59	VREFB2BNO	IO		DIFF_RX_2B10n	No	KW55	DQ70	DQ35	DQ17	DQ8
2B		58	VREFB2BNO	IO		DIFF_RX_2B10p	No	LR54	DQ70	DQ35	DQ17	DQ8
2B		57	VREFB2BNO	IO		DIFF_TX_2B10n	No	LH54	DQ70	DQ35	DQ17	DQ8

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
2B	56	VREFB2BNO	IO			DIFF_TX_2B10p	No	L155	DQ70	DQ35	DQ17	DQ8
2B	55	VREFB2BNO	IO			DIFF_RX_2B11n	No	KW53	DQ5n70	DQ35	DQ17	DQ8
2B	54	VREFB2BNO	IO			DIFF_RX_2B11p	No	LB52	DQ570	DQ35	DQ17	DQ8
2B	53	VREFB2BNO	IO			DIFF_TX_2B11n	No	L153	DQ5n71	DQ5n35/CQn35	DQ5n17/CQn17	DQ8
2B	52	VREFB2BNO	IO			DIFF_TX_2B11p	No	LH52	DQ571	DQ535/CQ35	DQ517/CQ17	DQ8
2B	51	VREFB2BNO	IO	CDR		DIFF_RX_2B12n	Yes	LB50	DQ71	DQ35	DQ17	DQ8
2B	50	VREFB2BNO	IO	CDR		DIFF_RX_2B12p	Yes	KW51	DQ71	DQ35	DQ17	DQ8
2B	49	VREFB2BNO	IO			DIFF_TX_2B12n	No	LH50	DQ71	DQ35	DQ17	DQ8
2B	48	VREFB2BNO	IO			DIFF_TX_2B12p	No	L151	DQ71	DQ35	DQ17	DQ8
2B	35	VREFB2BNO	IO	CDR		DIFF_RX_2B16n	Yes	KF60	DQ74	DQ37	DQ18	DQ9
2B	34	VREFB2BNO	IO	CDR		DIFF_RX_2B16p	Yes	KJ61	DQ74	DQ37	DQ18	DQ9
2B	33	VREFB2BNO	IO			DIFF_TX_2B16n	No	KR61	DQ74	DQ37	DQ18	DQ9
2B	32	VREFB2BNO	IO			DIFF_TX_2B16p	No	KJ60	DQ74	DQ37	DQ18	DQ9
2B	31	VREFB2BNO	IO			DIFF_RX_2B17n	No	KI59	DQ5n74	DQ37	DQ18	DQ9
2B	30	VREFB2BNO	IO			DIFF_RX_2B17p	No	KF58	DQ574	DQ37	DQ18	DQ9
2B	29	VREFB2BNO	IO	PLL_2B_B_CLKOUT1n		DIFF_TX_2B17n	No	KR59	DQ5n75	DQ5n37/CQn37	DQ5n18/CQn18	DQ9
2B	28	VREFB2BNO	IO	PLL_2B_B_CLKOUT1p,PLL_2B_B_CLKOUT1,PLL_2B_B_FB1		DIFF_TX_2B17p	No	KJ58	DQ575	DQ537/CQ37	DQ518/CQ18	DQ9
2B	27	VREFB2BNO	IO	CDR		DIFF_RX_2B18n	Yes	KJ57	DQ75	DQ37	DQ18	DQ9
2B	26	VREFB2BNO	IO	RQ0_B_2B,CDR		DIFF_RX_2B18p	Yes	KF56	DQ75	DQ37	DQ18	DQ9
2B	25	VREFB2BNO	IO	CLK_B_2B_1n		DIFF_TX_2B18n	No	KR57	DQ75	DQ37	DQ18	DQ9
2B	24	VREFB2BNO	IO	CLK_B_2B_1p		DIFF_TX_2B18p	No	KJ56	DQ75	DQ37	DQ18	DQ9
2B	23	VREFB2BNO	IO	CLK_B_2B_0n,CDR		DIFF_RX_2B19n	Yes	KW61	DQ76	DQ38	DQ19	DQ9
2B	22	VREFB2BNO	IO	CLK_B_2B_0p,CDR		DIFF_RX_2B19p	Yes	LB60	DQ76	DQ38	DQ19	DQ9
2B	21	VREFB2BNO	IO			DIFF_TX_2B19n	No	LH60	DQ76	DQ38	DQ19	DQ9
2B	20	VREFB2BNO	IO			DIFF_TX_2B19p	No	L161	DQ76	DQ38	DQ19	DQ9
2B	19	VREFB2BNO	IO	PLL_2B_B_CLKOUT0n		DIFF_RX_2B20n	No	KW59	DQ5n76	DQ38	DQ19	DQ9
2B	18	VREFB2BNO	IO	PLL_2B_B_CLKOUT0p,PLL_2B_B_CLKOUT0,PLL_2B_B_FB0		DIFF_RX_2B20p	No	LB58	DQ576	DQ38	DQ19	DQ9
2B	17	VREFB2BNO	IO			DIFF_TX_2B20n	No	L159	DQ5n77	DQ5n38/CQn38	DQ19	DQ5n9/CQn9
2B	16	VREFB2BNO	IO			DIFF_TX_2B20p	No	LH58	DQ577	DQ538/CQ38	DQ19	DQ59/CQ9
2B	15	VREFB2BNO	IO	CDR		DIFF_RX_2B21n	Yes	KW57	DQ77	DQ38	DQ19	DQ9
2B	14	VREFB2BNO	IO	CDR		DIFF_RX_2B21p	Yes	LB56	DQ77	DQ38	DQ19	DQ9
2B	13	VREFB2BNO	IO			DIFF_TX_2B21n	No	LH56	DQ77	DQ38	DQ19	DQ9
2B	12	VREFB2BNO	IO			DIFF_TX_2B21p	No	L157	DQ77	DQ38	DQ19	DQ9
2B	11	VREFB2BNO	IO	CDR		DIFF_RX_2B22n	Yes	KF54	DQ78	DQ39	DQ19	DQ9
2B	10	VREFB2BNO	IO	CDR		DIFF_RX_2B22p	Yes	KJ55	DQ78	DQ39	DQ19	DQ9
2B	9	VREFB2BNO	IO			DIFF_TX_2B22n	No	KR55	DQ78	DQ39	DQ19	DQ9
2B	8	VREFB2BNO	IO			DIFF_TX_2B22p	No	KJ54	DQ78	DQ39	DQ19	DQ9
2B	7	VREFB2BNO	IO			DIFF_RX_2B23n	No	KI53	DQ5n78	DQ39	DQ19	DQ9
2B	6	VREFB2BNO	IO			DIFF_RX_2B23p	No	KF52	DQ578	DQ39	DQ19	DQ9
2B	5	VREFB2BNO	IO			DIFF_TX_2B23n	No	KR53	DQ5n79	DQ5n39/CQn39	DQ5n19/CQn19	DQ9
2B	4	VREFB2BNO	IO			DIFF_TX_2B23p	No	KJ52	DQ579	DQ539/CQ39	DQ519/CQ19	DQ9
2B	3	VREFB2BNO	IO	CDR		DIFF_RX_2B24n	Yes	KI51	DQ79	DQ39	DQ19	DQ9
2B	2	VREFB2BNO	IO	CDR		DIFF_RX_2B24p	Yes	KF50	DQ79	DQ39	DQ19	DQ9
2B	1	VREFB2BNO	IO			DIFF_TX_2B24n	No	KJ50	DQ79	DQ39	DQ19	DQ9
2B	0	VREFB2BNO	IO			DIFF_TX_2B24p	No	KR51	DQ79	DQ39	DQ19	DQ9
3D	95	VREFB3DNO	IO			DIFF_RX_3D1n	No	W4	DQ96	DQ48	DQ24	DQ12
3D	94	VREFB3DNO	IO			DIFF_RX_3D1p	No	U2	DQ96	DQ48	DQ24	DQ12
3D	93	VREFB3DNO	IO			DIFF_TX_3D1n	No	L4	DQ96	DQ48	DQ24	DQ12
3D	92	VREFB3DNO	IO			DIFF_TX_3D1p	No	N2	DQ96	DQ48	DQ24	DQ12
3D	91	VREFB3DNO	IO			DIFF_RX_3D2n	No	W7	DQ5n96	DQ48	DQ24	DQ12
3D	90	VREFB3DNO	IO			DIFF_RX_3D2p	No	U5	DQ596	DQ48	DQ24	DQ12
3D	89	VREFB3DNO	IO			DIFF_TX_3D2n	No	L7	DQ5n97	DQ5n48/CQn48	DQ24	DQ12
3D	88	VREFB3DNO	IO			DIFF_TX_3D2p	No	N5	DQ597	DQ548/CQ48	DQ24	DQ12
3D	87	VREFB3DNO	IO	CDR		DIFF_RX_3D3n	Yes	W11	DQ97	DQ48	DQ24	DQ12
3D	86	VREFB3DNO	IO	CDR		DIFF_RX_3D3p	Yes	U9	DQ97	DQ48	DQ24	DQ12
3D	85	VREFB3DNO	IO			DIFF_TX_3D3n	No	L11	DQ97	DQ48	DQ24	DQ12
3D	84	VREFB3DNO	IO			DIFF_TX_3D3p	No	N9	DQ97	DQ48	DQ24	DQ12
3D	83	VREFB3DNO	IO			DIFF_RX_3D4n	No	J9	DQ98	DQ49	DQ24	DQ12
3D	82	VREFB3DNO	IO			DIFF_RX_3D4p	No	H7	DQ98	DQ49	DQ24	DQ12
3D	81	VREFB3DNO	IO			DIFF_TX_3D4n	No	H11	DQ98	DQ49	DQ24	DQ12
3D	80	VREFB3DNO	IO			DIFF_TX_3D4p	No	D11	DQ98	DQ49	DQ24	DQ12
3D	79	VREFB3DNO	IO			DIFF_RX_3D5n	No	H15	DQ5n98	DQ49	DQ24	DQ12
3D	78	VREFB3DNO	IO			DIFF_RX_3D5p	No	J13	DQ598	DQ49	DQ24	DQ12
3D	77	VREFB3DNO	IO	PLL_3D_T_CLKOUT1n		DIFF_TX_3D5n	No	D15	DQ5n99	DQ5n49/CQn49	DQ5n24/CQn24	DQ12
3D	76	VREFB3DNO	IO	PLL_3D_T_CLKOUT1p,PLL_3D_T_CLKOUT1,PLL_3D_T_FB1		DIFF_TX_3D5p	No	B13	DQ599	DQ549/CQ49	DQ524/CQ24	DQ12
3D	75	VREFB3DNO	IO	CDR		DIFF_RX_3D6n	Yes	H19	DQ99	DQ49	DQ24	DQ12
3D	74	VREFB3DNO	IO	RQ0_T_3D,CDR		DIFF_RX_3D6p	Yes	J17	DQ99	DQ49	DQ24	DQ12
3D	73	VREFB3DNO	IO	CLK_T_3D_1n		DIFF_TX_3D6n	No	D19	DQ99	DQ49	DQ24	DQ12
3D	72	VREFB3DNO	IO	CLK_T_3D_1p		DIFF_TX_3D6p	No	B17	DQ99	DQ49	DQ24	DQ12
3D	71	VREFB3DNO	IO	CLK_T_3D_0n		DIFF_RX_3D7n	No	H23	DQ100	DQ50	DQ25	DQ12
3D	70	VREFB3DNO	IO	CLK_T_3D_0p		DIFF_RX_3D7p	No	J21	DQ100	DQ50	DQ25	DQ12
3D	69	VREFB3DNO	IO			DIFF_TX_3D7n	No	D23	DQ100	DQ50	DQ25	DQ12
3D	68	VREFB3DNO	IO			DIFF_TX_3D7p	No	B21	DQ100	DQ50	DQ25	DQ12
3D	67	VREFB3DNO	IO	PLL_3D_T_CLKOUT0n		DIFF_RX_3D8n	No	H26	DQ5n100	DQ50	DQ25	DQ12
3D	66	VREFB3DNO	IO	PLL_3D_T_CLKOUT0p,PLL_3D_T_CLKOUT0,PLL_3D_T_FB0		DIFF_RX_3D8p	No	J25	DQ5100	DQ50	DQ25	DQ12
3D	65	VREFB3DNO	IO			DIFF_TX_3D8n	No	D26	DQ5n101	DQ5n50/CQn50	DQ25	DQ5n12/CQn12
3D	64	VREFB3DNO	IO			DIFF_TX_3D8p	No	B25	DQ5101	DQ550/CQ50	DQ25	DQ512/CQ12
3D	63	VREFB3DNO	IO	CDR		DIFF_RX_3D9n	Yes	H28	DQ101	DQ50	DQ25	DQ12
3D	62	VREFB3DNO	IO	CDR		DIFF_RX_3D9p	Yes	J27	DQ101	DQ50	DQ25	DQ12
3D	61	VREFB3DNO	IO			DIFF_TX_3D9n	No	D28	DQ101	DQ50	DQ25	DQ12
3D	60	VREFB3DNO	IO			DIFF_TX_3D9p	No	B27	DQ101	DQ50	DQ25	DQ12
3D	59	VREFB3DNO	IO			DIFF_RX_3D10n	No	H30	DQ102	DQ51	DQ25	DQ12
3D	58	VREFB3DNO	IO			DIFF_RX_3D10p	No	J29	DQ102	DQ51	DQ25	DQ12
3D	57	VREFB3DNO	IO			DIFF_TX_3D10n	No	D30	DQ102	DQ51	DQ25	DQ12
3D	56	VREFB3DNO	IO			DIFF_TX_3D10p	No	B29	DQ102	DQ51	DQ25	DQ12
3D	55	VREFB3DNO	IO			DIFF_RX_3D11n	No	H32	DQ5n102	DQ51	DQ25	DQ12

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3D	54	VREFB3DNO	IO			DIFF_RX_3D11p	No	J31	DQS102	DQ51	DQ25	DQ12
3D	53	VREFB3DNO	IO			DIFF_TX_3D11n	No	D32	DQS103	DQS51/CQn51	DQS25/CQn25	DQ12
3D	52	VREFB3DNO	IO			DIFF_TX_3D11p	No	B31	DQS103	DQS51/CQ51	DQS25/CQ25	DQ12
3D	51	VREFB3DNO	IO	CDR		DIFF_RX_3D12n	Yes	H34	DQ103	DQ51	DQ25	DQ12
3D	50	VREFB3DNO	IO	CDR		DIFF_RX_3D12p	Yes	J33	DQ103	DQ51	DQ25	DQ12
3D	49	VREFB3DNO	IO			DIFF_TX_3D12n	No	D34	DQ103	DQ51	DQ25	DQ12
3D	48	VREFB3DNO	IO			DIFF_TX_3D12p	No	B33	DQ103	DQ51	DQ25	DQ12
3D	47	VREFB3DNO	IO	CDR		DIFF_RX_3D13n	Yes	BF28	DQ104	DQ52	DQ26	DQ13
3D	46	VREFB3DNO	IO	CDR		DIFF_RX_3D13p	Yes	BC27	DQ104	DQ52	DQ26	DQ13
3D	45	VREFB3DNO	IO			DIFF_TX_3D13n	No	AT28	DQ104	DQ52	DQ26	DQ13
3D	44	VREFB3DNO	IO			DIFF_TX_3D13p	No	AV27	DQ104	DQ52	DQ26	DQ13
3D	43	VREFB3DNO	IO			DIFF_RX_3D14n	No	BF30	DQS104	DQ52	DQ26	DQ13
3D	42	VREFB3DNO	IO			DIFF_RX_3D14p	No	BC29	DQS104	DQ52	DQ26	DQ13
3D	41	VREFB3DNO	IO			DIFF_TX_3D14n	No	AT30	DQS105	DQS52/CQn52	DQ26	DQ13
3D	40	VREFB3DNO	IO			DIFF_TX_3D14p	No	AV29	DQS105	DQS52/CQ52	DQ26	DQ13
3D	39	VREFB3DNO	IO	CDR		DIFF_RX_3D15n	Yes	BF32	DQ105	DQ52	DQ26	DQ13
3D	38	VREFB3DNO	IO	CDR		DIFF_RX_3D15p	Yes	BC31	DQ105	DQ52	DQ26	DQ13
3D	37	VREFB3DNO	IO			DIFF_TX_3D15n	No	AT32	DQ105	DQ52	DQ26	DQ13
3D	36	VREFB3DNO	IO			DIFF_TX_3D15p	No	AV31	DQ105	DQ52	DQ26	DQ13
3D	35	VREFB3DNO	IO	CDR		DIFF_RX_3D16n	Yes	AK28	DQ106	DQ53	DQ26	DQ13
3D	34	VREFB3DNO	IO	CDR		DIFF_RX_3D16p	Yes	AN27	DQ106	DQ53	DQ26	DQ13
3D	33	VREFB3DNO	IO			DIFF_TX_3D16n	No	AD28	DQ106	DQ53	DQ26	DQ13
3D	32	VREFB3DNO	IO			DIFF_TX_3D16p	No	AA27	DQ106	DQ53	DQ26	DQ13
3D	31	VREFB3DNO	IO			DIFF_RX_3D17n	No	AK30	DQS106	DQ53	DQ26	DQ13
3D	30	VREFB3DNO	IO			DIFF_RX_3D17p	No	AN29	DQS106	DQ53	DQ26	DQ13
3D	29	VREFB3DNO	IO	PLL_3D_B_CLKOUT1n		DIFF_TX_3D17n	No	AD30	DQS107	DQS53/CQn53	DQS26/CQn26	DQ13
3D	28	VREFB3DNO	IO	PLL_3D_B_CLKOUT1p,PLL_3D_B_CLKOUT1,PLL_3D_B_FB1		DIFF_TX_3D17p	No	AA29	DQS107	DQS53/CQ53	DQS26/CQ26	DQ13
3D	27	VREFB3DNO	IO	CDR		DIFF_RX_3D18n	Yes	AK32	DQ107	DQ53	DQ26	DQ13
3D	26	VREFB3DNO	IO	RZQ_B_3D,CDR		DIFF_RX_3D18p	Yes	AN31	DQ107	DQ53	DQ26	DQ13
3D	25	VREFB3DNO	IO	CLK_B_3D_1n		DIFF_TX_3D18n	No	AD32	DQ107	DQ53	DQ26	DQ13
3D	24	VREFB3DNO	IO	CLK_B_3D_1p		DIFF_TX_3D18p	No	AA31	DQ107	DQ53	DQ26	DQ13
3D	23	VREFB3DNO	IO	CLK_B_3D_0n,CDR		DIFF_RX_3D19n	Yes	W30	DQ108	DQ54	DQ27	DQ13
3D	22	VREFB3DNO	IO	CLK_B_3D_0p,CDR		DIFF_RX_3D19p	Yes	U29	DQ108	DQ54	DQ27	DQ13
3D	21	VREFB3DNO	IO			DIFF_TX_3D19n	No	L30	DQ108	DQ54	DQ27	DQ13
3D	20	VREFB3DNO	IO			DIFF_TX_3D19p	No	N29	DQ108	DQ54	DQ27	DQ13
3D	19	VREFB3DNO	IO	PLL_3D_B_CLKOUT0n		DIFF_RX_3D20n	No	W32	DQS108	DQ54	DQ27	DQ13
3D	18	VREFB3DNO	IO	PLL_3D_B_CLKOUT0p,PLL_3D_B_CLKOUT0,PLL_3D_B_FB0		DIFF_RX_3D20p	No	U31	DQS108	DQ54	DQ27	DQ13
3D	17	VREFB3DNO	IO			DIFF_TX_3D20n	No	L32	DQS109	DQS54/CQn54	DQ27	DQS13/CQn13
3D	16	VREFB3DNO	IO			DIFF_TX_3D20p	No	N31	DQS109	DQS54/CQ54	DQ27	DQS13/CQ13
3D	15	VREFB3DNO	IO	CDR		DIFF_RX_3D21n	Yes	W34	DQ109	DQ54	DQ27	DQ13
3D	14	VREFB3DNO	IO	CDR		DIFF_RX_3D21p	Yes	U33	DQ109	DQ54	DQ27	DQ13
3D	13	VREFB3DNO	IO			DIFF_TX_3D21n	No	L34	DQ109	DQ54	DQ27	DQ13
3D	12	VREFB3DNO	IO			DIFF_TX_3D21p	No	N33	DQ109	DQ54	DQ27	DQ13
3D	11	VREFB3DNO	IO	CDR		DIFF_RX_3D22n	Yes	BF34	DQ110	DQ55	DQ27	DQ13
3D	10	VREFB3DNO	IO	CDR		DIFF_RX_3D22p	Yes	BC33	DQ110	DQ55	DQ27	DQ13
3D	9	VREFB3DNO	IO			DIFF_TX_3D22n	No	AT34	DQ110	DQ55	DQ27	DQ13
3D	8	VREFB3DNO	IO			DIFF_TX_3D22p	No	AV33	DQ110	DQ55	DQ27	DQ13
3D	7	VREFB3DNO	IO			DIFF_RX_3D23n	No	BF36	DQS110	DQ55	DQ27	DQ13
3D	6	VREFB3DNO	IO			DIFF_RX_3D23p	No	BC35	DQS110	DQ55	DQ27	DQ13
3D	5	VREFB3DNO	IO			DIFF_TX_3D23n	No	AT36	DQS111	DQS55/CQn55	DQS27/CQn27	DQ13
3D	4	VREFB3DNO	IO			DIFF_TX_3D23p	No	AV35	DQS111	DQS55/CQ55	DQS27/CQ27	DQ13
3D	3	VREFB3DNO	IO	CDR		DIFF_RX_3D24n	Yes	BF38	DQ111	DQ55	DQ27	DQ13
3D	2	VREFB3DNO	IO	CDR		DIFF_RX_3D24p	Yes	BC37	DQ111	DQ55	DQ27	DQ13
3D	1	VREFB3DNO	IO			DIFF_TX_3D24n	No	AT38	DQ111	DQ55	DQ27	DQ13
3D	0	VREFB3DNO	IO			DIFF_TX_3D24p	No	AV37	DQ111	DQ55	DQ27	DQ13
3C	95	VREFB3CNO	IO			DIFF_RX_3C1n	No	H36	DQ112	DQ56	DQ28	DQ14
3C	94	VREFB3CNO	IO			DIFF_RX_3C1p	No	J35	DQ112	DQ56	DQ28	DQ14
3C	93	VREFB3CNO	IO			DIFF_TX_3C1n	No	D36	DQ112	DQ56	DQ28	DQ14
3C	92	VREFB3CNO	IO			DIFF_TX_3C1p	No	B35	DQ112	DQ56	DQ28	DQ14
3C	91	VREFB3CNO	IO			DIFF_RX_3C2n	No	H38	DQS112	DQ56	DQ28	DQ14
3C	90	VREFB3CNO	IO			DIFF_RX_3C2p	No	J37	DQS112	DQ56	DQ28	DQ14
3C	89	VREFB3CNO	IO			DIFF_TX_3C2n	No	D38	DQS113	DQS56/CQn56	DQ28	DQ14
3C	88	VREFB3CNO	IO			DIFF_TX_3C2p	No	B37	DQS113	DQS56/CQ56	DQ28	DQ14
3C	87	VREFB3CNO	IO	CDR		DIFF_RX_3C3n	Yes	H40	DQ113	DQ56	DQ28	DQ14
3C	86	VREFB3CNO	IO	CDR		DIFF_RX_3C3p	Yes	J39	DQ113	DQ56	DQ28	DQ14
3C	85	VREFB3CNO	IO			DIFF_TX_3C3n	No	D40	DQ113	DQ56	DQ28	DQ14
3C	84	VREFB3CNO	IO			DIFF_TX_3C3p	No	B39	DQ113	DQ56	DQ28	DQ14
3C	83	VREFB3CNO	IO			DIFF_RX_3C4n	No	W42	DQ114	DQ57	DQ28	DQ14
3C	82	VREFB3CNO	IO			DIFF_RX_3C4p	No	U41	DQ114	DQ57	DQ28	DQ14
3C	81	VREFB3CNO	IO			DIFF_TX_3C4n	No	L42	DQ114	DQ57	DQ28	DQ14
3C	80	VREFB3CNO	IO			DIFF_TX_3C4p	No	N41	DQ114	DQ57	DQ28	DQ14
3C	79	VREFB3CNO	IO			DIFF_RX_3C5n	No	W44	DQS114	DQ57	DQ28	DQ14
3C	78	VREFB3CNO	IO			DIFF_RX_3C5p	No	U43	DQS114	DQ57	DQ28	DQ14
3C	77	VREFB3CNO	IO	PLL_3C_T_CLKOUT1n		DIFF_TX_3C5n	No	L44	DQS115	DQS57/CQn57	DQS28/CQn28	DQ14
3C	76	VREFB3CNO	IO	PLL_3C_T_CLKOUT1p,PLL_3C_T_CLKOUT1,PLL_3C_T_FB1		DIFF_TX_3C5p	No	N43	DQS115	DQS57/CQ57	DQS28/CQ28	DQ14
3C	75	VREFB3CNO	IO	CDR		DIFF_RX_3C6n	Yes	W46	DQ115	DQ57	DQ28	DQ14
3C	74	VREFB3CNO	IO	RZQ_T_3C,CDR		DIFF_RX_3C6p	Yes	U45	DQ115	DQ57	DQ28	DQ14
3C	73	VREFB3CNO	IO	CLK_T_3C_1n		DIFF_TX_3C6n	No	L46	DQ115	DQ57	DQ28	DQ14
3C	72	VREFB3CNO	IO	CLK_T_3C_1p		DIFF_TX_3C6p	No	N45	DQ115	DQ57	DQ28	DQ14
3C	71	VREFB3CNO	IO	CLK_T_3C_0n		DIFF_RX_3C7n	No	H42	DQ116	DQ58	DQ29	DQ14
3C	70	VREFB3CNO	IO	CLK_T_3C_0p		DIFF_RX_3C7p	No	J41	DQ116	DQ58	DQ29	DQ14
3C	69	VREFB3CNO	IO			DIFF_TX_3C7n	No	D42	DQ116	DQ58	DQ29	DQ14
3C	68	VREFB3CNO	IO			DIFF_TX_3C7p	No	B41	DQ116	DQ58	DQ29	DQ14
3C	67	VREFB3CNO	IO	PLL_3C_T_CLKOUT0n		DIFF_RX_3C8n	No	H44	DQS116	DQ58	DQ29	DQ14
3C	66	VREFB3CNO	IO	PLL_3C_T_CLKOUT0p,PLL_3C_T_CLKOUT0,PLL_3C_T_FB0		DIFF_RX_3C8p	No	J43	DQS116	DQ58	DQ29	DQ14
3C	65	VREFB3CNO	IO			DIFF_TX_3C8n	No	D44	DQS117	DQS58/CQn58	DQ29	DQS14/CQn14

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3C	64	VREFB3CNO	IO			DIFF_TX_3C8p	No	B43	DQ517	DQ558/CQ58	DQ29	DQ514/CQ14
3C	63	VREFB3CNO	IO	CDR		DIFF_RX_3C9n	Yes	H46	DQ117	DQ58	DQ29	DQ14
3C	62	VREFB3CNO	IO	CDR		DIFF_RX_3C9p	Yes	J45	DQ117	DQ58	DQ29	DQ14
3C	61	VREFB3CNO	IO			DIFF_TX_3C9n	No	D46	DQ117	DQ58	DQ29	DQ14
3C	60	VREFB3CNO	IO			DIFF_TX_3C9p	No	B45	DQ117	DQ58	DQ29	DQ14
3C	47	VREFB3CNO	IO	CDR		DIFF_RX_3C13n	Yes	AK34	DQ120	DQ60	DQ30	DQ15
3C	46	VREFB3CNO	IO	CDR		DIFF_RX_3C13p	Yes	AN33	DQ120	DQ60	DQ30	DQ15
3C	45	VREFB3CNO	IO			DIFF_TX_3C13n	No	AD34	DQ120	DQ60	DQ30	DQ15
3C	44	VREFB3CNO	IO			DIFF_TX_3C13p	No	AA33	DQ120	DQ60	DQ30	DQ15
3C	43	VREFB3CNO	IO			DIFF_RX_3C14n	No	AK36	DQ5n120	DQ60	DQ30	DQ15
3C	42	VREFB3CNO	IO			DIFF_RX_3C14p	No	AN35	DQ5n120	DQ60	DQ30	DQ15
3C	41	VREFB3CNO	IO			DIFF_TX_3C14n	No	AD36	DQ5n121	DQ560/CQn60	DQ30	DQ15
3C	40	VREFB3CNO	IO			DIFF_TX_3C14p	No	AA35	DQ5n121	DQ560/CQn60	DQ30	DQ15
3C	39	VREFB3CNO	IO	CDR		DIFF_RX_3C15n	Yes	AK38	DQ121	DQ60	DQ30	DQ15
3C	38	VREFB3CNO	IO	CDR		DIFF_RX_3C15p	Yes	AN37	DQ121	DQ60	DQ30	DQ15
3C	37	VREFB3CNO	IO			DIFF_TX_3C15n	No	AD38	DQ121	DQ60	DQ30	DQ15
3C	36	VREFB3CNO	IO			DIFF_TX_3C15p	No	AA37	DQ121	DQ60	DQ30	DQ15
3C	35	VREFB3CNO	IO	CDR		DIFF_RX_3C16n	Yes	W36	DQ122	DQ61	DQ30	DQ15
3C	34	VREFB3CNO	IO	CDR		DIFF_RX_3C16p	Yes	U35	DQ122	DQ61	DQ30	DQ15
3C	33	VREFB3CNO	IO			DIFF_TX_3C16n	No	L36	DQ122	DQ61	DQ30	DQ15
3C	32	VREFB3CNO	IO			DIFF_TX_3C16p	No	N35	DQ122	DQ61	DQ30	DQ15
3C	31	VREFB3CNO	IO			DIFF_RX_3C17n	No	W38	DQ5n122	DQ61	DQ30	DQ15
3C	30	VREFB3CNO	IO			DIFF_RX_3C17p	No	U37	DQ5n122	DQ61	DQ30	DQ15
3C	29	VREFB3CNO	IO	PLL_3C_B_CLKOUT1n		DIFF_TX_3C17n	No	L38	DQ5n123	DQ561/CQn61	DQ30	DQ15
3C	28	VREFB3CNO	IO	PLL_3C_B_CLKOUT1p,PLL_3C_B_CLKOUT1,PLL_3C_B_FB1		DIFF_TX_3C17p	No	N37	DQ5n123	DQ561/CQn61	DQ30	DQ15
3C	27	VREFB3CNO	IO	CDR		DIFF_RX_3C18n	Yes	W40	DQ123	DQ61	DQ30	DQ15
3C	26	VREFB3CNO	IO	RQZ_B_3C_CDR		DIFF_RX_3C18p	Yes	U39	DQ123	DQ61	DQ30	DQ15
3C	25	VREFB3CNO	IO	CLK_B_3C_1n		DIFF_TX_3C18n	No	L40	DQ123	DQ61	DQ30	DQ15
3C	24	VREFB3CNO	IO	CLK_B_3C_1p		DIFF_TX_3C18p	No	N39	DQ123	DQ61	DQ30	DQ15
3C	23	VREFB3CNO	IO	CLK_B_3C_0n_CDR		DIFF_RX_3C19n	Yes	BF40	DQ124	DQ62	DQ31	DQ15
3C	22	VREFB3CNO	IO	CLK_B_3C_0p_CDR		DIFF_RX_3C19p	Yes	BC39	DQ124	DQ62	DQ31	DQ15
3C	21	VREFB3CNO	IO			DIFF_TX_3C19n	No	AT40	DQ124	DQ62	DQ31	DQ15
3C	20	VREFB3CNO	IO			DIFF_TX_3C19p	No	AV39	DQ124	DQ62	DQ31	DQ15
3C	19	VREFB3CNO	IO	PLL_3C_B_CLKOUT0n		DIFF_RX_3C20n	No	BF42	DQ5n124	DQ62	DQ31	DQ15
3C	18	VREFB3CNO	IO	PLL_3C_B_CLKOUT0p,PLL_3C_B_CLKOUT0,PLL_3C_B_FB0		DIFF_RX_3C20p	No	BC41	DQ5n124	DQ62	DQ31	DQ15
3C	17	VREFB3CNO	IO			DIFF_TX_3C20n	No	AT42	DQ5n125	DQ562/CQn62	DQ31	DQ5n15/CQn15
3C	16	VREFB3CNO	IO			DIFF_TX_3C20p	No	AV41	DQ5n125	DQ562/CQn62	DQ31	DQ5n15/CQn15
3C	15	VREFB3CNO	IO	CDR		DIFF_RX_3C21n	Yes	BF44	DQ125	DQ62	DQ31	DQ15
3C	14	VREFB3CNO	IO	CDR		DIFF_RX_3C21p	Yes	BC43	DQ125	DQ62	DQ31	DQ15
3C	13	VREFB3CNO	IO			DIFF_TX_3C21n	No	AT44	DQ125	DQ62	DQ31	DQ15
3C	12	VREFB3CNO	IO			DIFF_TX_3C21p	No	AV43	DQ125	DQ62	DQ31	DQ15
3C	11	VREFB3CNO	IO	CDR		DIFF_RX_3C22n	Yes	AK40	DQ126	DQ63	DQ31	DQ15
3C	10	VREFB3CNO	IO	CDR		DIFF_RX_3C22p	Yes	AN39	DQ126	DQ63	DQ31	DQ15
3C	9	VREFB3CNO	IO			DIFF_TX_3C22n	No	AD40	DQ126	DQ63	DQ31	DQ15
3C	8	VREFB3CNO	IO			DIFF_TX_3C22p	No	AA39	DQ126	DQ63	DQ31	DQ15
3C	7	VREFB3CNO	IO			DIFF_RX_3C23n	No	AK42	DQ5n126	DQ63	DQ31	DQ15
3C	6	VREFB3CNO	IO			DIFF_RX_3C23p	No	AN41	DQ5n126	DQ63	DQ31	DQ15
3C	5	VREFB3CNO	IO			DIFF_TX_3C23n	No	AD42	DQ5n127	DQ563/CQn63	DQ5n31/CQn31	DQ15
3C	4	VREFB3CNO	IO			DIFF_TX_3C23p	No	AA41	DQ5n127	DQ563/CQn63	DQ5n31/CQn31	DQ15
3C	3	VREFB3CNO	IO	CDR		DIFF_RX_3C24n	Yes	AK44	DQ127	DQ63	DQ31	DQ15
3C	2	VREFB3CNO	IO	CDR		DIFF_RX_3C24p	Yes	AN43	DQ127	DQ63	DQ31	DQ15
3C	1	VREFB3CNO	IO			DIFF_TX_3C24n	No	AD44	DQ127	DQ63	DQ31	DQ15
3B	95	VREFB3BNO	IO			DIFF_TX_3B24p	No	AA43	DQ127	DQ63	DQ31	DQ15
3B	94	VREFB3BNO	IO			DIFF_RX_3B1n	No	H58	DQ160	DQ80	DQ40	DQ20
3B	93	VREFB3BNO	IO			DIFF_RX_3B1p	No	J57	DQ160	DQ80	DQ40	DQ20
3B	92	VREFB3BNO	IO			DIFF_TX_3B1n	No	D58	DQ160	DQ80	DQ40	DQ20
3B	91	VREFB3BNO	IO			DIFF_TX_3B1p	No	B57	DQ160	DQ80	DQ40	DQ20
3B	90	VREFB3BNO	IO			DIFF_RX_3B2n	No	H56	DQ5n160	DQ80	DQ40	DQ20
3B	89	VREFB3BNO	IO			DIFF_RX_3B2p	No	J55	DQ5n160	DQ80	DQ40	DQ20
3B	88	VREFB3BNO	IO			DIFF_TX_3B2n	No	D56	DQ5n161	DQ5n80/CQn80	DQ40	DQ20
3B	87	VREFB3BNO	IO	CDR		DIFF_TX_3B2p	No	B55	DQ5n161	DQ5n80/CQn80	DQ40	DQ20
3B	86	VREFB3BNO	IO	CDR		DIFF_RX_3B3n	Yes	H54	DQ161	DQ80	DQ40	DQ20
3B	85	VREFB3BNO	IO			DIFF_RX_3B3p	Yes	J53	DQ161	DQ80	DQ40	DQ20
3B	84	VREFB3BNO	IO			DIFF_TX_3B3n	No	D54	DQ161	DQ80	DQ40	DQ20
3B	83	VREFB3BNO	IO			DIFF_TX_3B3p	No	B53	DQ161	DQ80	DQ40	DQ20
3B	82	VREFB3BNO	IO			DIFF_RX_3B4n	No	H52	DQ162	DQ81	DQ40	DQ20
3B	81	VREFB3BNO	IO			DIFF_RX_3B4p	No	J51	DQ162	DQ81	DQ40	DQ20
3B	80	VREFB3BNO	IO			DIFF_TX_3B4n	No	D52	DQ162	DQ81	DQ40	DQ20
3B	79	VREFB3BNO	IO			DIFF_TX_3B4p	No	B51	DQ162	DQ81	DQ40	DQ20
3B	78	VREFB3BNO	IO			DIFF_RX_3B5n	No	H50	DQ5n162	DQ81	DQ40	DQ20
3B	77	VREFB3BNO	IO	PLL_3B_T_CLKOUT1n		DIFF_RX_3B5p	No	J49	DQ5n162	DQ81	DQ40	DQ20
3B	76	VREFB3BNO	IO	PLL_3B_T_CLKOUT1p,PLL_3B_T_CLKOUT1,PLL_3B_T_FB1		DIFF_TX_3B5p	No	D50	DQ5n163	DQ5n81/CQn81	DQ5n40/CQn40	DQ20
3B	75	VREFB3BNO	IO	CDR		DIFF_RX_3B6n	Yes	B49	DQ5n163	DQ5n81/CQn81	DQ5n40/CQn40	DQ20
3B	74	VREFB3BNO	IO	RQZ_T_3B_CDR		DIFF_RX_3B6p	Yes	H48	DQ163	DQ81	DQ40	DQ20
3B	73	VREFB3BNO	IO	CLK_T_3B_1n		DIFF_TX_3B6n	No	J47	DQ163	DQ81	DQ40	DQ20
3B	72	VREFB3BNO	IO	CLK_T_3B_1p		DIFF_TX_3B6p	No	D48	DQ163	DQ81	DQ40	DQ20
3B	71	VREFB3BNO	IO	CLK_T_3B_0n		DIFF_RX_3B7n	No	B47	DQ163	DQ81	DQ40	DQ20
3B	70	VREFB3BNO	IO	CLK_T_3B_0p		DIFF_RX_3B7p	No	W52	DQ164	DQ82	DQ41	DQ20
3B	69	VREFB3BNO	IO			DIFF_TX_3B7n	No	U51	DQ164	DQ82	DQ41	DQ20
3B	68	VREFB3BNO	IO			DIFF_TX_3B7p	No	L52	DQ164	DQ82	DQ41	DQ20
3B	67	VREFB3BNO	IO	PLL_3B_T_CLKOUT0n		DIFF_TX_3B8n	No	N51	DQ164	DQ82	DQ41	DQ20
3B	66	VREFB3BNO	IO	PLL_3B_T_CLKOUT0p,PLL_3B_T_CLKOUT0,PLL_3B_T_FB0		DIFF_RX_3B8n	No	W50	DQ5n164	DQ82	DQ41	DQ20
3B	65	VREFB3BNO	IO			DIFF_RX_3B8p	No	U49	DQ5n164	DQ82	DQ41	DQ20
3B	64	VREFB3BNO	IO			DIFF_TX_3B8n	No	L50	DQ5n165	DQ5n82/CQn82	DQ41	DQ5n20/CQn20
3B	63	VREFB3BNO	IO	CDR		DIFF_TX_3B8p	No	N49	DQ5n165	DQ5n82/CQn82	DQ41	DQ5n20/CQn20
3B	62	VREFB3BNO	IO			DIFF_RX_3B9n	Yes	W48	DQ165	DQ82	DQ41	DQ20

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36	
3B		62	VREFB3BNO	IO	CDR	DIFF_RX_3B9p	Yes	U47	DQ165	DQ82	DQ41	DQ20	
3B		61	VREFB3BNO	IO		DIFF_TX_3B9n	No	L48	DQ165	DQ82	DQ41	DQ20	
3B		60	VREFB3BNO	IO		DIFF_TX_3B9p	No	N47	DQ165	DQ82	DQ41	DQ20	
3B		47	VREFB3BNO	IO	CDR	DIFF_RX_3B13n	Yes	AK56	DQ168	DQ84	DQ42	DQ21	
3B		46	VREFB3BNO	IO	CDR	DIFF_RX_3B13p	Yes	AN55	DQ168	DQ84	DQ42	DQ21	
3B		45	VREFB3BNO	IO		DIFF_TX_3B13n	No	AD56	DQ168	DQ84	DQ42	DQ21	
3B		44	VREFB3BNO	IO		DIFF_TX_3B13p	No	AA55	DQ168	DQ84	DQ42	DQ21	
3B		43	VREFB3BNO	IO		DIFF_RX_3B14n	No	AK54	DQS168	DQ84	DQ42	DQ21	
3B		42	VREFB3BNO	IO		DIFF_RX_3B14p	No	AN53	DQS168	DQ84	DQ42	DQ21	
3B		41	VREFB3BNO	IO		DIFF_TX_3B14n	No	AD54	DQS169	DQS84/CQn84	DQ42	DQ21	
3B		40	VREFB3BNO	IO		DIFF_TX_3B14p	No	AK53	DQS169	DQS84/CQ84	DQ42	DQ21	
3B		39	VREFB3BNO	IO	CDR	DIFF_RX_3B15n	Yes	AK52	DQ169	DQ84	DQ42	DQ21	
3B		38	VREFB3BNO	IO	CDR	DIFF_RX_3B15p	Yes	AN51	DQ169	DQ84	DQ42	DQ21	
3B		37	VREFB3BNO	IO		DIFF_TX_3B15n	No	AD52	DQ169	DQ84	DQ42	DQ21	
3B		36	VREFB3BNO	IO		DIFF_TX_3B15p	No	AA51	DQ169	DQ84	DQ42	DQ21	
3B		35	VREFB3BNO	IO	CDR	DIFF_RX_3B16n	Yes	BF56	DQ170	DQ85	DQ42	DQ21	
3B		34	VREFB3BNO	IO	CDR	DIFF_RX_3B16p	Yes	BC55	DQ170	DQ85	DQ42	DQ21	
3B		33	VREFB3BNO	IO		DIFF_TX_3B16n	No	AT56	DQ170	DQ85	DQ42	DQ21	
3B		32	VREFB3BNO	IO		DIFF_TX_3B16p	No	AV55	DQ170	DQ85	DQ42	DQ21	
3B		31	VREFB3BNO	IO		DIFF_RX_3B17n	No	BF54	DQS170	DQ85	DQ42	DQ21	
3B		30	VREFB3BNO	IO		DIFF_RX_3B17p	No	BC53	DQS170	DQ85	DQ42	DQ21	
3B		29	VREFB3BNO	IO	P1L_3B_B_CLKOUT1n	DIFF_TX_3B17n	No	AT54	DQS171	DQS85/CQn85	DQS42/CQn42	DQ21	
3B		28	VREFB3BNO	IO	P1L_3B_B_CLKOUT1p,P1L_3B_B_CLKOUT1,P1L_3B_B_FB1	DIFF_TX_3B17p	No	AV53	DQS171	DQS85/CQ85	DQS42/CQ42	DQ21	
3B		27	VREFB3BNO	IO	CDR	DIFF_RX_3B18n	Yes	BF52	DQ171	DQ85	DQ42	DQ21	
3B		26	VREFB3BNO	IO	RQ2_B_3B_CDR	DIFF_RX_3B18p	Yes	BC51	DQ171	DQ85	DQ42	DQ21	
3B		25	VREFB3BNO	IO	CLK_B_3B_1n	DIFF_TX_3B18n	No	AT52	DQ171	DQ85	DQ42	DQ21	
3B		24	VREFB3BNO	IO	CLK_B_3B_1p	DIFF_TX_3B18p	No	AV51	DQ171	DQ85	DQ42	DQ21	
3B		23	VREFB3BNO	IO	CLK_B_3B_0n_CDR	DIFF_RX_3B19n	Yes	AK50	DQ172	DQ86	DQ43	DQ21	
3B		22	VREFB3BNO	IO	CLK_B_3B_0p_CDR	DIFF_RX_3B19p	Yes	AN49	DQ172	DQ86	DQ43	DQ21	
3B		21	VREFB3BNO	IO		DIFF_TX_3B19n	No	AD50	DQ172	DQ86	DQ43	DQ21	
3B		20	VREFB3BNO	IO		DIFF_TX_3B19p	No	AA49	DQ172	DQ86	DQ43	DQ21	
3B		19	VREFB3BNO	IO	P1L_3B_B_CLKOUT0n	DIFF_RX_3B20n	No	AK48	DQS172	DQ86	DQ43	DQ21	
3B		18	VREFB3BNO	IO	P1L_3B_B_CLKOUT0p,P1L_3B_B_CLKOUT0,P1L_3B_B_FB0	DIFF_RX_3B20p	No	AN47	DQS172	DQ86	DQ43	DQ21	
3B		17	VREFB3BNO	IO		DIFF_TX_3B20n	No	AD48	DQS173	DQS86/CQn86	DQ43	DQS21/CQn21	
3B		16	VREFB3BNO	IO		DIFF_TX_3B20p	No	AA47	DQS173	DQS86/CQ86	DQ43	DQS21/CQ21	
3B		15	VREFB3BNO	IO	CDR	DIFF_RX_3B21n	Yes	AK46	DQ173	DQ86	DQ43	DQ21	
3B		14	VREFB3BNO	IO	CDR	DIFF_RX_3B21p	Yes	AN45	DQ173	DQ86	DQ43	DQ21	
3B		13	VREFB3BNO	IO		DIFF_TX_3B21n	No	AD46	DQ173	DQ86	DQ43	DQ21	
3B		12	VREFB3BNO	IO		DIFF_TX_3B21p	No	AA45	DQ173	DQ86	DQ43	DQ21	
3B		11	VREFB3BNO	IO	CDR	DIFF_RX_3B22n	Yes	BF50	DQ174	DQ87	DQ43	DQ21	
3B		10	VREFB3BNO	IO	CDR	DIFF_RX_3B22p	Yes	BC49	DQ174	DQ87	DQ43	DQ21	
3B		9	VREFB3BNO	IO		DIFF_TX_3B22n	No	AT50	DQ174	DQ87	DQ43	DQ21	
3B		8	VREFB3BNO	IO		DIFF_TX_3B22p	No	AV49	DQ174	DQ87	DQ43	DQ21	
3B		7	VREFB3BNO	IO		DIFF_RX_3B23n	No	BF48	DQS174	DQ87	DQ43	DQ21	
3B		6	VREFB3BNO	IO		DIFF_RX_3B23p	No	BC47	DQS174	DQ87	DQ43	DQ21	
3B		5	VREFB3BNO	IO		DIFF_TX_3B23n	No	AT48	DQS175	DQS87/CQn87	DQS43/CQn43	DQ21	
3B		4	VREFB3BNO	IO		DIFF_TX_3B23p	No	AV47	DQS175	DQS87/CQ87	DQS43/CQ43	DQ21	
3B		3	VREFB3BNO	IO	CDR	DIFF_RX_3B24n	Yes	BF46	DQ175	DQ87	DQ43	DQ21	
3B		2	VREFB3BNO	IO	CDR	DIFF_RX_3B24p	Yes	BC45	DQ175	DQ87	DQ43	DQ21	
3B		1	VREFB3BNO	IO		DIFF_TX_3B24n	No	AT46	DQ175	DQ87	DQ43	DQ21	
3B		0	VREFB3BNO	IO		DIFF_TX_3B24p	No	AV45	DQ175	DQ87	DQ43	DQ21	
3A		95	VREFB3ANO	IO		DIFF_RX_3A1n	No	BM70	DQ176	DQ88	DQ44	DQ22	
3A		94	VREFB3ANO	IO		DIFF_RX_3A1p	No	B168	DQ176	DQ88	DQ44	DQ22	
3A		93	VREFB3ANO	IO		DIFF_TX_3A1n	No	AY70	DQ176	DQ88	DQ44	DQ22	
3A		92	VREFB3ANO	IO		DIFF_TX_3A1p	No	BC68	DQ176	DQ88	DQ44	DQ22	
3A		91	VREFB3ANO	IO		DIFF_RX_3A2n	No	BM66	DQS176	DQ88	DQ44	DQ22	
3A		90	VREFB3ANO	IO		DIFF_RX_3A2p	No	B165	DQS176	DQ88	DQ44	DQ22	
3A		89	VREFB3ANO	IO		DIFF_TX_3A2n	No	AY66	DQS177	DQS88/CQn88	DQ44	DQ22	
3A		88	VREFB3ANO	IO		DIFF_TX_3A2p	No	BC65	DQS177	DQS88/CQ88	DQ44	DQ22	
3A		87	VREFB3ANO	IO	CDR	AVST_DATA29	DIFF_RX_3A3n	Yes	BM64	DQ177	DQ88	DQ44	DQ22
3A		86	VREFB3ANO	IO	CDR	AVST_DATA28	DIFF_RX_3A3p	Yes	B163	DQ177	DQ88	DQ44	DQ22
3A		85	VREFB3ANO	IO		AVST_DATA27	DIFF_TX_3A3n	No	AY64	DQ177	DQ88	DQ44	DQ22
3A		84	VREFB3ANO	IO		AVST_DATA26	DIFF_TX_3A3p	No	BC63	DQ177	DQ88	DQ44	DQ22
3A		83	VREFB3ANO	IO		AVST_DATA25	DIFF_RX_3A4n	No	AT70	DQ178	DQ89	DQ44	DQ22
3A		82	VREFB3ANO	IO		AVST_DATA24	DIFF_RX_3A4p	No	AV68	DQ178	DQ89	DQ44	DQ22
3A		81	VREFB3ANO	IO		AVST_DATA23	DIFF_TX_3A4n	No	AK70	DQ178	DQ89	DQ44	DQ22
3A		80	VREFB3ANO	IO		AVST_DATA22	DIFF_TX_3A4p	No	AG68	DQ178	DQ89	DQ44	DQ22
3A		79	VREFB3ANO	IO		AVST_DATA21	DIFF_RX_3A5n	No	AT66	DQS178	DQ89	DQ44	DQ22
3A		78	VREFB3ANO	IO		AVST_DATA20	DIFF_RX_3A5p	No	AV65	DQS178	DQ89	DQ44	DQ22
3A		77	VREFB3ANO	IO	P1L_3A_T_CLKOUT1n	DIFF_TX_3A5n	No	AK66	DQS179	DQS89/CQn89	DQS44/CQn44	DQ22	
3A		76	VREFB3ANO	IO	P1L_3A_T_CLKOUT1p,P1L_3A_T_CLKOUT1,P1L_3A_T_FB1	DIFF_TX_3A5p	No	AG65	DQS179	DQS89/CQ89	DQS44/CQ44	DQ22	
3A		75	VREFB3ANO	IO	CDR	AVST_DATA17	DIFF_RX_3A6n	Yes	AT64	DQ179	DQ89	DQ44	DQ22
3A		74	VREFB3ANO	IO	RQ2_T_3A_CDR	DIFF_RX_3A6p	Yes	AV63	DQ179	DQ89	DQ44	DQ22	
3A		73	VREFB3ANO	IO	CLK_T_3A_1n	DIFF_TX_3A6n	No	AK64	DQ179	DQ89	DQ44	DQ22	
3A		72	VREFB3ANO	IO	CLK_T_3A_1p	DIFF_TX_3A6p	No	AG63	DQ179	DQ89	DQ44	DQ22	
3A		71	VREFB3ANO	IO	CLK_T_3A_0n	DIFF_RX_3A7n	No	W64	DQ180	DQ90	DQ45	DQ22	
3A		70	VREFB3ANO	IO	CLK_T_3A_0p	DIFF_RX_3A7p	No	U63	DQ180	DQ90	DQ45	DQ22	
3A		69	VREFB3ANO	IO		DIFF_TX_3A7n	No	L64	DQ180	DQ90	DQ45	DQ22	
3A		68	VREFB3ANO	IO		DIFF_TX_3A7p	No	N63	DQ180	DQ90	DQ45	DQ22	
3A		67	VREFB3ANO	IO	P1L_3A_T_CLKOUT0n	DIFF_RX_3A8n	No	W62	DQS180	DQ90	DQ45	DQ22	
3A		66	VREFB3ANO	IO	P1L_3A_T_CLKOUT0p,P1L_3A_T_CLKOUT0,P1L_3A_T_FB0	DIFF_RX_3A8p	No	U61	DQS180	DQ90	DQ45	DQ22	
3A		65	VREFB3ANO	IO		AVST_CLK	DIFF_TX_3A8n	No	L62	DQS181	DQS90/CQn90	DQ45	DQS22/CQn22
3A		64	VREFB3ANO	IO		AVST_DATA15	DIFF_TX_3A8p	No	N61	DQS181	DQS90/CQ90	DQ45	DQS22/CQ22
3A		63	VREFB3ANO	IO	CDR	AVST_DATA14	DIFF_RX_3A9n	Yes	W60	DQ181	DQ90	DQ45	DQ22
3A		62	VREFB3ANO	IO	CDR	AVST_DATA13	DIFF_RX_3A9p	Yes	U59	DQ181	DQ90	DQ45	DQ22
3A		61	VREFB3ANO	IO		AVST_DATA12	DIFF_TX_3A9n	No	L60	DQ181	DQ90	DQ45	DQ22

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
3A		60	VREFB3ANO	IO		AVST_DATA11	DIFF_TX_3A9p	No	N59	DQ181	DQ90	DQ45
3A		59	VREFB3ANO	IO		AVST_DATA10	DIFF_RX_3A10p	No	H64	DQ182	DQ91	DQ45
3A		58	VREFB3ANO	IO		AVST_DATA9	DIFF_RX_3A10p	No	J63	DQ182	DQ91	DQ45
3A		57	VREFB3ANO	IO		AVST_DATA8	DIFF_TX_3A10p	No	D64	DQ182	DQ91	DQ45
3A		56	VREFB3ANO	IO		AVST_VALID	DIFF_TX_3A10p	No	B63	DQ182	DQ91	DQ45
3A		55	VREFB3ANO	IO		AVST_DATA7	DIFF_RX_3A11n	No	H62	DQSn182	DQ91	DQ45
3A		54	VREFB3ANO	IO		AVST_DATA6	DIFF_RX_3A11p	No	J61	DQSn182	DQ91	DQ45
3A		53	VREFB3ANO	IO		AVST_DATA5	DIFF_TX_3A11n	No	D62	DQSn183	DQSn91/CQn91	DQSn45/CQn45
3A		52	VREFB3ANO	IO		AVST_DATA4	DIFF_TX_3A11p	No	B61	DQSn183	DQSn91/CQn91	DQSn45/CQn45
3A		51	VREFB3ANO	IO	CDR	AVST_DATA3	DIFF_RX_3A12n	Yes	H60	DQ183	DQ91	DQ45
3A		50	VREFB3ANO	IO	CDR	AVST_DATA2	DIFF_RX_3A12p	Yes	J59	DQ183	DQ91	DQ45
3A		49	VREFB3ANO	IO		AVST_DATA1	DIFF_TX_3A12n	No	D60	DQ183	DQ91	DQ45
3A		48	VREFB3ANO	IO		AVST_DATA0	DIFF_TX_3A12p	No	B59	DQ183	DQ91	DQ45
3A		47	VREFB3ANO	IO	CDR	DIFF_RX_3A13n	Yes	BV62	DQ184	DQ92	DQ46	DQ23
3A		46	VREFB3ANO	IO	CDR	DIFF_RX_3A13p	Yes	CA61	DQ184	DQ92	DQ46	DQ23
3A		45	VREFB3ANO	IO		DIFF_TX_3A13n	No	BM62	DQ184	DQ92	DQ46	DQ23
3A		44	VREFB3ANO	IO		DIFF_TX_3A13p	No	B161	DQ184	DQ92	DQ46	DQ23
3A		43	VREFB3ANO	IO		DIFF_RX_3A14n	No	BV60	DQSn184	DQ92	DQ46	DQ23
3A		42	VREFB3ANO	IO		DIFF_RX_3A14p	No	CA59	DQSn184	DQ92	DQ46	DQ23
3A		41	VREFB3ANO	IO		DIFF_TX_3A14n	No	BM60	DQSn185	DQSn92/CQn92	DQ46	DQ23
3A		40	VREFB3ANO	IO		DIFF_TX_3A14p	No	B159	DQSn185	DQSn92/CQn92	DQ46	DQ23
3A		39	VREFB3ANO	IO	CDR	DIFF_RX_3A15n	Yes	BV58	DQ185	DQ92	DQ46	DQ23
3A		38	VREFB3ANO	IO	CDR	DIFF_RX_3A15p	Yes	CA57	DQ185	DQ92	DQ46	DQ23
3A		37	VREFB3ANO	IO		DIFF_TX_3A15n	No	B158	DQ185	DQ92	DQ46	DQ23
3A		36	VREFB3ANO	IO		DIFF_TX_3A15p	No	B157	DQ185	DQ92	DQ46	DQ23
3A		35	VREFB3ANO	IO	CDR	DIFF_RX_3A16n	Yes	BV62	DQ186	DQ93	DQ46	DQ23
3A		34	VREFB3ANO	IO	CDR	DIFF_RX_3A16p	Yes	BC61	DQ186	DQ93	DQ46	DQ23
3A		33	VREFB3ANO	IO		DIFF_TX_3A16n	No	AT62	DQ186	DQ93	DQ46	DQ23
3A		32	VREFB3ANO	IO		DIFF_TX_3A16p	No	AV61	DQ186	DQ93	DQ46	DQ23
3A		31	VREFB3ANO	IO		DIFF_RX_3A17n	No	BV60	DQSn186	DQ93	DQ46	DQ23
3A		30	VREFB3ANO	IO		DIFF_RX_3A17p	No	BC59	DQSn186	DQ93	DQ46	DQ23
3A		29	VREFB3ANO	IO	PLL_3A_B_CLKOUT1n	DIFF_TX_3A17n	No	AT60	DQSn187	DQSn93/CQn93	DQSn46/CQn46	DQ23
3A		28	VREFB3ANO	IO	PLL_3A_B_CLKOUT1p,PLL_3A_B_CLKOUT1,PLL_3A_B_FB1	DIFF_TX_3A17p	No	AV59	DQSn187	DQSn93/CQn93	DQSn46/CQn46	DQ23
3A		27	VREFB3ANO	IO	CDR	DIFF_RX_3A18n	Yes	BV58	DQ187	DQ93	DQ46	DQ23
3A		26	VREFB3ANO	IO	RQ2_B_3A,CDR	DIFF_RX_3A18p	Yes	BC57	DQ187	DQ93	DQ46	DQ23
3A		25	VREFB3ANO	IO	CLK_B_3A_1n	DIFF_TX_3A18n	No	AT58	DQ187	DQ93	DQ46	DQ23
3A		24	VREFB3ANO	IO	CLK_B_3A_1p	DIFF_TX_3A18p	No	AV57	DQ187	DQ93	DQ46	DQ23
3A		23	VREFB3ANO	IO	CLK_B_3A_0n,CDR	DIFF_RX_3A19n	Yes	AK62	DQ188	DQ94	DQ47	DQ23
3A		22	VREFB3ANO	IO	CLK_B_3A_0p,CDR	DIFF_RX_3A19p	Yes	AN61	DQ188	DQ94	DQ47	DQ23
3A		21	VREFB3ANO	IO		DIFF_TX_3A19n	No	AD62	DQ188	DQ94	DQ47	DQ23
3A		20	VREFB3ANO	IO		DIFF_TX_3A19p	No	AA61	DQ188	DQ94	DQ47	DQ23
3A		19	VREFB3ANO	IO	PLL_3A_B_CLKOUT0n	DIFF_RX_3A20n	No	AK60	DQSn188	DQ94	DQ47	DQ23
3A		18	VREFB3ANO	IO	PLL_3A_B_CLKOUT0p,PLL_3A_B_CLKOUT0,PLL_3A_B_FB0	DIFF_RX_3A20p	No	AN59	DQSn188	DQ94	DQ47	DQ23
3A		17	VREFB3ANO	IO		DIFF_TX_3A20n	No	AD60	DQSn189	DQSn94/CQn94	DQ47	DQSn23/CQn23
3A		16	VREFB3ANO	IO		DIFF_TX_3A20p	No	AA59	DQSn189	DQSn94/CQn94	DQ47	DQSn23/CQn23
3A		15	VREFB3ANO	IO	CDR	DIFF_RX_3A21n	Yes	AK58	DQ189	DQ94	DQ47	DQ23
3A		14	VREFB3ANO	IO	CDR	DIFF_RX_3A21p	Yes	AN57	DQ189	DQ94	DQ47	DQ23
3A		13	VREFB3ANO	IO		DIFF_TX_3A21n	No	AD58	DQ189	DQ94	DQ47	DQ23
3A		12	VREFB3ANO	IO		DIFF_TX_3A21p	No	AA57	DQ189	DQ94	DQ47	DQ23
3A		11	VREFB3ANO	IO	CDR	DIFF_RX_3A22n	Yes	W58	DQ190	DQ95	DQ47	DQ23
3A		10	VREFB3ANO	IO	CDR	DIFF_RX_3A22p	Yes	U57	DQ190	DQ95	DQ47	DQ23
3A		9	VREFB3ANO	IO		DIFF_TX_3A22n	No	L58	DQ190	DQ95	DQ47	DQ23
3A		8	VREFB3ANO	IO		DIFF_TX_3A22p	No	N57	DQ190	DQ95	DQ47	DQ23
3A		7	VREFB3ANO	IO		DIFF_RX_3A23n	No	W56	DQSn190	DQ95	DQ47	DQ23
3A		6	VREFB3ANO	IO		DIFF_RX_3A23p	No	U55	DQSn190	DQ95	DQ47	DQ23
3A		5	VREFB3ANO	IO		DIFF_TX_3A23n	No	L56	DQSn191	DQSn95/CQn95	DQSn47/CQn47	DQ23
3A		4	VREFB3ANO	IO		DIFF_TX_3A23p	No	N55	DQSn191	DQSn95/CQn95	DQSn47/CQn47	DQ23
3A		3	VREFB3ANO	IO	CDR	DIFF_RX_3A24n	Yes	W54	DQ191	DQ95	DQ47	DQ23
3A		2	VREFB3ANO	IO	CDR	DIFF_RX_3A24p	Yes	U53	DQ191	DQ95	DQ47	DQ23
3A		1	VREFB3ANO	IO		DIFF_TX_3A24n	No	L54	DQ191	DQ95	DQ47	DQ23
3A		0	VREFB3ANO	IO		DIFF_TX_3A24p	No	N53	DQ191	DQ95	DQ47	DQ23
HPS			HPS_IOA_1		GPIO0_I00,SPIM0_S51_N,SPIS0_CLK,UART0_CTS_N,NAND_ADQ0,USB0_CLK,SDMMC_CCLK							
HPS			HPS_IOA_2		GPIO0_I01,SPIM1_S51_N,SPIS0_MOSI,UART0_RTS_N,NAND_ADQ1,USB0_STP,SDMMC_CMD							
HPS			HPS_IOA_3		GPIO0_I02,SPIS0_S50_N,UART0_TX,I2C1_SDA,NAND_WE_N,USB0_DIR,SDMMC_DATA0							
HPS			HPS_IOA_4		GPIO0_I03,SPIS0_MISO,UART0_RX,I2C1_SCL,NAND_RE_N,USB0_DATA0,SDMMC_DATA1							
HPS			HPS_IOA_5		GPIO0_I04,SPIM0_CLK,UART1_CTS_N,I2C0_SDA,NAND_WP_N,USB0_DATA1,SDMMC_DATA2							
HPS			HPS_IOA_6		GPIO0_I05,SPIM0_MOSI,UART1_RTS_N,I2C0_SCL,NAND_ADQ2,USB0_NXT,SDMMC_DATA3							
HPS			HPS_IOA_7		GPIO0_I06,SPIM0_MISO,MDIO2_MDIO,UART1_TX,I2C0_EMAC2_SDA,NAND_ADQ3,USB0_DATA2,SDMMC_DATA4							
HPS			HPS_IOA_8		GPIO0_I07,SPIM0_S50_N,MDIO2_MDC,UART1_RX,I2C0_EMAC2_SCL,NAND_CLE,USB0_DATA3,SDMMC_DATA5							
HPS			HPS_IOA_9		GPIO0_I08,SPIM1_CLK,SPIS1_CLK,MDIO1_MDIO,I2C0_EMAC1_SDA,NAND_ADQ4,USB0_DATA4,SDMMC_DATA6							
HPS			HPS_IOA_10		GPIO0_I09,SPIM1_MOSI,SPIS1_MOSI,MDIO1_MDC,I2C0_EMAC1_SCL,NAND_ADQ5,USB0_DATA5,SDMMC_DATA7							
HPS			HPS_IOA_11		GPIO0_I10,SPIM1_MISO,SPIS1_S50_N,MDIO0_MDIO,I2C0_EMAC0_SDA,NAND_ADQ6,USB0_DATA6							
HPS			HPS_IOA_12		GPIO0_I11,SPIM1_S50_N,SPIS1_MISO,MDIO0_MDC,I2C0_EMAC0_SCL,NAND_ADQ7,USB0_DATA7							
HPS			HPS_IOA_13		GPIO0_I012,NAND_ALE,USB1_CLK,EMAC0_TX_CLK							
HPS			HPS_IOA_14		GPIO0_I013,NAND_RB,USB1_STP,EMAC0_TX_CTL							
HPS			HPS_IOA_15		GPIO0_I014,NAND_CE_N,USB1_DIR,EMAC0_RX_CLK							
HPS			HPS_IOA_16		GPIO0_I015,USB1_DATA0,EMAC0_RX_CTL							
HPS			HPS_IOA_17		GPIO0_I016,NAND_ADQ8,USB1_DATA1,EMAC0_TXD0							
HPS			HPS_IOA_18		GPIO0_I017,NAND_ADQ9,USB1_NXT,EMAC0_TXD1							
HPS			HPS_IOA_19		GPIO0_I018,NAND_ADQ10,USB1_DATA2,EMAC0_RXD0							
HPS			HPS_IOA_20		GPIO0_I019,SPIM1_S51_N,NAND_ADQ11,USB1_DATA3,EMAC0_RXD1							
HPS			HPS_IOA_21		GPIO0_I020,SPIM1_CLK,SPIS0_CLK,UART0_CTS_N,I2C1_SDA,NAND_ADQ12,USB1_DATA4,EMAC0_TXD2							
HPS			HPS_IOA_22		GPIO0_I021,SPIM1_MOSI,SPIS0_MOSI,UART0_RTS_N,I2C1_SCL,NAND_ADQ13,USB1_DATA5,EMAC0_TXD3							
HPS			HPS_IOA_23		GPIO0_I022,SPIM1_MISO,SPIS0_S50_N,UART0_TX,I2C0_SDA,NAND_ADQ14,USB1_DATA6,EMAC0_RXD2							
HPS			HPS_IOA_24		GPIO0_I023,SPIM1_S50_N,SPIS0_MISO,UART0_RX,I2C0_SCL,NAND_ADQ15,USB1_DATA7,EMAC0_RXD3							
HPS			HPS_IOB_1		GPIO1_I00,SPIM1_CLK,UART0_CTS_N,NAND_ADQ0,EMAC1_TX_CLK							

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
HPS			HPS_I0B_2	GPIO1_I01.SPIM1_MISO,UART0_RTS,N,NAND_ADO1,EMAC1_TX_CTL				N13				
HPS			HPS_I0B_3	GPIO1_I02.SPIM1_MISO,UART0_TX,I2C0_SDA,NAND_WE,N,EMAC1_RX_CLK				BF26				
HPS			HPS_I0B_4	GPIO1_I03.SPIM1_S0,N,UART0_RX,I2C0_SCL,NAND_RE,N,EMAC1_RX_CTL				L15				
HPS			HPS_I0B_5	GPIO1_I04.SPIM1_S0,N,SPIS1_CLK,UART1_CTS,N,NAND_WP,N,EMAC1_TXD0				AT26				
HPS			HPS_I0B_6	GPIO1_I05.SPIS1_MOSI,UART1_RTS,N,NAND_ADO2,EMAC1_TXD1				U17				
HPS			HPS_I0B_7	GPIO1_I06.SPIS1_S0,N,UART1_TX,I2C1_SDA,NAND_ADO3,EMAC1_RXD0				AD26				
HPS			HPS_I0B_8	GPIO1_I07.SPIS1_MISO,UART1_RX,I2C1_SCL,NAND_CLE,EMAC1_RXD1				N17				
HPS			HPS_I0B_9	GPIO1_I08.ITAG_TCK,SPIS0_CLK,MADIO2_MDC,I2C_EMAC2_SDA,NAND_ADO4,EMAC1_TXD2				BM30				
HPS			HPS_I0B_10	GPIO1_I09.ITAG_TMS,SPIS0_MOSI,MADIO2_MDC,I2C_EMAC2_SCL,NAND_ADO5,EMAC1_TXD3				L19				
HPS			HPS_I0B_11	GPIO1_I010.ITAG_TDO,SPIS0_S0,N,MADIO0_MADIO,I2C_EMAC0_SDA,NAND_ADO6,EMAC1_RXD2				B19				
HPS			HPS_I0B_12	GPIO1_I011.ITAG_TDI,SPIS0_MISO,MADIO0_MDC,I2C_EMAC0_SCL,NAND_ADO7,EMAC1_RXD3				U21				
HPS			HPS_I0B_13	GPIO1_I012.I2C1_SDA,NAND_ALE,SDMMC_DATA0,EMAC2_TX_CLK				L28				
HPS			HPS_I0B_14	GPIO1_I013.I2C1_SCL,NAND_RB,SDMMC_CMD,EMAC2_TX_CTL				N21				
HPS			HPS_I0B_15	GPIO1_I014,UART1_TX,NAND_CE,N,SDMMC_CCLK,EMAC2_RX_CLK				N27				
HPS			HPS_I0B_16	GPIO1_I015,UART1_RX,SDMMC_DATA1,EMAC2_RX_CTL				L23				
HPS			HPS_I0B_17	GPIO1_I016,UART1_CTS,N,NAND_ADO8,SDMMC_DATA2,EMAC2_TXD0				U27				
HPS			HPS_I0B_18	GPIO1_I017,SPIM0_S0,N,UART1_RTS,N,NAND_ADO9,SDMMC_DATA3,EMAC2_TXD1				W26				
HPS			HPS_I0B_19	GPIO1_I018,SPIM0_MISO,MADIO1_MADIO,I2C_EMAC1_SDA,NAND_ADO10,SDMMC_DATA4,EMAC2_RXD0				W28				
HPS			HPS_I0B_20	GPIO1_I019,SPIM0_S0,N,MADIO1_MDC,I2C_EMAC1_SCL,NAND_ADO11,SDMMC_DATA5,EMAC2_RXD1				U25				
HPS			HPS_I0B_21	GPIO1_I020,SPIM0_CLK,SPIS1_CLK,I2C_EMAC2_SDA,NAND_ADO12,SDMMC_DATA6,EMAC2_TXD2				BM32				
HPS			HPS_I0B_22	GPIO1_I021,SPIM0_MOSI,SPIS1_MOSI,I2C_EMAC2_SCL,NAND_ADO13,SDMMC_DATA7,EMAC2_TXD3				N25				
HPS			HPS_I0B_23	GPIO1_I022,SPIM0_MISO,SPIS1_S0,N,MADIO0_MDC,I2C_EMAC0_SDA,NAND_ADO14,EMAC2_RXD2				B13				
HPS			HPS_I0B_24	GPIO1_I023,SPIM0_S0,N,SPIS1_MISO,MADIO0_MDC,I2C_EMAC0_SCL,NAND_ADO15,EMAC2_RXD3				L26				
12A			REFCLK_FHTL12A_CH0n					F875				
12A			REFCLK_FHTL12A_CH1n					EK76				
12A			REFCLK_FHTL12A_CH0p					EW75				
12A			REFCLK_FHTL12A_CH1p					EC76				
12A			REFCLK_FGTL12A_Q0_RX_CH0n					JP70				
12A			REFCLK_FGTL12A_Q0_RX_CH1n					JE68				
12A			REFCLK_FGTL12A_Q1_RX_CH2n					HR68				
12A			REFCLK_FGTL12A_Q1_RX_CH3n					HM70				
12A			REFCLK_FGTL12A_Q2_RX_CH4n					JA73				
12A			REFCLK_FGTL12A_Q2_RX_CH5n					HH73				
12A			REFCLK_FGTL12A_Q2_CH8n					GP70				
12A			REFCLK_FGTL12A_Q3_RX_CH6n					FU73				
12A			REFCLK_FGTL12A_Q3_RX_CH7n					FM70				
12A			REFCLK_FGTL12A_Q3_CH9n					FL73				
12A			REFCLK_FGTL12A_Q0_RX_CH0p					IH70				
12A			REFCLK_FGTL12A_Q0_RX_CH1p					IB70				
12A			REFCLK_FGTL12A_Q1_RX_CH2p					HY68				
12A			REFCLK_FGTL12A_Q1_RX_CH3p					HI68				
12A			REFCLK_FGTL12A_Q2_RX_CH4p					JD74				
12A			REFCLK_FGTL12A_Q2_RX_CH5p					HL74				
12A			REFCLK_FGTL12A_Q2_CH8p					GY70				
12A			REFCLK_FGTL12A_Q3_RX_CH6p					FP74				
12A			REFCLK_FGTL12A_Q3_RX_CH7p					FV70				
12A			REFCLK_FGTL12A_Q3_CH9p					FE73				
12A			FHTL12A_RX_CH0n					FL79				
12A			FHTL12A_RX_CH1n					EW79				
12A			FHTL12A_RX_CH2n					EF79				
12A			FHTL12A_RX_CH3n					DP79				
12A			FGTL12A_RX_Q0_CH0n					ME76				
12A			FGTL12A_RX_Q0_CH1n					LT76				
12A			FGTL12A_RX_Q0_CH2n					LV79				
12A			FGTL12A_RX_Q0_CH3n					LT82				
12A			FGTL12A_RX_Q1_CH0n					LK79				
12A			FGTL12A_RX_Q1_CH1n					LG82				
12A			FGTL12A_RX_Q1_CH2n					KV79				
12A			FGTL12A_RX_Q1_CH3n					KP82				
12A			FGTL12A_RX_Q2_CH0n					KE79				
12A			FGTL12A_RX_Q2_CH1n					K882				
12A			FGTL12A_RX_Q2_CH2n					KN79				
12A			FGTL12A_RX_Q2_CH3n					JK82				
12A			FGTL12A_RX_Q3_CH0n					JA79				
12A			FGTL12A_RX_Q3_CH1n					HU82				
12A			FGTL12A_RX_Q3_CH2n					HE82				
12A			FGTL12A_RX_Q3_CH3n					GN82				
12A			FHTL12A_RX_CH0p					FH78				
12A			FHTL12A_RX_CH1p					ET78				
12A			FHTL12A_RX_CH2p					EC78				
12A			FHTL12A_RX_CH3p					DL78				
12A			FGTL12A_RX_Q0_CH0p					MB77				
12A			FGTL12A_RX_Q0_CH1p					LP77				
12A			FGTL12A_RX_Q0_CH2p					LY80				
12A			FGTL12A_RX_Q0_CH3p					LP83				
12A			FGTL12A_RX_Q1_CH0p					LM80				
12A			FGTL12A_RX_Q1_CH1p					LD83				
12A			FGTL12A_RX_Q1_CH2p					LA80				
12A			FGTL12A_RX_Q1_CH3p					KL83				
12A			FGTL12A_RX_Q2_CH0p					KH80				
12A			FGTL12A_RX_Q2_CH1p					JW83				
12A			FGTL12A_RX_Q2_CH2p					JT80				
12A			FGTL12A_RX_Q2_CH3p					JG83				
12A			FGTL12A_RX_Q3_CH0p					JD80				
12A			FGTL12A_RX_Q3_CH1p					HP83				
12A			FGTL12A_RX_Q3_CH2p					HB83				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
12A			FGTL12A_RX_Q3_CH3p					GK83				
12A			FHTL12A_TX_CH0n					FU81				
12A			FHTL12A_TX_CH1n					FE81				
12A			FHTL12A_TX_CH2n					EN81				
12A			FHTL12A_TX_CH3n					DY81				
12A			FGTL12A_TX_Q0_CH0n					ME69				
12A			FGTL12A_TX_Q0_CH1n					MG73				
12A			FGTL12A_TX_Q0_CH2n					LV73				
12A			FGTL12A_TX_Q0_CH3n					LK73				
12A			FGTL12A_TX_Q1_CH0n					LG76				
12A			FGTL12A_TX_Q1_CH1n					KV73				
12A			FGTL12A_TX_Q1_CH2n					MP76				
12A			FGTL12A_TX_Q1_CH3n					KE73				
12A			FGTL12A_TX_Q2_CH0n					KR76				
12A			FGTL12A_TX_Q2_CH1n					JN73				
12A			FGTL12A_TX_Q2_CH2n					JK76				
12A			FGTL12A_TX_Q2_CH3n					HU76				
12A			FGTL12A_TX_Q3_CH0n					HH79				
12A			FGTL12A_TX_Q3_CH1n					HE76				
12A			FGTL12A_TX_Q3_CH2n					GT79				
12A			FGTL12A_TX_Q3_CH3n					GK77				
12A			FHTL12A_TX_CH0p					FP82				
12A			FHTL12A_TX_CH1p					FB82				
12A			FHTL12A_TX_CH2p					EX82				
12A			FHTL12A_TX_CH3p					DU82				
12A			FGTL12A_TX_Q0_CH0p					MB71				
12A			FGTL12A_TX_Q0_CH1p					MI74				
12A			FGTL12A_TX_Q0_CH2p					LV74				
12A			FGTL12A_TX_Q0_CH3p					LM74				
12A			FGTL12A_TX_Q1_CH0p					LD77				
12A			FGTL12A_TX_Q1_CH1p					LA74				
12A			FGTL12A_TX_Q1_CH2p					KL77				
12A			FGTL12A_TX_Q1_CH3p					KH74				
12A			FGTL12A_TX_Q2_CH0p					JW77				
12A			FGTL12A_TX_Q2_CH1p					JT74				
12A			FGTL12A_TX_Q2_CH2p					JG77				
12A			FGTL12A_TX_Q2_CH3p					HP77				
12A			FGTL12A_TX_Q3_CH0p					HL80				
12A			FGTL12A_TX_Q3_CH1p					HB77				
12A			FGTL12A_TX_Q3_CH2p					GW80				
12A			FGTL12A_TX_Q3_CH3p					GG78				
U10_GDR			I_PIN_PERST_N_12A_GXF					JL61				
U10_GDR			12A_GXF_IO_PLL_REFCLK					JH60				
14C			GXRL14C_TX_CH0p					DL74				
14C			GXRL14C_TX_CH1p					DB77				
14C			GXRL14C_TX_CH2p					CW74				
14C			GXRL14C_TX_CH3p					CJ77				
14C			GXRL14C_TX_CH4p					CF74				
14C			GXRL14C_TX_CH5p					BU77				
14C			GXRL14C_TX_CH6p					BP74				
14C			GXRL14C_TX_CH7p					BE77				
14C			GXRL14C_TX_CH8p					BB74				
14C			GXRL14C_TX_CH9p					AM77				
14C			GXRL14C_TX_CH10p					AJ74				
14C			GXRL14C_TX_CH11p					Y77				
14C			GXRL14C_TX_CH12p					V74				
14C			GXRL14C_TX_CH13p					K74				
14C			GXRL14C_TX_CH14p					C71				
14C			GXRL14C_TX_CH15p					M71				
14C			GXRL14C_TX_CH0n					DH73				
14C			GXRL14C_TX_CH1n					DE76				
14C			GXRL14C_TX_CH2n					CT73				
14C			GXRL14C_TX_CH3n					CM76				
14C			GXRL14C_TX_CH4n					CC73				
14C			GXRL14C_TX_CH5n					BY76				
14C			GXRL14C_TX_CH6n					BL73				
14C			GXRL14C_TX_CH7n					BH76				
14C			GXRL14C_TX_CH8n					AW73				
14C			GXRL14C_TX_CH9n					AR76				
14C			GXRL14C_TX_CH10n					AF73				
14C			GXRL14C_TX_CH11n					AC76				
14C			GXRL14C_TX_CH12n					T73				
14C			GXRL14C_TX_CH13n					G73				
14C			GXRL14C_TX_CH14n					E69				
14C			GXRL14C_TX_CH15n					P69				
14C			GXRL14C_RX_CH0p					DE82				
14C			GXRL14C_RX_CH1p					CW80				
14C			GXRL14C_RX_CH2p					CM82				
14C			GXRL14C_RX_CH3p					CF80				
14C			GXRL14C_RX_CH4p					BY82				
14C			GXRL14C_RX_CH5p					BP80				
14C			GXRL14C_RX_CH6p					BH82				
14C			GXRL14C_RX_CH7p					BB80				
14C			GXRL14C_RX_CH8p					AR82				
14C			GXRL14C_RX_CH9p					AJ80				
14C			GXRL14C_RX_CH10p					AC82				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
14C			GXRL14C_RX_CH11p					V80				
14C			GXRL14C_RX_CH12p					P82				
14C			GXRL14C_RX_CH13p					K80				
14C			GXRL14C_RX_CH14p					M77				
14C			GXRL14C_RX_CH15p					C77				
14C			GXRL14C_RX_CH0n					DB83				
14C			GXRL14C_RX_CH1n					CT79				
14C			GXRL14C_RX_CH2n					CB3				
14C			GXRL14C_RX_CH3n					CC79				
14C			GXRL14C_RX_CH4n					BUB3				
14C			GXRL14C_RX_CH5n					BL79				
14C			GXRL14C_RX_CH6n					BE83				
14C			GXRL14C_RX_CH7n					AW79				
14C			GXRL14C_RX_CH8n					AM83				
14C			GXRL14C_RX_CH9n					AF79				
14C			GXRL14C_RX_CH10n					Y83				
14C			GXRL14C_RX_CH11n					T79				
14C			GXRL14C_RX_CH12n					M83				
14C			GXRL14C_RX_CH13n					G79				
14C			GXRL14C_RX_CH14n					P76				
14C			GXRL14C_RX_CH15n					E76				
U12	RNR		I_PIN PERST N 14C_GXR					CD58				
15A			GXRR15A_TX_CH0p					FK20				
15A			GXRR15A_TX_CH1p					FN14				
15A			GXRR15A_TX_CH2p					GB20				
15A			GXRR15A_TX_CH3p					GE14				
15A			GXRR15A_TX_CH4p					GR20				
15A			GXRR15A_TX_CH5p					GV14				
15A			GXRR15A_TX_CH6p					HG20				
15A			GXRR15A_TX_CH7p					HK14				
15A			GXRR15A_TX_CH8p					HW20				
15A			GXRR15A_TX_CH9p					JC14				
15A			GXRR15A_TX_CH10p					JM20				
15A			GXRR15A_TX_CH11p					JR14				
15A			GXRR15A_TX_CH12p					KD20				
15A			GXRR15A_TX_CH13p					KG14				
15A			GXRR15A_TX_CH14p					KT20				
15A			GXRR15A_TX_CH15p					KY14				
15A			GXRR15A_TX_CH0n					FG22				
15A			GXRR15A_TX_CH1n					FT16				
15A			GXRR15A_TX_CH2n					FW22				
15A			GXRR15A_TX_CH3n					GI16				
15A			GXRR15A_TX_CH4n					GM22				
15A			GXRR15A_TX_CH5n					HA16				
15A			GXRR15A_TX_CH6n					HD22				
15A			GXRR15A_TX_CH7n					HN16				
15A			GXRR15A_TX_CH8n					HT22				
15A			GXRR15A_TX_CH9n					JF16				
15A			GXRR15A_TX_CH10n					JJ22				
15A			GXRR15A_TX_CH11n					JV16				
15A			GXRR15A_TX_CH12n					KA22				
15A			GXRR15A_TX_CH13n					KK16				
15A			GXRR15A_TX_CH14n					KN22				
15A			GXRR15A_TX_CH15n					LC16				
15A			GXRR15A_RX_CH0p					FK8				
15A			GXRR15A_RX_CH1p					FN1				
15A			GXRR15A_RX_CH2p					G88				
15A			GXRR15A_RX_CH3p					GE1				
15A			GXRR15A_RX_CH4p					GR8				
15A			GXRR15A_RX_CH5p					GV1				
15A			GXRR15A_RX_CH6p					H68				
15A			GXRR15A_RX_CH7p					HK1				
15A			GXRR15A_RX_CH8p					HW8				
15A			GXRR15A_RX_CH9p					JC1				
15A			GXRR15A_RX_CH10p					JM8				
15A			GXRR15A_RX_CH11p					JR1				
15A			GXRR15A_RX_CH12p					KD8				
15A			GXRR15A_RX_CH13p					KG1				
15A			GXRR15A_RX_CH14p					KT8				
15A			GXRR15A_RX_CH15p					KY1				
15A			GXRR15A_RX_CH0n					FG10				
15A			GXRR15A_RX_CH1n					FT3				
15A			GXRR15A_RX_CH2n					FW10				
15A			GXRR15A_RX_CH3n					GI8				
15A			GXRR15A_RX_CH4n					GM10				
15A			GXRR15A_RX_CH5n					HA3				
15A			GXRR15A_RX_CH6n					HD10				
15A			GXRR15A_RX_CH7n					HN3				
15A			GXRR15A_RX_CH8n					HT10				
15A			GXRR15A_RX_CH9n					JF3				
15A			GXRR15A_RX_CH10n					JJ10				
15A			GXRR15A_RX_CH11n					JV3				
15A			GXRR15A_RX_CH12n					KA10				
15A			GXRR15A_RX_CH13n					KK3				
15A			GXRR15A_RX_CH14n					KN10				
15A			GXRR15A_RX_CH15n					LC3				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					Y81				
			GND					Y79				
			GND					Y75				
			GND					Y73				
			GND					Y71				
			GND					Y67				
			GND					V82				
			GND					V78				
			GND					V76				
			GND					V72				
			GND					V69				
			GND					U85				
			GND					T83				
			GND					T81				
			GND					T77				
			GND					T75				
			GND					T71				
			GND					T67				
			GND					R7				
			GND					R64				
			GND					R62				
			GND					R60				
			GND					R58				
			GND					R56				
			GND					R54				
			GND					R52				
			GND					R50				
			GND					R48				
			GND					R46				
			GND					R44				
			GND					R42				
			GND					R40				
			GND					R4				
			GND					R38				
			GND					R36				
			GND					R34				
			GND					R32				
			GND					R30				
			GND					R28				
			GND					R26				
			GND					R23				
			GND					R19				
			GND					R15				
			GND					R11				
			GND					P80				
			GND					P78				
			GND					P74				
			GND					P72				
			GND					M65				
			GND					ML79				
			GND					ML77				
			GND					ML75				
			GND					ML73				
			GND					MK9				
			GND					MK5				
			GND					MJ82				
			GND					MJ80				
			GND					MJ78				
			GND					MJ76				
			GND					MJ72				
			GND					MJ69				
			GND					MH4				
			GND					MG83				
			GND					MG81				
			GND					MG79				
			GND					MG77				
			GND					MG75				
			GND					MG71				
			GND					MG67				
			GND					MF9				
			GND					MF65				
			GND					MF63				
			GND					MF61				
			GND					MF59				
			GND					MF57				
			GND					MF55				
			GND					MF53				
			GND					MF51				
			GND					MF49				
			GND					MF47				
			GND					MF45				
			GND					MF43				
			GND					MF41				
			GND					MF39				
			GND					MF37				
			GND					MF35				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					MF33				
			GND					MF31				
			GND					MF29				
			GND					MF27				
			GND					MF25				
			GND					MF21				
			GND					MF17				
			GND					MF13				
			GND					ME82				
			GND					ME80				
			GND					ME78				
			GND					ME74				
			GND					ME72				
			GND					MD4				
			GND					MC2				
			GND					MB83				
			GND					MB81				
			GND					MB79				
			GND					MB75				
			GND					MB73				
			GND					MB67				
			GND					M81				
			GND					M79				
			GND					M75				
			GND					M73				
			GND					M67				
			GND					LV82				
			GND					LV78				
			GND					LV76				
			GND					LV72				
			GND					LV69				
			GND					LV83				
			GND					LV81				
			GND					LV77				
			GND					LV75				
			GND					LV71				
			GND					LV67				
			GND					LV7				
			GND					LV64				
			GND					LV62				
			GND					LV60				
			GND					LV58				
			GND					LV56				
			GND					LV54				
			GND					LV52				
			GND					LV50				
			GND					LV48				
			GND					LV46				
			GND					LV44				
			GND					LV42				
			GND					LV40				
			GND					LV38				
			GND					LV36				
			GND					LV34				
			GND					LV32				
			GND					LV30				
			GND					LV28				
			GND					LV26				
			GND					LV23				
			GND					LV19				
			GND					LV15				
			GND					LV11				
			GND					LV80				
			GND					LV78				
			GND					LV74				
			GND					LV72				
			GND					LV69				
			GND					LV67				
			GND					LV65				
			GND					LV63				
			GND					LV61				
			GND					LV59				
			GND					LV57				
			GND					LV55				
			GND					LV53				
			GND					LV51				
			GND					LV49				
			GND					LV47				
			GND					LV45				
			GND					LV43				
			GND					LV41				
			GND					LV39				
			GND					LV37				
			GND					LV35				
			GND					LV33				
			GND					LV31				
			GND					LV29				
			GND					LV27				
			GND					LV25				
			GND					LV23				
			GND					LV21				
			GND					LV19				
			GND					LV17				
			GND					LV15				
			GND					LV13				
			GND					LV11				
			GND					LV9				
			GND					LV7				
			GND					LV5				
			GND					LV3				
			GND					LV1				
			GND					LV0				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					LG78				
			GND					LG74				
			GND					LG72				
			GND					LF6				
			GND					LF18				
			GND					LF14				
			GND					LF1				
			GND					LE68				
			GND					LE65				
			GND					LE63				
			GND					LE61				
			GND					LE59				
			GND					LE57				
			GND					LE55				
			GND					LE53				
			GND					LE51				
			GND					LE49				
			GND					LE47				
			GND					LE45				
			GND					LE43				
			GND					LE41				
			GND					LE39				
			GND					LE37				
			GND					LE35				
			GND					LE33				
			GND					LE31				
			GND					LE29				
			GND					LE27				
			GND					LD81				
			GND					LD79				
			GND					LD75				
			GND					LD73				
			GND					LC8				
			GND					LC24				
			GND					LC20				
			GND					LC12				
			GND					LA82				
			GND					LA78				
			GND					LA76				
			GND					LA72				
			GND					KY6				
			GND					KY22				
			GND					KY18				
			GND					KY10				
			GND					KV83				
			GND					KV81				
			GND					KV77				
			GND					KV75				
			GND					KT3				
			GND					KT4				
			GND					KT16				
			GND					KT12				
			GND					KP80				
			GND					KP78				
			GND					KP74				
			GND					KP72				
			GND					KN6				
			GND					KN18				
			GND					KN14				
			GND					KN1				
			GND					KM70				
			GND					KM66				
			GND					KM64				
			GND					KM62				
			GND					KM60				
			GND					KM58				
			GND					KM56				
			GND					KM54				
			GND					KM52				
			GND					KM50				
			GND					KM48				
			GND					KM46				
			GND					KM44				
			GND					KM42				
			GND					KM40				
			GND					KM38				
			GND					KM36				
			GND					KM34				
			GND					KM32				
			GND					KM30				
			GND					KM28				
			GND					KM26				
			GND					KL81				
			GND					KL79				
			GND					KL75				
			GND					KL73				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					KK8				
			GND					KK24				
			GND					KK20				
			GND					KK12				
			GND					KH82				
			GND					KH78				
			GND					KH76				
			GND					KH72				
			GND					KG6				
			GND					KG22				
			GND					KG18				
			GND					KG10				
			GND					KE83				
			GND					KE81				
			GND					KE77				
			GND					KE75				
			GND					KD3				
			GND					KD24				
			GND					KD16				
			GND					KD12				
			GND					KC65				
			GND					KC63				
			GND					KC61				
			GND					KC59				
			GND					KC57				
			GND					KC55				
			GND					KC53				
			GND					KC51				
			GND					KC49				
			GND					KC47				
			GND					KC45				
			GND					KC43				
			GND					KC41				
			GND					KC39				
			GND					KB80				
			GND					KB78				
			GND					KB74				
			GND					KB72				
			GND					KA6				
			GND					KA18				
			GND					KA14				
			GND					KA1				
			GND					K82				
			GND					K78				
			GND					K76				
			GND					K72				
			GND					K69				
			GND					JY70				
			GND					JY58				
			GND					JY56				
			GND					JY38				
			GND					JW81				
			GND					JW79				
			GND					JW75				
			GND					JW73				
			GND					JV8				
			GND					JV24				
			GND					JV20				
			GND					JV12				
			GND					JU68				
			GND					JU37				
			GND					JU35				
			GND					JU33				
			GND					JU31				
			GND					JU29				
			GND					JU27				
			GND					JT82				
			GND					JT78				
			GND					JT76				
			GND					JT72				
			GND					JR6				
			GND					JR22				
			GND					JR18				
			GND					JR10				
			GND					JP64				
			GND					JP62				
			GND					JP60				
			GND					JP58				
			GND					JP56				
			GND					JP54				
			GND					JP52				
			GND					JP50				
			GND					JP48				
			GND					JP46				
			GND					JP44				
			GND					JP42				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					JP40				
			GND					JP38				
			GND					JN83				
			GND					JN81				
			GND					JN77				
			GND					JN75				
			GND					JM3				
			GND					JM24				
			GND					JM16				
			GND					JM12				
			GND					JL68				
			GND					JK80				
			GND					JK78				
			GND					JK74				
			GND					JK72				
			GND					JJ6				
			GND					JJ18				
			GND					JJ14				
			GND					JJ1				
			GND					JH66				
			GND					JH58				
			GND					JH56				
			GND					JH54				
			GND					JH52				
			GND					JH50				
			GND					JH48				
			GND					JH46				
			GND					JH44				
			GND					JH42				
			GND					JH40				
			GND					JH38				
			GND					JH36				
			GND					JH34				
			GND					JH32				
			GND					JH30				
			GND					JH28				
			GND					JH26				
			GND					JG81				
			GND					JG79				
			GND					JG75				
			GND					JG73				
			GND					JF8				
			GND					JF24				
			GND					JF20				
			GND					JF12				
			GND					JE61				
			GND					JE37				
			GND					JD82				
			GND					JD78				
			GND					JD76				
			GND					JD72				
			GND					JC6				
			GND					JC22				
			GND					JC18				
			GND					JC10				
			GND					JB66				
			GND					JB60				
			GND					JB58				
			GND					JB56				
			GND					JB54				
			GND					JB52				
			GND					JB50				
			GND					JB48				
			GND					JB46				
			GND					JB44				
			GND					JB42				
			GND					JB40				
			GND					JB38				
			GND					JB36				
			GND					JA83				
			GND					JA81				
			GND					JA77				
			GND					JA75				
			GND					J95				
			GND					J2				
			GND					HY65				
			GND					HY63				
			GND					HY29				
			GND					HW3				
			GND					HW24				
			GND					HW16				
			GND					HW12				
			GND					HV70				
			GND					HV66				
			GND					HV58				
			GND					HV38				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					HV26				
			GND					HV30				
			GND					HV28				
			GND					HV26				
			GND					HU80				
			GND					HU78				
			GND					HU72				
			GND					HT6				
			GND					HT18				
			GND					HT14				
			GND					HT1				
			GND					HR59				
			GND					HR55				
			GND					HR49				
			GND					HR43				
			GND					HR37				
			GND					HR35				
			GND					HR33				
			GND					HR27				
			GND					HR81				
			GND					HR79				
			GND					HR75				
			GND					HR5				
			GND					HN24				
			GND					HN20				
			GND					HN12				
			GND					HM66				
			GND					HM62				
			GND					HMS4				
			GND					HMM8				
			GND					HMM4				
			GND					HMM36				
			GND					HMM34				
			GND					HMM32				
			GND					HMM28				
			GND					HMM26				
			GND					HL82				
			GND					HL78				
			GND					HL76				
			GND					HL72				
			GND					HK6				
			GND					HK22				
			GND					HK18				
			GND					HK10				
			GND					HJ57				
			GND					HJ53				
			GND					HJ47				
			GND					HJ41				
			GND					HJ35				
			GND					HJ31				
			GND					HH83				
			GND					HH81				
			GND					HH77				
			GND					HH75				
			GND					HG3				
			GND					HG24				
			GND					HG16				
			GND					HG12				
			GND					HF66				
			GND					HF60				
			GND					HF52				
			GND					HF46				
			GND					HF40				
			GND					HF32				
			GND					HF28				
			GND					HE80				
			GND					HE78				
			GND					HE74				
			GND					HE72				
			GND					HD6				
			GND					HD18				
			GND					HD14				
			GND					HD1				
			GND					HCS3				
			GND					HCS1				
			GND					HC45				
			GND					HC39				
			GND					HB81				
			GND					HB79				
			GND					HB75				
			GND					HB73				
			GND					HA8				
			GND					HA24				
			GND					HA20				
			GND					HA12				
			GND					H4				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					GY64				
			GND					GY62				
			GND					GY56				
			GND					GY50				
			GND					GY44				
			GND					GY38				
			GND					GY36				
			GND					GY30				
			GND					GY28				
			GND					GW82				
			GND					GW78				
			GND					GW76				
			GND					GW74				
			GND					GW72				
			GND					GV6				
			GND					GV22				
			GND					GV18				
			GND					GV10				
			GND					GU68				
			GND					GU61				
			GND					GU59				
			GND					GU57				
			GND					GU55				
			GND					GU37				
			GND					GU35				
			GND					GU33				
			GND					GU31				
			GND					GT83				
			GND					GT81				
			GND					GT77				
			GND					GT75				
			GND					GT73				
			GND					GR3				
			GND					GR24				
			GND					GR16				
			GND					GR12				
			GND					GP54				
			GND					GP34				
			GND					GP28				
			GND					GN80				
			GND					GN78				
			GND					GN76				
			GND					GN74				
			GND					GN72				
			GND					GM6				
			GND					GM18				
			GND					GM14				
			GND					GM1				
			GND					GL68				
			GND					GL65				
			GND					GL61				
			GND					GK81				
			GND					GK79				
			GND					GK75				
			GND					GK73				
			GND					GI8				
			GND					GI24				
			GND					GI20				
			GND					GI12				
			GND					GH70				
			GND					GH64				
			GND					GH62				
			GND					GH58				
			GND					GH36				
			GND					GH32				
			GND					GH28				
			GND					GG82				
			GND					GG80				
			GND					GG76				
			GND					GG74				
			GND					GG72				
			GND					GF68				
			GND					GF63				
			GND					GF61				
			GND					GF57				
			GND					GF39				
			GND					GF6				
			GND					GE22				
			GND					GE18				
			GND					GE10				
			GND					GD70				
			GND					GD56				
			GND					GD38				
			GND					GD32				
			GND					GD28				
			GND					GC83				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					GC81				
			GND					GC79				
			GND					GC77				
			GND					GC75				
			GND					GC73				
			GND					GB3				
			GND					GB24				
			GND					GB16				
			GND					GB12				
			GND					GA68				
			GND					GA61				
			GND					GA55				
			GND					GA37				
			GND					GA35				
			GND					GA31				
			GND					G83				
			GND					G81				
			GND					G77				
			GND					G75				
			GND					G71				
			GND					G67				
			GND					FV82				
			GND					FV80				
			GND					FV78				
			GND					FV76				
			GND					FV74				
			GND					FW6				
			GND					FW18				
			GND					FW14				
			GND					FW1				
			GND					FV64				
			GND					FV62				
			GND					FV60				
			GND					FV54				
			GND					FV36				
			GND					FV28				
			GND					FU83				
			GND					FU79				
			GND					FU77				
			GND					FU75				
			GND					FT8				
			GND					FT24				
			GND					FT20				
			GND					FT12				
			GND					FR68				
			GND					FR65				
			GND					FR59				
			GND					FR57				
			GND					FR35				
			GND					FR29				
			GND					FR27				
			GND					FR80				
			GND					FP78				
			GND					FP76				
			GND					FN6				
			GND					FN22				
			GND					FN18				
			GND					FN10				
			GND					FM60				
			GND					FM34				
			GND					FM30				
			GND					FM28				
			GND					FM26				
			GND					FL83				
			GND					FL81				
			GND					FL77				
			GND					FL75				
			GND					FK3				
			GND					FK24				
			GND					FK16				
			GND					FK12				
			GND					FJ68				
			GND					FJ65				
			GND					FJ63				
			GND					FJ35				
			GND					FJ33				
			GND					FH82				
			GND					FH80				
			GND					FH76				
			GND					FH74				
			GND					FH72				
			GND					FG6				
			GND					FG18				
			GND					FG14				
			GND					FG1				
			GND					FF70				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					FF62				
			GND					FF56				
			GND					FF38				
			GND					FF36				
			GND					FF34				
			GND					FF32				
			GND					FF28				
			GND					FE83				
			GND					FE79				
			GND					FE77				
			GND					FE75				
			GND					FD8				
			GND					FD24				
			GND					FD20				
			GND					FD12				
			GND					FC68				
			GND					FC65				
			GND					FC63				
			GND					FC55				
			GND					FC37				
			GND					FC35				
			GND					FC31				
			GND					F880				
			GND					F878				
			GND					F874				
			GND					F872				
			GND					FA6				
			GND					FA22				
			GND					FA18				
			GND					FA10				
			GND					F9				
			GND					F65				
			GND					F63				
			GND					F61				
			GND					F59				
			GND					F57				
			GND					F55				
			GND					F53				
			GND					F51				
			GND					F5				
			GND					F49				
			GND					F47				
			GND					F45				
			GND					F43				
			GND					F41				
			GND					F39				
			GND					F37				
			GND					F35				
			GND					F33				
			GND					F31				
			GND					F29				
			GND					F27				
			GND					F25				
			GND					F21				
			GND					F2				
			GND					F17				
			GND					F13				
			GND					EV70				
			GND					EV60				
			GND					EV58				
			GND					EV54				
			GND					EV32				
			GND					EV28				
			GND					EW83				
			GND					EW81				
			GND					EW77				
			GND					EW73				
			GND					EV3				
			GND					EV24				
			GND					EV16				
			GND					EV12				
			GND					EU68				
			GND					ET82				
			GND					ET80				
			GND					ET76				
			GND					ET74				
			GND					ET72				
			GND					ER6				
			GND					ER18				
			GND					ER14				
			GND					ER1				
			GND					EP70				
			GND					EP62				
			GND					EP36				
			GND					EP30				
			GND					EP28				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					EN83				
			GND					EN79				
			GND					EN77				
			GND					EN75				
			GND					EM8				
			GND					EM24				
			GND					EM20				
			GND					EM12				
			GND					EL68				
			GND					EL65				
			GND					EL63				
			GND					EL61				
			GND					EL59				
			GND					EL57				
			GND					EL39				
			GND					EL35				
			GND					EL33				
			GND					EL31				
			GND					EK80				
			GND					EK78				
			GND					EJ70				
			GND					EJ66				
			GND					EJ64				
			GND					EJ60				
			GND					EJ58				
			GND					EJ56				
			GND					EJ38				
			GND					EJ34				
			GND					EJ28				
			GND					EH6				
			GND					EH22				
			GND					EH18				
			GND					EH10				
			GND					EG68				
			GND					EG65				
			GND					EG59				
			GND					EG55				
			GND					EG37				
			GND					EFR3				
			GND					EF81				
			GND					EF77				
			GND					EF75				
			GND					EE3				
			GND					EE24				
			GND					EE16				
			GND					EE12				
			GND					ED70				
			GND					ED66				
			GND					ED54				
			GND					ED36				
			GND					ED32				
			GND					ED28				
			GND					EC82				
			GND					EC80				
			GND					EC72				
			GND					EB6				
			GND					EB18				
			GND					EB14				
			GND					EB1				
			GND					EA63				
			GND					EAS9				
			GND					E82				
			GND					E80				
			GND					E78				
			GND					E74				
			GND					E72				
			GND					DY83				
			GND					DY79				
			GND					DY77				
			GND					DY75				
			GND					DW8				
			GND					DW24				
			GND					DW20				
			GND					DW12				
			GND					DV66				
			GND					DV62				
			GND					DV58				
			GND					DV32				
			GND					DV28				
			GND					DU80				
			GND					DU78				
			GND					DU76				
			GND					DU74				
			GND					DU72				
			GND					DT6				
			GND					DT22				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					DT18				
			GND					DT10				
			GND					DR57				
			GND					DR39				
			GND					DR35				
			GND					DR31				
			GND					DR83				
			GND					DR81				
			GND					DR77				
			GND					DR75				
			GND					DR73				
			GND					DR3				
			GND					DR24				
			GND					DR16				
			GND					DR12				
			GND					DR66				
			GND					DR62				
			GND					DR56				
			GND					DR50				
			GND					DR44				
			GND					DR38				
			GND					DR36				
			GND					DR28				
			GND					DR2				
			GND					DR80				
			GND					DR76				
			GND					DR72				
			GND					DR6				
			GND					DR18				
			GND					DR14				
			GND					DR1				
			GND					DR55				
			GND					DR49				
			GND					DR43				
			GND					DR37				
			GND					DR35				
			GND					DR29				
			GND					DR83				
			GND					DR81				
			GND					DR79				
			GND					DR77				
			GND					DR75				
			GND					DR8				
			GND					DR24				
			GND					DR20				
			GND					DR12				
			GND					DR66				
			GND					DR60				
			GND					DR58				
			GND					DR54				
			GND					DR48				
			GND					DR42				
			GND					DR34				
			GND					DR30				
			GND					DR80				
			GND					DR78				
			GND					DR74				
			GND					DR72				
			GND					DR6				
			GND					DR22				
			GND					DR18				
			GND					DR10				
			GND					DR63				
			GND					DR61				
			GND					DR59				
			GND					DR53				
			GND					DR47				
			GND					DR41				
			GND					DR37				
			GND					DR33				
			GND					DR81				
			GND					DR79				
			GND					DR75				
			GND					DR73				
			GND					DR3				
			GND					DR24				
			GND					DR16				
			GND					DR12				
			GND					DR4				
			GND					DR66				
			GND					DR64				
			GND					DR52				
			GND					DR46				
			GND					DR40				
			GND					DR82				
			GND					DR78				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					CW76				
			GND					CW72				
			GND					CV6				
			GND					CV18				
			GND					CV14				
			GND					CV1				
			GND					CU57				
			GND					CU51				
			GND					CU45				
			GND					CU29				
			GND					CT83				
			GND					CT81				
			GND					CT77				
			GND					CT75				
			GND					CR66				
			GND					CR62				
			GND					CR58				
			GND					CR56				
			GND					CR52				
			GND					CR38				
			GND					CP8				
			GND					CP24				
			GND					CP20				
			GND					CP12				
			GND					CN68				
			GND					CN63				
			GND					CN59				
			GND					CM80				
			GND					CM78				
			GND					CM74				
			GND					CM72				
			GND					CL6				
			GND					CL22				
			GND					CL18				
			GND					CL10				
			GND					CK70				
			GND					CK66				
			GND					CK62				
			GND					CK60				
			GND					CK58				
			GND					CK54				
			GND					CK52				
			GND					CK50				
			GND					CK48				
			GND					CK46				
			GND					CK44				
			GND					CK42				
			GND					CK40				
			GND					CK38				
			GND					CK36				
			GND					CK34				
			GND					CK32				
			GND					CK30				
			GND					CK28				
			GND					CK26				
			GND					CK18				
			GND					CK16				
			GND					CK14				
			GND					CK12				
			GND					CK10				
			GND					CK8				
			GND					CK6				
			GND					CK4				
			GND					CK2				
			GND					CK0				
			GND					CH3				
			GND					CH24				
			GND					CH16				
			GND					CH12				
			GND					CH61				
			GND					CF82				
			GND					CF78				
			GND					CF76				
			GND					CF72				
			GND					CE6				
			GND					CE18				
			GND					CE14				
			GND					CE1				
			GND					CD66				
			GND					CD64				
			GND					CD62				
			GND					CD54				
			GND					CD52				
			GND					CD50				
			GND					CD48				
			GND					CD46				
			GND					CD44				
			GND					CD42				
			GND					CD40				
			GND					CD38				
			GND					CD36				
			GND					CC83				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					CC81				
			GND					CC77				
			GND					CC75				
			GND					C88				
			GND					CB24				
			GND					CB20				
			GND					CB12				
			GND					CA68				
			GND					CA65				
			GND					CA63				
			GND					CB3				
			GND					CB1				
			GND					C79				
			GND					C75				
			GND					C73				
			GND					C67				
			GND					BY80				
			GND					BY78				
			GND					BY74				
			GND					BY72				
			GND					BW6				
			GND					BW22				
			GND					BW18				
			GND					BW10				
			GND					BV56				
			GND					BV54				
			GND					BV52				
			GND					BV50				
			GND					BV48				
			GND					BV46				
			GND					BV44				
			GND					BV42				
			GND					BV40				
			GND					BV38				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				
			GND					BV22				
			GND					BV20				
			GND					BV18				
			GND					BV16				
			GND					BV14				
			GND					BV12				
			GND					BV10				
			GND					BV8				
			GND					BV6				
			GND					BV4				
			GND					BV2				
			GND					BV0				
			GND					BV36				
			GND					BV34				
			GND					BV32				
			GND					BV30				
			GND					BV28				
			GND					BV26				
			GND					BV24				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					BC10				
			GND					BF70				
			GND					BF66				
			GND					BF64				
			GND					BE81				
			GND					BE79				
			GND					BE75				
			GND					BE73				
			GND					BD3				
			GND					BD24				
			GND					BD16				
			GND					BD12				
			GND					BB82				
			GND					BB78				
			GND					BB76				
			GND					BB72				
			GND					BA6				
			GND					BA18				
			GND					BA14				
			GND					BA1				
			GND					B9				
			GND					B65				
			GND					B5				
			GND					AY62				
			GND					AY60				
			GND					AY58				
			GND					AY56				
			GND					AY54				
			GND					AY52				
			GND					AY50				
			GND					AY48				
			GND					AY46				
			GND					AY44				
			GND					AY42				
			GND					AY40				
			GND					AY38				
			GND					AY36				
			GND					AY34				
			GND					AY32				
			GND					AY30				
			GND					AY28				
			GND					AY26				
			GND					AW83				
			GND					AW81				
			GND					AW77				
			GND					AW75				
			GND					AJ8				
			GND					AJ24				
			GND					AJ20				
			GND					AI12				
			GND					AS80				
			GND					AR78				
			GND					AR74				
			GND					AR72				
			GND					AP6				
			GND					AP22				
			GND					AP18				
			GND					AP10				
			GND					AN68				
			GND					AN65				
			GND					AN63				
			GND					AM81				
			GND					AM79				
			GND					AM75				
			GND					AM73				
			GND					AL3				
			GND					AL24				
			GND					AL16				
			GND					AL12				
			GND					AK26				
			GND					AJ82				
			GND					AJ78				
			GND					AJ76				
			GND					AJ72				
			GND					AH6				
			GND					AH18				
			GND					AH14				
			GND					AH1				
			GND					AG61				
			GND					AG59				
			GND					AG57				
			GND					AG55				
			GND					AG53				
			GND					AG51				
			GND					AG49				
			GND					AG47				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			GND					AG45				
			GND					AG43				
			GND					AG41				
			GND					AG39				
			GND					AG37				
			GND					AG35				
			GND					AG33				
			GND					AG31				
			GND					AG29				
			GND					AG27				
			GND					AF88				
			GND					AF81				
			GND					AF77				
			GND					AF75				
			GND					AE8				
			GND					AE24				
			GND					AE20				
			GND					AE12				
			GND					AD64				
			GND					AC80				
			GND					AC78				
			GND					AC74				
			GND					AC72				
			GND					AB22				
			GND					AB10				
			GND					AA65				
			GND					AA63				
			GND					AB2				
			GND					AB0				
			GND					A78				
			GND					A76				
			GND					A74				
			GND					A72				
			GND					A69				
			GNDSENSE					FJ99				
			VCC					HV52				
			VCC					HV42				
			VCC					HV40				
			VCC					HR53				
			VCC					HR51				
			VCC					HR47				
			VCC					HR45				
			VCC					HR41				
			VCC					HR39				
			VCC					HM52				
			VCC					HMS0				
			VCC					HM46				
			VCC					HM44				
			VCC					HM40				
			VCC					HM38				
			VCC					HJ55				
			VCC					HJ51				
			VCC					HJ49				
			VCC					HJ45				
			VCC					HJ43				
			VCC					HJ39				
			VCC					HJ37				
			VCC					HF54				
			VCC					HF50				
			VCC					HF48				
			VCC					HF44				
			VCC					HF42				
			VCC					HF38				
			VCC					HC55				
			VCC					HC53				
			VCC					HC49				
			VCC					HC47				
			VCC					HC43				
			VCC					HC41				
			VCC					HC37				
			VCC					GY54				
			VCC					GY52				
			VCC					GY48				
			VCC					GY46				
			VCC					GY42				
			VCC					GY40				
			VCC					GU53				
			VCC					GU39				
			VCC					GP56				
			VCC					GP40				
			VCC					GP38				
			VCC					GL55				
			VCC					GL53				
			VCC					GL39				
			VCC					GL37				
			VCC					GH56				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCC					GH54				
			VCC					GH40				
			VCC					GH38				
			VCC					GF55				
			VCC					GF53				
			VCC					GF37				
			VCC					GD54				
			VCC					GD40				
			VCC					GA53				
			VCC					GA39				
			VCC					FV56				
			VCC					FV40				
			VCC					FV38				
			VCC					FR55				
			VCC					FR53				
			VCC					FR39				
			VCC					FR37				
			VCC					FM56				
			VCC					FM54				
			VCC					FM40				
			VCC					FM38				
			VCC					FJ55				
			VCC					FJ53				
			VCC					FJ37				
			VCC					FF54				
			VCC					FF40				
			VCC					FC57				
			VCC					FC53				
			VCC					EY56				
			VCC					EY40				
			VCC					EY38				
			VCC					EU57				
			VCC					EU55				
			VCC					EU53				
			VCC					EU39				
			VCC					EU37				
			VCC					EP56				
			VCC					EP54				
			VCC					EP40				
			VCC					EP38				
			VCC					EL55				
			VCC					EL53				
			VCC					EL37				
			VCC					EJ54				
			VCC					EJ40				
			VCC					EG57				
			VCC					EG53				
			VCC					EG39				
			VCC					ED56				
			VCC					ED40				
			VCC					ED38				
			VCC					EA57				
			VCC					EA55				
			VCC					EA53				
			VCC					EA39				
			VCC					EA37				
			VCC					DV56				
			VCC					DV54				
			VCC					DV40				
			VCC					DV38				
			VCC					DR55				
			VCC					DR53				
			VCC					DR37				
			VCC					DM54				
			VCC					DM52				
			VCC					DM48				
			VCC					DM46				
			VCC					DM42				
			VCC					DM40				
			VCC					DJ57				
			VCC					DJ53				
			VCC					DJ51				
			VCC					DJ47				
			VCC					DJ45				
			VCC					DJ41				
			VCC					DJ39				
			VCC					DF56				
			VCC					DF52				
			VCC					DF50				
			VCC					DF46				
			VCC					DF44				
			VCC					DF40				
			VCC					DF38				
			VCC					DC57				
			VCC					DC55				
			VCC					DC51				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCC					DC49				
			VCC					DC45				
			VCC					DC43				
			VCC					DC39				
			VCC					CY56				
			VCC					CY54				
			VCC					CY50				
			VCC					CY48				
			VCC					CY44				
			VCC					CY42				
			VCC					CY38				
			VCC					CU55				
			VCC					CU53				
			VCC					CU49				
			VCC					CU47				
			VCC					CU43				
			VCC					CU41				
			VCC					CR42				
			VCC					CR40				
			VCCPT					HV50				
			VCCPT					HV48				
			VCCPT					HV46				
			VCCPT					HV44				
			VCCPT					CR50				
			VCCPT					CR48				
			VCCPT					CR46				
			VCCPT					CR44				
			DNU					KR65				
			DNU					KJ66				
			DNU					KW65				
			DNU					KI65				
			DNU					BV34				
			DNU					CA33				
			DNU					HR57				
			DNU					CK56				
			DNU					HY35				
			DNU					CR36				
			DNU					HMS8				
			DNU					CN57				
			DNU					JE35				
			DNU					CY36				
			DNU					HM64				
			DNU					KF62				
			DNU					JY60				
			DNU					HR63				
			DNU					HJ63				
			DNU					JH62				
			DNU					JE65				
			DNU					JH64				
			DNU					HV60				
			DNU					HJ61				
			DNU					KC68				
			DNU					KF70				
			DNU					JY62				
			DNU					JU63				
			DNU					JB64				
			DNU					HV64				
			DNU					JY66				
			DNU					KF64				
			DNU					JL63				
			DNU					HK65				
			DNU					HR65				
			DNU					JP66				
			DNU					HR61				
			DNU					HV62				
			DNU					JL65				
			DNU					JU65				
			DNU					JE63				
			DNU					JB62				
			DNU					HY61				
			DNU					HF58				
			DNU					CG59				
			DNU					DF70				
			DNU					DJ69				
			DNU					CG57				
			DNU					CD56				
			DNU					CD70				
			DNU					CG68				
			DNU					BV64				
			DNU					BV70				
			DNU					BR63				
			DNU					BR65				
			DNU					JE29				
			DNU					GP26				
			DNU					GU27				
			DNU					JE31				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			DNU					HY31				
			DNU					GF27				
			DNU					GD26				
			DNU					JB34				
			DNU					JE33				
			DNU					JB28				
			DNU					JB32				
			DNU					CU27				
			DNU					EJ26				
			DNU					EL27				
			DNU					CN29				
			DNU					DC29				
			DNU					CY26				
			DNU					DC27				
			DNU					DF28				
			DNU					CG33				
			DNU					DR27				
			DNU					CY28				
			DNU					DJ27				
			DNU					CY32				
			DNU					CU31				
			DNU					CD30				
			DNU					CG35				
			DNU					CU33				
			DNU					CR32				
			DNU					CN33				
			DNU					CY34				
			DNU					CD34				
			DNU					CA35				
			DNU					DM26				
			DNU					CR34				
			DNU					CU35				
			DNU					CN35				
			DNU					DF26				
			DNU					DC31				
			DNU					CR26				
			DNU					CG29				
			DNU					CR30				
			DNU					CG31				
			DNU					CN31				
			DNU					DC35				
			DNU					CD32				
			TEMPDIODE0An					LH64				
			TEMPDIODE0Ap					LL63				
			TEMPDIODE0Cn					CG55				
			TEMPDIODE0Cp					CN55				
			TEMPDIODE1n					HM60				
			TEMPDIODE1p					HJ59				
			TEMPDIODE3n					BV66				
			TEMPDIODE3p					BR68				
			TEMPDIODE4n					JE27				
			TEMPDIODE4p					HY27				
			TEMPDIODE6n					FJ27				
			TEMPDIODE6p					FF26				
			VCCBAT					JU57				
			VCCBAT					JL57				
			VCCA_PLL					JV50				
			VCCA_PLL					JV48				
			VCCA_PLL					JV46				
			VCCA_PLL					JV44				
			VCCA_PLL					BM50				
			VCCA_PLL					BM48				
			VCCA_PLL					BM46				
			VCCA_PLL					BM44				
			VCCIO_HPS					CG37				
			VCCIO_HPS					CA37				
			VCCIO_HPS					BV36				
			VCCIO_PIO_2B					JU53				
			VCCIO_PIO_2B					JU51				
			VCCIO_PIO_2B					JL53				
			VCCIO_PIO_2B					JL51				
			VCCIO_PIO_2C					JU41				
			VCCIO_PIO_2C					JU39				
			VCCIO_PIO_2C					JL41				
			VCCIO_PIO_2C					JL39				
			VCCIO_PIO_2E					JU49				
			VCCIO_PIO_2E					JU47				
			VCCIO_PIO_2E					JL49				
			VCCIO_PIO_2E					JL47				
			VCCIO_PIO_2F					JU45				
			VCCIO_PIO_2F					JU43				
			VCCIO_PIO_2F					JL45				
			VCCIO_PIO_2F					JL43				
			VCCIO_PIO_3A					CA55				
			VCCIO_PIO_3A					CA53				
			VCCIO_PIO_3A					BR55				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCCIO_PIO_3A					BR53				
			VCCIO_PIO_3B					CA51				
			VCCIO_PIO_3B					CA49				
			VCCIO_PIO_3B					BR51				
			VCCIO_PIO_3B					BR49				
			VCCIO_PIO_3C					CA47				
			VCCIO_PIO_3C					CA45				
			VCCIO_PIO_3C					BR47				
			VCCIO_PIO_3C					BR45				
			VCCIO_PIO_3D					CA43				
			VCCIO_PIO_3D					CA41				
			VCCIO_PIO_3D					BR43				
			VCCIO_PIO_3D					BR41				
			VCCIO_PIO_SDM					HV56				
			VCCIO_SDM					JU55				
			VCCIO_SDM					JL55				
			VCCIO_SDM					JY54				
2B		VREFB2BNO	VREFB2BNO					JY40				
2C		VREFB2CNO	VREFB2CNO					JY52				
2E		VREFB2ENO	VREFB2ENO					JY42				
2F		VREFB2FNO	VREFB2FNO					BM54				
3A		VREFB3ANO	VREFB3ANO					BM52				
3B		VREFB3BNO	VREFB3BNO					BM42				
3C		VREFB3CNO	VREFB3CNO					BM40				
3D		VREFB3DNO	VREFB3DNO					LB70				
			VREFP_ADC					KW68				
			NC					ML81				
			NC					MF2				
			NC					LJ24				
			NC					LJ20				
			NC					LF22				
			NC					LF10				
			NC					JB26				
			NC					HV34				
			NC					HV32				
			NC					HCS9				
			VCCRCORE					JES1				
			VCCRCORE					JE39				
			VCCRCORE					HY51				
			VCCRCORE					HY39				
			VCCRCORE					HY37				
			VCCRCORE					CR54				
			VCCRCORE					CN53				
			VCCRCORE					CN41				
			VCCRCORE					CG53				
			VCCRCORE					CG41				
			VCCRT_GXRL_14C					EA65				
			VCCRT_GXRL_14C					DV64				
			VCCRT_GXRL_14C					DR65				
			VCCRT_GXRL_14C					DR63				
			VCCRT_GXRL_14C					DM64				
			VCCRT_GXRL_14C					DJ65				
			VCCRT_GXRL_14C					DJ63				
			VCCRT_GXRL_14C					DF64				
			VCCRT_GXRL_14C					DC65				
			VCCRT_GXRR_15A					GU29				
			VCCRT_GXRR_15A					GP30				
			VCCRT_GXRR_15A					GL31				
			VCCRT_GXRR_15A					GL29				
			VCCRT_GXRR_15A					GH30				
			VCCRT_GXRR_15A					GF31				
			VCCRT_GXRR_15A					GF29				
			VCCRT_GXRR_15A					GD30				
			VCCRT_GXRR_15A					GA29				
			VCCRT_GXRR_15C					EL29				
			VCCRT_GXRR_15C					EJ30				
			VCCRT_GXRR_15C					EG31				
			VCCRT_GXRR_15C					EG29				
			VCCRT_GXRR_15C					ED30				
			VCCRT_GXRR_15C					EA31				
			VCCRT_GXRR_15C					EA29				
			VCCRT_GXRR_15C					DV30				
			VCCRT_GXRR_15C					DR29				
			VCCADC					JU59				
			VCCADC					JL59				
			VCCCLK_GXFL_12A					HF64				
			VCCCLK_GXFL_12A					HC65				
			VCCCLK_GXRL_14C					EJ62				
			VCCCLK_GXRL_14C					ED62				
			VCCCLK_GXRR_15A					FV32				
			VCCCLK_GXRR_15A					FM32				
			VCCCLK_GXRR_15C					DM32				
			VCCCLK_GXRR_15C					DF32				
			VCCED_GXRL_14C					DF62				
			VCCED_GXRL_14C					CY62				
			VCCED_GXRR_15A					GY32				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCCED_GXRR_15A					GP32				
			VCCED_GXRR_15C					EP32				
			VCCED_GXRR_15C					EJ32				
			VCCEHT_FHT_GXFL_12A					EY66				
			VCCEHT_FHT_GXFL_12A					EY64				
			VCCEHT_FHT_GXFL_12A					EU65				
			VCCEHT_FHT_GXFL_12A					EU63				
			VCCEHT_FHT_GXFL_12A					EP66				
			VCCEHT_FHT_GXFL_12A					EP64				
			VCCEHT_PG0_GXRL_14C					DC68				
			VCCEHT_PG0_GXRR_15A					HF26				
			VCCEHT_PG0_GXRR_15C					DV26				
			VCCEHT_PG1_GXRL_14C					CY70				
			VCCEHT_PG1_GXRR_15A					HI27				
			VCCEHT_PG1_GXRR_15C					EA27				
			VCCERT1_FHT_GXFL_12A					FR61				
			VCCERT1_FHT_GXFL_12A					FM64				
			VCCERT1_FHT_GXFL_12A					FM62				
			VCCERT1_FHT_GXFL_12A					FJ61				
			VCCERT1_FHT_GXFL_12A					FF64				
			VCCERT1_FHT_GXFL_12A					FC61				
			VCCERT1_FHT_GXFL_12A					EY62				
			VCCERT1_FHT_GXFL_12A					EU61				
			VCCERT2_FHT_GXFL_12A					FM66				
			VCCERT2_FHT_GXFL_12A					FF66				
			VCCERT_FGT_GXFL_12A					GU63				
			VCCERT_FGT_GXFL_12A					GP64				
			VCCERT_FGT_GXFL_12A					GP62				
			VCCERT_FGT_GXFL_12A					GL63				
			VCCERT_FGT_GXFL_12A					GD64				
			VCCERT_FGT_GXFL_12A					GD62				
			VCCERT_FGT_GXFL_12A					GA63				
			VCCERT_FGT_GXFL_12A					FR63				
			VCCE_DTS_GXRL_14C					EG61				
			VCCE_DTS_GXRR_15A					FR33				
			VCCE_DTS_GXRR_15C					DJ33				
			VCCE_PLL_GXRL_14C					ED60				
			VCCE_PLL_GXRR_15A					FY34				
			VCCE_PLL_GXRR_15C					DM34				
			VCCFUSECORE_GXFL_12A					HC61				
			VCCFUSEWR_GXFL_12A					HF62				
			VCCFUSEWR_SDM					HM56				
			VCCFUSEWR_SDM					HF56				
			VCCH					HCS7				
			VCCH					GL57				
			VCCH					GA57				
			VCCH					FJ57				
			VCCH					EP58				
			VCCH					ED58				
			VCCH					DM58				
			VCCH					CY58				
			VCCH					HF36				
			VCCH					GP36				
			VCCH					GD36				
			VCCH					FM36				
			VCCH					EY36				
			VCCH					EJ36				
			VCCH					DV36				
			VCCH					DF36				
			VCCHFUSE_GXRL_14C					EG63				
			VCCHFUSE_GXRL_14C					ED64				
			VCCHFUSE_GXRR_15A					FV30				
			VCCHFUSE_GXRR_15A					FR31				
			VCCHFUSE_GXRR_15C					DM30				
			VCCHFUSE_GXRR_15C					DJ31				
			VCCH_FGT_GXFL_12A					GY66				
			VCCH_FGT_GXFL_12A					GU65				
			VCCH_FGT_GXFL_12A					GP66				
			VCCH_FGT_GXFL_12A					GH66				
			VCCH_FGT_GXFL_12A					GF65				
			VCCH_FGT_GXFL_12A					GD66				
			VCCH_FGT_GXFL_12A					GA65				
			VCCH_FGT_GXFL_12A					FV66				
			VCCH_GXRL_14C					CU65				
			VCCH_GXRL_14C					CU63				
			VCCH_GXRL_14C					CR64				
			VCCH_GXRL_14C					CN65				
			VCCH_GXRL_14C					CK64				
			VCCH_GXRL_14C					CG65				
			VCCH_GXRL_14C					CG63				
			VCCH_GXRR_15A					HR31				
			VCCH_GXRR_15A					HR29				
			VCCH_GXRR_15A					HM30				
			VCCH_GXRR_15A					HI29				
			VCCH_GXRR_15A					HF30				
			VCCH_GXRR_15A					HC31				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCCH_GXRR_15A					HC29				
			VCCH_GXRR_15C					FJ31				
			VCCH_GXRR_15C					FJ29				
			VCCH_GXRR_15C					FF30				
			VCCH_GXRR_15C					FC29				
			VCCH_GXRR_15C					EY30				
			VCCH_GXRR_15C					EU31				
			VCCH_GXRR_15C					EU29				
			VCCH_SDM					HV54				
			VCCLSENSE					FC39				
			VCCL_HPS					CU39				
			VCCL_HPS					CU37				
			VCCL_HPS					CN39				
			VCCL_HPS					CN37				
			VCCL_HPS					CG39				
			VCCL_SDM					JE55				
			VCCL_SDM					JE53				
			VCCL_SDM					HY55				
			VCCL_SDM					HY53				
			VCCP					JE49				
			VCCP					JE47				
			VCCP					JE45				
			VCCP					JE43				
			VCCP					JE41				
			VCCP					HY49				
			VCCP					HY47				
			VCCP					HY45				
			VCCP					HY43				
			VCCP					HY41				
			VCCP					CN51				
			VCCP					CN49				
			VCCP					CN47				
			VCCP					CN45				
			VCCP					CN43				
			VCCP					CG51				
			VCCP					CG49				
			VCCP					CG47				
			VCCP					CG45				
			VCCP					CG43				
			VCCPLLDIG_HPS					CA39				
			VCCPLLDIG_HPS					BV38				
			VCCPLLDIG_SDM					JE57				
			VCCPLLDIG_SDM					HY57				
			VCCPLL_HPS					BR39				
			VCCPLL_HPS					BM38				
			VCCPLL_SDM					JE59				
			VCCPLL_SDM					HY59				
			VCC_HSSI_GXFL_12A					GY60				
			VCC_HSSI_GXFL_12A					GY58				
			VCC_HSSI_GXFL_12A					GF60				
			VCC_HSSI_GXFL_12A					GP58				
			VCC_HSSI_GXFL_12A					GL59				
			VCC_HSSI_GXFL_12A					GH60				
			VCC_HSSI_GXFL_12A					GF59				
			VCC_HSSI_GXFL_12A					GD60				
			VCC_HSSI_GXFL_12A					GD58				
			VCC_HSSI_GXFL_12A					GA59				
			VCC_HSSI_GXFL_12A					FV58				
			VCC_HSSI_GXFL_12A					FM58				
			VCC_HSSI_GXFL_12A					FJ59				
			VCC_HSSI_GXFL_12A					FF60				
			VCC_HSSI_GXFL_12A					FF58				
			VCC_HSSI_GXFL_12A					FC59				
			VCC_HSSI_GXFL_12A					EI59				
			VCC_HSSI_GXFL_12A					EP60				
			VCC_HSSI_GXRL_14C					EA61				
			VCC_HSSI_GXRL_14C					DV60				
			VCC_HSSI_GXRL_14C					DR61				
			VCC_HSSI_GXRL_14C					DR59				
			VCC_HSSI_GXRL_14C					DM60				
			VCC_HSSI_GXRL_14C					DJ61				
			VCC_HSSI_GXRL_14C					DJ59				
			VCC_HSSI_GXRL_14C					CV60				
			VCC_HSSI_GXRL_14C					CU61				
			VCC_HSSI_GXRL_14C					CU59				
			VCC_HSSI_GXRL_14C					CR60				
			VCC_HSSI_GXRL_14C					CN61				
			VCC_HSSI_GXRR_15A					HJ33				
			VCC_HSSI_GXRR_15A					HF34				
			VCC_HSSI_GXRR_15A					HC35				
			VCC_HSSI_GXRR_15A					HC33				
			VCC_HSSI_GXRR_15A					GY34				
			VCC_HSSI_GXRR_15A					GL35				
			VCC_HSSI_GXRR_15A					GL33				
			VCC_HSSI_GXRR_15A					GH34				
			VCC_HSSI_GXRR_15A					GF35				

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	R29A	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
			VCC_HSSI_GXRR_15A					GF33				
			VCC_HSSI_GXRR_15A					GD34				
			VCC_HSSI_GXRR_15A					GA33				
			VCC_HSSI_GXRR_15C					FC33				
			VCC_HSSI_GXRR_15C					EY34				
			VCC_HSSI_GXRR_15C					EU35				
			VCC_HSSI_GXRR_15C					EU33				
			VCC_HSSI_GXRR_15C					EP34				
			VCC_HSSI_GXRR_15C					EG35				
			VCC_HSSI_GXRR_15C					EG33				
			VCC_HSSI_GXRR_15C					ED34				
			VCC_HSSI_GXRR_15C					EA35				
			VCC_HSSI_GXRR_15C					EA33				
			VCC_HSSI_GXRR_15C					DV34				
			VCC_HSSI_GXRR_15C					DR33				
			VCC_SENSE_FHT_12A_GXF					DY73				

Date	Version	Changes
June 2020	2020.06.05	Initial release.

(1) For more information about pin definition and pin connection guidelines, refer to the [Intel® Agilex™ Device Family Pin Connection Guidelines](#)