

TYPE	BANK	R24B Package
Transceiver I/O	10A	68
Transceiver I/O	11A	-
Transceiver I/O	1C	-
Transceiver I/O	1D	-
Transceiver I/O	1E	-
Transceiver I/O	1F	-
GPIO	2A	96
GPIO	2B	96
GPIO	2C	96
GPIO	2D	96
GPIO	3A	96
GPIO	3B	96
HPS shared GPIO	3C	96
HPS shared GPIO	3D	96
HPS shared LVDS I/O	HPS	82
SDM shared LVDS I/O	SDM	48
3V I/O	U10	29

- i. Total LVDS channels per bank supporting SERDES Non-DPA and DPA mode is equivalent to (LVDS I/O per bank)/2, inclusive of clock pair. Please refer to Dedicated Tx/Rx Channel column in the pin-out table for the channel availability.
- ii. Total LVDS channels supporting SERDES Soft-CDR mode is 12 pairs per bank. Please refer to Soft CDR column in the pin out table for the channel availability.

WARNING: Refer to Appendix for potential changes in the final pin-out.

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	HPS Function	Dedicated Tx/Rx Channel	Soft CDR Supp	R24B	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
SDM			TDO						CR62				
SDM			TMS						CT61				
SDM			TCK						CU62				
SDM			TDI						CV61				
SDM			OSC_CLK_1						CC60				
SDM			SDM_I00	PWRMGT_SCL					CF59				
SDM			SDM_I01	AVSTx8_DATA2_AS_DATA1_SDMCMC_CFG_DATA1					CU60				
SDM			SDM_I05	AS_nCS00_SDMCMC_CFG_CLK_MSEL0					CR60				
SDM			SDM_I03	AVSTx8_DATA3_AS_DATA2_SDMCMC_CFG_DATA2					CK59				
SDM			nCONFIG						CB57				
SDM			SDM_I04	AVSTx8_DATA1_AS_DATA0_SDMCMC_CFG_CMD					CN60				
SDM			SDM_I02	AVSTx8_DATA0_AS_CLK_SDMCMC_CFG_DATA0					CT59				
SDM			SDM_I07	AS_nCS02_MSEL1					CY59				
SDM			SDM_I011	AVSTx8_VALID_PWRMGT_SDA					CE59				
SDM			nSTATUS						CF59				
SDM			SDM_I016	PWRMGT_SDA					CA60				
SDM			SDM_I013	AVSTx8_DATAS_SDMCMC_CFG_DATAS					CB59				
SDM			SDM_I09	AS_nCS01_MSEL2					CV59				
SDM			SDM_I06	AVSTx8_DATA4_AS_DATA3_SDMCMC_CFG_DATA3					CM59				
SDM			SDM_I010	AVSTx8_DATA7_SDMCMC_CFG_DATA7					CC58				
SDM			SDM_I08	AVSTx8_READY_AS_nCS03_SDMCMC_CFG_DATA4					CL60				
SDM			SDM_I012	PWRMGT_SDA					CC56				
SDM			SDM_I015	AVSTx8_DATA6_SDMCMC_CFG_DATA6					CA58				
SDM			SDM_I014	AVSTx8_CLK_PWRMGT_SCL					CG60				
SDM			RREF_SDM						CA54				
SDM			VSIGN_0						CG62				
SDM			VSIGN_0						CE62				
SDM			VSIGN_1						CN62				
SDM			VSIGN_1						CL62				
2D	95	VREFB2Dn0	IO				DIFF_RX_2D1n	No	CT3	DQ0	DQ0	DQ0	DQ0
2D	94	VREFB2Dn0	IO				DIFF_RX_2D1p	No	CV3	DQ0	DQ0	DQ0	DQ0
2D	93	VREFB2Dn0	IO				DIFF_TX_2D1n	No	CR4	DQ0	DQ0	DQ0	DQ0
2D	92	VREFB2Dn0	IO				DIFF_TX_2D1p	No	CU4	DQ0	DQ0	DQ0	DQ0
2D	91	VREFB2Dn0	IO				DIFF_RX_2D2n	No	CT5	DQSn0	DQ0	DQ0	DQ0
2D	90	VREFB2Dn0	IO				DIFF_RX_2D2p	No	CV5	DQSn0	DQ0	DQ0	DQ0
2D	89	VREFB2Dn0	IO				DIFF_TX_2D2n	No	CR6	DQSn1	DQSn0/CQn0	DQ0	DQ0
2D	88	VREFB2Dn0	IO				DIFF_TX_2D2p	No	CU6	DQSn1	DQSn0/CQ0	DQ0	DQ0
2D	87	VREFB2Dn0	IO	CDR			DIFF_RX_2D3n	Yes	CT7	DQ1	DQ0	DQ0	DQ0
2D	86	VREFB2Dn0	IO	CDR			DIFF_RX_2D3p	Yes	CV7	DQ1	DQ0	DQ0	DQ0
2D	85	VREFB2Dn0	IO				DIFF_TX_2D3n	No	CR8	DQ1	DQ0	DQ0	DQ0
2D	84	VREFB2Dn0	IO				DIFF_TX_2D3p	No	CU8	DQ1	DQ0	DQ0	DQ0
2D	83	VREFB2Dn0	IO				DIFF_RX_2D4n	No	CT1	DQ2	DQ1	DQ0	DQ0
2D	82	VREFB2Dn0	IO				DIFF_RX_2D4p	No	CV1	DQ2	DQ1	DQ0	DQ0
2D	81	VREFB2Dn0	IO				DIFF_TX_2D4n	No	CR9	DQ2	DQ1	DQ0	DQ0
2D	80	VREFB2Dn0	IO				DIFF_TX_2D4p	No	CU9	DQ2	DQ1	DQ0	DQ0
2D	79	VREFB2Dn0	IO				DIFF_RX_2D5n	No	CT5	DQSn2	DQ1	DQ0	DQ0
2D	78	VREFB2Dn0	IO				DIFF_RX_2D5p	No	CV5	DQSn2	DQ1	DQ0	DQ0
2D	77	VREFB2Dn0	IO	PLL_2D_T_CLKOUT1n			DIFF_TX_2D5n	No	DA6	DQSn3	DQSn1/CQn1	DQSn0/CQn0	DQ0
2D	76	VREFB2Dn0	IO	PLL_2D_T_CLKOUT1p,PLL_2D_T_CLKOUT1,PLL_2D_T_FB1			DIFF_TX_2D5p	No	DC6	DQSn3	DQSn1/CQ1	DQSn0/CQ0	DQ0
2D	75	VREFB2Dn0	IO	CDR			DIFF_RX_2D6n	Yes	CY7	DQ3	DQ1	DQ0	DQ0
2D	74	VREFB2Dn0	IO	RZQ_T_2D_CDR			DIFF_RX_2D6p	Yes	DB7	DQ3	DQ1	DQ0	DQ0
2D	73	VREFB2Dn0	IO	CLK_T_2D_1n			DIFF_TX_2D6n	No	DA8	DQ3	DQ1	DQ0	DQ0
2D	72	VREFB2Dn0	IO	CLK_T_2D_1p			DIFF_TX_2D6p	No	DC8	DQ3	DQ1	DQ0	DQ0
2D	71	VREFB2Dn0	IO	CLK_T_2D_0n			DIFF_RX_2D7n	No	CR10	DQ4	DQ2	DQ1	DQ0
2D	70	VREFB2Dn0	IO	CLK_T_2D_0p			DIFF_RX_2D7p	No	CU10	DQ4	DQ2	DQ1	DQ0
2D	69	VREFB2Dn0	IO				DIFF_TX_2D7n	No	CT11	DQ4	DQ2	DQ1	DQ0
2D	68	VREFB2Dn0	IO				DIFF_TX_2D7p	No	CV11	DQ4	DQ2	DQ1	DQ0
2D	67	VREFB2Dn0	IO	PLL_2D_T_CLKOUT0n			DIFF_RX_2D8n	No	CR12	DQSn4	DQ2	DQ1	DQ0
2D	66	VREFB2Dn0	IO	PLL_2D_T_CLKOUT0p,PLL_2D_T_CLKOUT0,PLL_2D_T_FB0			DIFF_RX_2D8p	No	CU12	DQSn4	DQ2	DQ1	DQ0
2D	65	VREFB2Dn0	IO				DIFF_TX_2D8n	No	CT13	DQSn5	DQSn2/CQn2	DQ1	DQSn0/CQn0
2D	64	VREFB2Dn0	IO				DIFF_TX_2D8p	No	CV13	DQSn5	DQSn2/CQ2	DQ1	DQSn0/CQ0
2D	63	VREFB2Dn0	IO	CDR			DIFF_RX_2D9n	Yes	CR14	DQ5	DQ2	DQ1	DQ0
2D	62	VREFB2Dn0	IO	CDR			DIFF_RX_2D9p	Yes	CV14	DQ5	DQ2	DQ1	DQ0
2D	61	VREFB2Dn0	IO				DIFF_TX_2D9n	No	CT15	DQ5	DQ2	DQ1	DQ0
2D	60	VREFB2Dn0	IO				DIFF_TX_2D9p	No	CU15	DQ5	DQ2	DQ1	DQ0
2D	59	VREFB2Dn0	IO				DIFF_RX_2D10n	No	DA10	DQ6	DQ3	DQ1	DQ0
2D	58	VREFB2Dn0	IO				DIFF_RX_2D10p	No	DC10	DQ6	DQ3	DQ1	DQ0
2D	57	VREFB2Dn0	IO				DIFF_TX_2D10n	No	CV11	DQ6	DQ3	DQ1	DQ0
2D	56	VREFB2Dn0	IO				DIFF_TX_2D10p	No	DB11	DQ6	DQ3	DQ1	DQ0
2D	55	VREFB2Dn0	IO				DIFF_RX_2D11n	No	DA12	DQSn6	DQ3	DQ1	DQ0
2D	54	VREFB2Dn0	IO				DIFF_RX_2D11p	No	CU12	DQSn6	DQ3	DQ1	DQ0
2D	53	VREFB2Dn0	IO				DIFF_TX_2D11n	No	CY13	DQSn7	DQSn3/CQn3	DQSn1/CQn1	DQ0
2D	52	VREFB2Dn0	IO				DIFF_TX_2D11p	No	DB13	DQSn7	DQSn3/CQ3	DQSn1/CQ1	DQ0
2D	51	VREFB2Dn0	IO	CDR			DIFF_TX_2D12n	Yes	DA14	DQ7	DQ3	DQ1	DQ0
2D	50	VREFB2Dn0	IO	CDR			DIFF_RX_2D12p	Yes	DC14	DQ7	DQ3	DQ1	DQ0
2D	49	VREFB2Dn0	IO				DIFF_TX_2D12n	No	CV15	DQ7	DQ3	DQ1	DQ0
2D	48	VREFB2Dn0	IO				DIFF_TX_2D12p	No	DB15	DQ7	DQ3	DQ1	DQ0
2D	47	VREFB2Dn0	IO	CDR			DIFF_RX_2D13n	Yes	CF3	DQ8	DQ4	DQ2	DQ1
2D	46	VREFB2Dn0	IO	CDR			DIFF_RX_2D13p	Yes	CH3	DQ8	DQ4	DQ2	DQ1
2D	45	VREFB2Dn0	IO				DIFF_TX_2D13n	No	CE4	DQ8	DQ4	DQ2	DQ1
2D	44	VREFB2Dn0	IO				DIFF_TX_2D13p	No	CG4	DQ8	DQ4	DQ2	DQ1
2D	43	VREFB2Dn0	IO				DIFF_RX_2D14n	No	CF5	DQSn8	DQ4	DQ2	DQ1
2D	42	VREFB2Dn0	IO				DIFF_RX_2D14p	No	CH5	DQSn8	DQ4	DQ2	DQ1
2D	41	VREFB2Dn0	IO				DIFF_TX_2D14n	No	CE6	DQSn9	DQSn4/CQn4	DQ2	DQ1
2D	40	VREFB2Dn0	IO				DIFF_TX_2D14p	No	CG6	DQSn9	DQSn4/CQ4	DQ2	DQ1
2D	39	VREFB2Dn0	IO	CDR			DIFF_RX_2D15n	Yes	CF7	DQ9	DQ4	DQ2	DQ1
2D	38	VREFB2Dn0	IO	CDR			DIFF_RX_2D15p	Yes	CH7	DQ9	DQ4	DQ2	DQ1
2D	37	VREFB2Dn0	IO				DIFF_TX_2D15n	No	CE8	DQ9	DQ4	DQ2	DQ1
2D	36	VREFB2Dn0	IO				DIFF_TX_2D15p	No	CG8	DQ9	DQ4	DQ2	DQ1

WARNING: Refer to Appendix for potential changes in the final pin-out.

3D	59	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D10n	No	C12	DQ07	DQ35	DQ17	DQ8
3D	58	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D10p	No	A12	DQ07	DQ35	DQ17	DQ8
3D	57	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D10n	No	D13	DQ07	DQ35	DQ17	DQ8
3D	56	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D10p	No	B13	DQ07	DQ35	DQ17	DQ8
3D	55	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D11n	No	C14	DQ3n70	DQ35	DQ17	DQ8
3D	54	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D11p	No	A14	DQ370	DQ35	DQ17	DQ8
3D	53	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D11n	No	D15	DQ3n71	DQ35n35/CQn35	DQ37/CQn17	DQ8
3D	52	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D11p	No	B15	DQ371	DQ35n35/CQ35	DQ37/CQ17	DQ8
3D	51	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D12n	Yes	C16	DQ71	DQ35	DQ17	DQ8
3D	50	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D12p	Yes	A16	DQ71	DQ35	DQ17	DQ8
3D	49	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D12n	No	D17	DQ71	DQ35	DQ17	DQ8
3D	48	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D12p	No	B17	DQ71	DQ35	DQ17	DQ8
3D	47	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D13n	Yes	V5	DQ72	DQ36	DQ18	DQ9
3D	46	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D13p	Yes	T5	DQ72	DQ36	DQ18	DQ9
3D	45	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D13n	No	W6	DQ72	DQ36	DQ18	DQ9
3D	44	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D13p	No	U6	DQ72	DQ36	DQ18	DQ9
3D	43	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D14n	No	V7	DQ3n72	DQ36	DQ18	DQ9
3D	42	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D14p	No	T7	DQ372	DQ36	DQ18	DQ9
3D	41	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D14n	No	W8	DQ3n73	DQ36n36/CQn36	DQ18	DQ9
3D	40	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D14p	No	U8	DQ373	DQ36n36/CQ36	DQ18	DQ9
3D	39	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D15n	Yes	V9	DQ73	DQ36	DQ18	DQ9
3D	38	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D15p	Yes	T9	DQ73	DQ36	DQ18	DQ9
3D	37	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D15n	No	W10	DQ73	DQ36	DQ18	DQ9
3D	36	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D15p	No	U10	DQ73	DQ36	DQ18	DQ9
3D	35	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D16n	Yes	P5	DQ74	DQ37	DQ18	DQ9
3D	34	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D16p	Yes	M5	DQ74	DQ37	DQ18	DQ9
3D	33	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D16n	No	N6	DQ74	DQ37	DQ18	DQ9
3D	32	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D16p	No	L6	DQ74	DQ37	DQ18	DQ9
3D	31	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D17n	No	P7	DQ3n74	DQ37	DQ18	DQ9
3D	30	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D17p	No	M7	DQ374	DQ37	DQ18	DQ9
3D	29	VREFB3D0N	IO	PLL_3D_B_CLKOUT1n		HPS_DDR	DIFF_TX_3D17n	No	N8	DQ3n75	DQ37n37/CQn37	DQ36n18/CQn18	DQ9
3D	28	VREFB3D0N	IO	PLL_3D_B_CLKOUT1p,PLL_3D_B_CLKOUT1,PLL_3D_B_FB1		HPS_DDR	DIFF_TX_3D17p	No	L8	DQ375	DQ37n37/CQ37	DQ36n18/CQ18	DQ9
3D	27	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D18n	Yes	P9	DQ75	DQ37	DQ18	DQ9
3D	26	VREFB3D0N	IO	RZQ_B_3D,CDR		HPS_DDR	DIFF_RX_3D18p	Yes	M9	DQ75	DQ37	DQ18	DQ9
3D	25	VREFB3D0N	IO	CLK_B_3D_1n		HPS_DDR	DIFF_TX_3D18n	No	N10	DQ75	DQ37	DQ18	DQ9
3D	24	VREFB3D0N	IO	CLK_B_3D_1p		HPS_DDR	DIFF_TX_3D18p	No	L10	DQ75	DQ37	DQ18	DQ9
3D	23	VREFB3D0N	IO	CLK_B_3D_0n,CDR		HPS_DDR	DIFF_RX_3D19n	Yes	W12	DQ76	DQ38	DQ19	DQ9
3D	22	VREFB3D0N	IO	CLK_B_3D_0p,CDR		HPS_DDR	DIFF_RX_3D19p	Yes	U12	DQ76	DQ38	DQ19	DQ9
3D	21	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D19n	No	V13	DQ76	DQ38	DQ19	DQ9
3D	20	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D19p	No	T13	DQ76	DQ38	DQ19	DQ9
3D	19	VREFB3D0N	IO	PLL_3D_B_CLKOUT0n		HPS_DDR	DIFF_RX_3D20n	No	W14	DQ3n76	DQ38	DQ19	DQ9
3D	18	VREFB3D0N	IO	PLL_3D_B_CLKOUT0p,PLL_3D_B_CLKOUT0,PLL_3D_B_FB0		HPS_DDR	DIFF_RX_3D20p	No	U14	DQ376	DQ38	DQ19	DQ9
3D	17	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D20n	No	V15	DQ3n77	DQ38n38/CQn38	DQ19	DQ3n9/CQn9
3D	16	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D20p	No	T15	DQ377	DQ38n38/CQ38	DQ19	DQ3n9/CQ9
3D	15	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D21n	Yes	W16	DQ77	DQ38	DQ19	DQ9
3D	14	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D21p	Yes	U16	DQ77	DQ38	DQ19	DQ9
3D	13	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D21n	No	V17	DQ77	DQ38	DQ19	DQ9
3D	12	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D21p	No	T17	DQ77	DQ38	DQ19	DQ9
3D	11	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D22n	Yes	N12	DQ78	DQ39	DQ19	DQ9
3D	10	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D22p	Yes	L12	DQ78	DQ39	DQ19	DQ9
3D	9	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D22n	No	P13	DQ78	DQ39	DQ19	DQ9
3D	8	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D22p	No	M13	DQ78	DQ39	DQ19	DQ9
3D	7	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D23n	No	N14	DQ3n78	DQ39	DQ19	DQ9
3D	6	VREFB3D0N	IO			HPS_DDR	DIFF_RX_3D23p	No	L14	DQ378	DQ39	DQ19	DQ9
3D	5	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D23n	No	P15	DQ3n79	DQ39n39/CQn39	DQ39n19/CQn19	DQ9
3D	4	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D23p	No	M15	DQ379	DQ39n39/CQ39	DQ39n19/CQ19	DQ9
3D	3	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D24n	Yes	N16	DQ79	DQ39	DQ19	DQ9
3D	2	VREFB3D0N	IO	CDR		HPS_DDR	DIFF_RX_3D24p	Yes	L16	DQ79	DQ39	DQ19	DQ9
3D	1	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D24n	No	P17	DQ79	DQ39	DQ19	DQ9
3D	0	VREFB3D0N	IO			HPS_DDR	DIFF_TX_3D24p	No	M17	DQ79	DQ39	DQ19	DQ9
3C	95	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C1n	No	H19	DQ80	DQ40	DQ20	DQ10
3C	94	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C1p	No	F19	DQ80	DQ40	DQ20	DQ10
3C	93	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C1n	No	J20	DQ80	DQ40	DQ20	DQ10
3C	92	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C1p	No	G20	DQ80	DQ40	DQ20	DQ10
3C	91	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C2n	No	H21	DQ3n80	DQ40	DQ20	DQ10
3C	90	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C2p	No	F21	DQ380	DQ40	DQ20	DQ10
3C	89	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C2n	No	J22	DQ3n81	DQ40n40/CQn40	DQ20	DQ10
3C	88	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C2p	No	G22	DQ381	DQ40n40/CQ40	DQ20	DQ10
3C	87	VREFB3C0N	IO	CDR		HPS_DDR	DIFF_RX_3C3n	Yes	H23	DQ81	DQ40	DQ20	DQ10
3C	86	VREFB3C0N	IO	CDR		HPS_DDR	DIFF_RX_3C3p	Yes	F23	DQ81	DQ40	DQ20	DQ10
3C	85	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C3n	No	J24	DQ81	DQ40	DQ20	DQ10
3C	84	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C3p	No	G24	DQ81	DQ40	DQ20	DQ10
3C	83	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C4n	No	D19	DQ82	DQ41	DQ20	DQ10
3C	82	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C4p	No	B19	DQ82	DQ41	DQ20	DQ10
3C	81	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C4n	No	C20	DQ82	DQ41	DQ20	DQ10
3C	80	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C4p	No	A20	DQ82	DQ41	DQ20	DQ10
3C	79	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C5n	No	D21	DQ3n82	DQ41	DQ20	DQ10
3C	78	VREFB3C0N	IO			HPS_DDR	DIFF_RX_3C5p	No	B21	DQ382	DQ41	DQ20	DQ10
3C	77	VREFB3C0N	IO	PLL_3C_T_CLKOUT1n		HPS_DDR	DIFF_TX_3C5n	No	C22	DQ3n83	DQ41n41/CQn41	DQ39n20/CQn20	DQ10
3C	76	VREFB3C0N	IO	PLL_3C_T_CLKOUT1p,PLL_3C_T_CLKOUT1,PLL_3C_T_FB1		HPS_DDR	DIFF_TX_3C5p	No	A22	DQ383	DQ41n41/CQ41	DQ39n20/CQ20	DQ10
3C	75	VREFB3C0N	IO	CDR		HPS_DDR	DIFF_RX_3C6n	Yes	D23	DQ83	DQ41	DQ20	DQ10
3C	74	VREFB3C0N	IO	RZQ_T_3C,CDR		HPS_DDR	DIFF_RX_3C6p	Yes	B23	DQ83	DQ41	DQ20	DQ10
3C	73	VREFB3C0N	IO	CLK_T_3C_1n		HPS_DDR	DIFF_TX_3C6n	No	C24	DQ83	DQ41	DQ20	DQ10
3C	72	VREFB3C0N	IO	CLK_T_3C_1p		HPS_DDR	DIFF_TX_3C6p	No	A24	DQ83	DQ41	DQ20	DQ10
3C	71	VREFB3C0N	IO	CLK_T_3C_0n		HPS_DDR	DIFF_RX_3C7n	No	J26	DQ84	DQ42	DQ21	DQ10
3C	70	VREFB3C0N	IO	CLK_T_3C_0p		HPS_DDR	DIFF_RX_3C7p	No	G26	DQ84	DQ42	DQ21	DQ10
3C	69	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C7n	No	H27	DQ84	DQ42	DQ21	DQ10
3C	68	VREFB3C0N	IO			HPS_DDR	DIFF_TX_3C7p	No	F27	DQ84	DQ42	DQ21	DQ10
3C	67	VREFB3C0N	IO	PLL_3C_T_CLKOUT0n		HPS_DDR	DIFF_RX_3C8n	No	J28	DQ3n84	DQ42	DQ21	DQ10
3C	66	VREFB3C0N	IO	PLL_3C_T_CLKOUT0p,PLL_3C_T_CLKOUT0,PLL_3C_T_FB0		HPS_DDR	DIFF_RX_3C8p	No	G28	DQ384	DQ42	DQ21	DQ10

WARNING: Refer to Appendix for potential changes in the final pin-out.

3B		71	VREFB38N0	IO		CLK_T_38_On						DIFF_RX_387n	No	J38	DQ100	DQ50	DQ25	DQ12
3B		70	VREFB38N0	IO		CLK_T_38_0p						DIFF_RX_387p	No	G38	DQ100	DQ50	DQ25	DQ12
3B		69	VREFB38N0	IO								DIFF_TX_387n	No	H37	DQ100	DQ50	DQ25	DQ12
3B		68	VREFB38N0	IO								DIFF_TX_387p	No	F37	DQ100	DQ50	DQ25	DQ12
3B		67	VREFB38N0	IO		PLL_3B_T_CLKOUT0n						DIFF_RX_388n	No	J36	DQSn100	DQ50	DQ25	DQ12
3B		66	VREFB38N0	IO		PLL_3B_T_CLKOUT0p,PLL_3B_T_CLKOUT0,PLL_3B_T_FB0						DIFF_RX_388p	No	G36	DQSn100	DQ50	DQ25	DQ12
3B		65	VREFB38N0	IO								DIFF_TX_388n	No	H35	DQSn101	DQSn53/CQn50	DQ25	DQSn12/CQn12
3B		64	VREFB38N0	IO								DIFF_TX_388p	No	F35	DQSn101	DQSn50/CQn50	DQ25	DQSn12/CQ12
3B		63	VREFB38N0	IO		CDR						DIFF_RX_389n	Yes	J34	DQ101	DQ50	DQ25	DQ12
3B		62	VREFB38N0	IO		CDR						DIFF_RX_389p	Yes	G34	DQ101	DQ50	DQ25	DQ12
3B		61	VREFB38N0	IO								DIFF_TX_389n	No	H33	DQ101	DQ50	DQ25	DQ12
3B		60	VREFB38N0	IO								DIFF_TX_389p	No	F33	DQ101	DQ50	DQ25	DQ12
3B		59	VREFB38N0	IO								DIFF_RX_3810n	No	C38	DQ102	DQ51	DQ25	DQ12
3B		58	VREFB38N0	IO								DIFF_RX_3810p	No	A38	DQ102	DQ51	DQ25	DQ12
3B		57	VREFB38N0	IO								DIFF_TX_3810n	No	D37	DQ102	DQ51	DQ25	DQ12
3B		56	VREFB38N0	IO								DIFF_TX_3810p	No	B37	DQ102	DQ51	DQ25	DQ12
3B		55	VREFB38N0	IO								DIFF_RX_3811n	No	C36	DQSn102	DQ51	DQ25	DQ12
3B		54	VREFB38N0	IO								DIFF_RX_3811p	No	A36	DQSn102	DQ51	DQ25	DQ12
3B		53	VREFB38N0	IO								DIFF_TX_3811n	No	D35	DQSn103	DQSn51/CQn51	DQSn25/CQn25	DQ12
3B		52	VREFB38N0	IO								DIFF_TX_3811p	No	B35	DQSn103	DQSn11/CQn11	DQSn25/CQn25	DQ12
3B		51	VREFB38N0	IO		CDR						DIFF_RX_3812n	Yes	C34	DQ103	DQ51	DQ25	DQ12
3B		50	VREFB38N0	IO		CDR						DIFF_RX_3812p	Yes	A34	DQ103	DQ51	DQ25	DQ12
3B		49	VREFB38N0	IO								DIFF_TX_3812n	No	D33	DQ103	DQ51	DQ25	DQ12
3B		48	VREFB38N0	IO								DIFF_TX_3812p	No	B33	DQ103	DQ51	DQ25	DQ12
3B		47	VREFB38N0	IO		CDR						DIFF_RX_3813n	Yes	V45	DQ104	DQ52	DQ26	DQ13
3B		46	VREFB38N0	IO		CDR						DIFF_RX_3813p	Yes	T45	DQ104	DQ52	DQ26	DQ13
3B		45	VREFB38N0	IO								DIFF_TX_3813n	No	W44	DQ104	DQ52	DQ26	DQ13
3B		44	VREFB38N0	IO								DIFF_TX_3813p	No	U44	DQ104	DQ52	DQ26	DQ13
3B		43	VREFB38N0	IO								DIFF_RX_3814n	No	V43	DQSn104	DQ52	DQ26	DQ13
3B		42	VREFB38N0	IO								DIFF_RX_3814p	No	T43	DQSn104	DQ52	DQ26	DQ13
3B		41	VREFB38N0	IO								DIFF_TX_3814n	No	W42	DQSn105	DQSn52/CQn52	DQ26	DQ13
3B		40	VREFB38N0	IO								DIFF_TX_3814p	No	U42	DQSn105	DQSn52/CQn52	DQ26	DQ13
3B		39	VREFB38N0	IO		CDR						DIFF_RX_3815n	Yes	V41	DQ105	DQ52	DQ26	DQ13
3B		38	VREFB38N0	IO		CDR						DIFF_RX_3815p	Yes	T41	DQ105	DQ52	DQ26	DQ13
3B		37	VREFB38N0	IO								DIFF_TX_3815n	No	W40	DQ105	DQ52	DQ26	DQ13
3B		36	VREFB38N0	IO								DIFF_TX_3815p	No	U40	DQ105	DQ52	DQ26	DQ13
3B		35	VREFB38N0	IO		CDR						DIFF_RX_3816n	Yes	P45	DQ106	DQ53	DQ26	DQ13
3B		34	VREFB38N0	IO		CDR						DIFF_RX_3816p	Yes	M45	DQ106	DQ53	DQ26	DQ13
3B		33	VREFB38N0	IO								DIFF_TX_3816n	No	N44	DQ106	DQ53	DQ26	DQ13
3B		32	VREFB38N0	IO								DIFF_TX_3816p	No	L44	DQ106	DQ53	DQ26	DQ13
3B		31	VREFB38N0	IO								DIFF_RX_3817n	No	P43	DQSn106	DQ53	DQ26	DQ13
3B		30	VREFB38N0	IO								DIFF_RX_3817p	No	M43	DQSn106	DQ53	DQ26	DQ13
3B		29	VREFB38N0	IO		PLL_3B_B_CLKOUT1n						DIFF_TX_3817n	No	N42	DQSn107	DQSn53/CQn53	DQSn26/CQn26	DQ13
3B		28	VREFB38N0	IO		PLL_3B_B_CLKOUT1p,PLL_3B_B_CLKOUT1,PLL_3B_B_FB1						DIFF_TX_3817p	No	L42	DQSn107	DQSn53/CQn53	DQSn26/CQn26	DQ13
3B		27	VREFB38N0	IO		CDR						DIFF_RX_3818n	Yes	P41	DQ107	DQ53	DQ26	DQ13
3B		26	VREFB38N0	IO		RZQ_B_3B,CDR						DIFF_RX_3818p	Yes	M41	DQ107	DQ53	DQ26	DQ13
3B		25	VREFB38N0	IO		CLK_B_3B_1n						DIFF_TX_3818n	No	N40	DQ107	DQ53	DQ26	DQ13
3B		24	VREFB38N0	IO		CLK_B_3B_1p						DIFF_TX_3818p	No	L40	DQ107	DQ53	DQ26	DQ13
3B		23	VREFB38N0	IO		CLK_B_3B_0n,CDR						DIFF_RX_3819n	Yes	W38	DQ108	DQ54	DQ27	DQ13
3B		22	VREFB38N0	IO		CLK_B_3B_0p,CDR						DIFF_RX_3819p	Yes	J38	DQ108	DQ54	DQ27	DQ13
3B		21	VREFB38N0	IO								DIFF_TX_3819n	No	V37	DQ108	DQ54	DQ27	DQ13
3B		20	VREFB38N0	IO								DIFF_TX_3819p	No	T37	DQ108	DQ54	DQ27	DQ13
3B		19	VREFB38N0	IO		PLL_3B_B_CLKOUT0n						DIFF_RX_3820n	No	W36	DQSn108	DQ54	DQ27	DQ13
3B		18	VREFB38N0	IO		PLL_3B_B_CLKOUT0p,PLL_3B_B_CLKOUT0,PLL_3B_B_FB0						DIFF_RX_3820p	No	J36	DQSn108	DQ54	DQ27	DQ13
3B		17	VREFB38N0	IO								DIFF_TX_3820n	No	V35	DQSn109	DQSn54/CQn54	DQ27	DQSn13/CQn13
3B		16	VREFB38N0	IO								DIFF_TX_3820p	No	T35	DQSn109	DQSn54/CQn54	DQ27	DQSn13/CQn13
3B		15	VREFB38N0	IO		CDR						DIFF_RX_3821n	Yes	W34	DQ109	DQ54	DQ27	DQ13
3B		14	VREFB38N0	IO		CDR						DIFF_RX_3821p	Yes	J34	DQ109	DQ54	DQ27	DQ13
3B		13	VREFB38N0	IO								DIFF_TX_3821n	No	V33	DQ109	DQ54	DQ27	DQ13
3B		12	VREFB38N0	IO								DIFF_TX_3821p	No	T33	DQ109	DQ54	DQ27	DQ13
3B		11	VREFB38N0	IO		CDR						DIFF_RX_3822n	Yes	N38	DQ110	DQ55	DQ27	DQ13
3B		10	VREFB38N0	IO		CDR						DIFF_RX_3822p	Yes	L38	DQ110	DQ55	DQ27	DQ13
3B		9	VREFB38N0	IO								DIFF_TX_3822n	No	P37	DQ110	DQ55	DQ27	DQ13
3B		8	VREFB38N0	IO								DIFF_TX_3822p	No	M37	DQ110	DQ55	DQ27	DQ13
3B		7	VREFB38N0	IO								DIFF_RX_3823n	No	N36	DQSn110	DQ55	DQ27	DQ13
3B		6	VREFB38N0	IO								DIFF_RX_3823p	No	L36	DQSn110	DQ55	DQ27	DQ13
3B		5	VREFB38N0	IO								DIFF_TX_3823n	No	P35	DQSn111	DQSn55/CQn55	DQSn27/CQn27	DQ13
3B		4	VREFB38N0	IO								DIFF_TX_3823p	No	M35	DQSn111	DQSn55/CQn55	DQSn27/CQn27	DQ13
3B		3	VREFB38N0	IO		CDR						DIFF_RX_3824n	Yes	N34	DQ111	DQ55	DQ27	DQ13
3B		2	VREFB38N0	IO		CDR						DIFF_RX_3824p	Yes	L34	DQ111	DQ55	DQ27	DQ13
3B		1	VREFB38N0	IO								DIFF_TX_3824n	No	P33	DQ111	DQ55	DQ27	DQ13
3B		0	VREFB38N0	IO								DIFF_TX_3824p	No	M33	DQ111	DQ55	DQ27	DQ13
3A		95	VREFB3AAND	IO								DIFF_RX_3A1n	No	H59	DQ112	DQ56	DQ28	DQ14
3A		94	VREFB3AAND	IO								DIFF_RX_3A1p	No	F59	DQ112	DQ56	DQ28	DQ14
3A		93	VREFB3AAND	IO								DIFF_TX_3A1n	No	J58	DQ112	DQ56	DQ28	DQ14
3A		92	VREFB3AAND	IO								DIFF_TX_3A1p	No	G58	DQ112	DQ56	DQ28	DQ14
3A		91	VREFB3AAND	IO								DIFF_RX_3A2n	No	H57	DQSn112	DQ56	DQ28	DQ14
3A		90	VREFB3AAND	IO		AVST_READY						DIFF_RX_3A2p	No	F57	DQSn112	DQ56	DQ28	DQ14
3A		89	VREFB3AAND	IO		AVST_DATA31						DIFF_TX_3A2n	No	J56	DQSn113	DQSn56/CQn56	DQ28	DQ14
3A		88	VREFB3AAND	IO		AVST_DATA30						DIFF_TX_3A2p	No	G56	DQSn113	DQSn56/CQn56	DQ28	DQ14
3A		87	VREFB3AAND	IO		CDR						DIFF_RX_3A3n	Yes	H55	DQ113	DQ56	DQ28	DQ14
3A		86	VREFB3AAND	IO		CDR						DIFF_RX_3A3p	Yes	F55	DQ113	DQ56	DQ28	DQ14
3A		85	VREFB3AAND	IO								DIFF_TX_3A3n	No	J54	DQ113	DQ56	DQ28	DQ14
3A		84	VREFB3AAND	IO		AVST_DATA26						DIFF_TX_3A3p	No	G54	DQ113	DQ56	DQ28	DQ14
3A		83	VREFB3AAND	IO		AVST_DATA25						DIFF_RX_3A4n	No	H61	DQ114	DQ57	DQ28	DQ14
3A		82	VREFB3AAND	IO		AVST_DATA24						DIFF_RX_3A4p	No	F61	DQ114	DQ57	DQ28	DQ14
3A		81	VREFB3AAND	IO		AVST_DATA23						DIFF_TX_3A4n	No	D59	DQ114	DQ57	DQ28	DQ14
3A		80	VREFB3AAND	IO		AVST_DATA22						DIFF_TX_3A4p	No	C58	DQ114	DQ57	DQ28	DQ14
3A		79	VREFB3AAND	IO		AVST_DATA21						DIFF_RX_3A5n	No	D57	DQSn114	DQ57	DQ28	DQ14
3A		78	VREFB3AAND	IO		AVST_DATA20						DIFF_RX_3A5p	No	B57	DQSn114	DQ57	DQ28	DQ14

WARNING: Refer to Appendix for potential changes in the final pin-out.

3A	77	VREFB3A0N	IO	PLL_3A_T_CLKOUT1n	AVST_DATA19	DIFF_TX_3A5n	No	C56	DQ5n115	DQ5n57/CQ57	DQ5n28/CQ28	DQ14
3A	76	VREFB3A0N	IO	PLL_3A_T_CLKOUT1p,PLL_3A_T_CLKOUT1,PLL_3A_T_FB1	AVST_DATA18	DIFF_TX_3A5p	No	A56	DQ5n115	DQ5n57/CQ57	DQ5n28/CQ28	DQ14
3A	75	VREFB3A1N	IO	CDR	AVST_DATA17	DIFF_RX_3A6n	Yes	D55	DQ115	DQ57	DQ28	DQ14
3A	74	VREFB3A1N	IO	RZQ_T_3A,CDR	AVST_DATA16	DIFF_RX_3A6p	Yes	B55	DQ115	DQ57	DQ28	DQ14
3A	73	VREFB3A1N	IO	CLK_T_3A_1n		DIFF_TX_3A6n	No	C54	DQ115	DQ57	DQ28	DQ14
3A	72	VREFB3A1N	IO	CLK_T_3A_1p		DIFF_TX_3A6p	No	A54	DQ115	DQ57	DQ28	DQ14
3A	71	VREFB3A0N	IO	CLK_T_3A_0n		DIFF_RX_3A7n	No	F57	DQ116	DQ58	DQ29	DQ14
3A	70	VREFB3A0N	IO	CLK_T_3A_0p		DIFF_RX_3A7p	No	G52	DQ116	DQ58	DQ29	DQ14
3A	69	VREFB3A1N	IO			DIFF_TX_3A7n	No	H51	DQ116	DQ58	DQ29	DQ14
3A	68	VREFB3A1N	IO			DIFF_TX_3A7p	No	F51	DQ116	DQ58	DQ29	DQ14
3A	67	VREFB3A0N	IO	PLL_3A_T_CLKOUT0n		DIFF_RX_3A8n	No	J50	DQ5n116	DQ58	DQ29	DQ14
3A	66	VREFB3A0N	IO	PLL_3A_T_CLKOUT0p,PLL_3A_T_CLKOUT0,PLL_3A_T_FB0		DIFF_RX_3A8p	No	G50	DQ5n116	DQ58	DQ29	DQ14
3A	65	VREFB3A0N	IO		AVST_CLK	DIFF_TX_3A8n	No	H49	DQ5n117	DQ5n58/CQ58	DQ29	DQ5n14/CQ14
3A	64	VREFB3A0N	IO		AVST_DATA15	DIFF_TX_3A8p	No	F49	DQ5n117	DQ5n58/CQ58	DQ29	DQ5n14/CQ14
3A	63	VREFB3A0N	IO	CDR	AVST_DATA14	DIFF_RX_3A9n	Yes	A48	DQ117	DQ58	DQ29	DQ14
3A	62	VREFB3A0N	IO	CDR	AVST_DATA13	DIFF_RX_3A9p	Yes	G48	DQ117	DQ58	DQ29	DQ14
3A	61	VREFB3A0N	IO		AVST_DATA12	DIFF_TX_3A9n	No	H47	DQ117	DQ58	DQ29	DQ14
3A	60	VREFB3A0N	IO		AVST_DATA11	DIFF_TX_3A9p	No	F47	DQ117	DQ58	DQ29	DQ14
3A	59	VREFB3A0N	IO		AVST_DATA10	DIFF_RX_3A10n	No	C52	DQ118	DQ59	DQ29	DQ14
3A	58	VREFB3A0N	IO		AVST_DATA9	DIFF_RX_3A10p	No	A52	DQ118	DQ59	DQ29	DQ14
3A	57	VREFB3A0N	IO		AVST_DATA8	DIFF_TX_3A10n	No	D51	DQ118	DQ59	DQ29	DQ14
3A	56	VREFB3A0N	IO		AVST_VALID	DIFF_TX_3A10p	No	B51	DQ118	DQ59	DQ29	DQ14
3A	55	VREFB3A0N	IO		AVST_DATA7	DIFF_RX_3A11n	No	C50	DQ5n118	DQ59	DQ29	DQ14
3A	54	VREFB3A0N	IO		AVST_DATA6	DIFF_RX_3A11p	No	A50	DQ5n118	DQ59	DQ29	DQ14
3A	53	VREFB3A0N	IO		AVST_DATA5	DIFF_TX_3A11n	No	D49	DQ5n119	DQ5n59/CQ59	DQ5n29/CQ29	DQ14
3A	52	VREFB3A0N	IO		AVST_DATA4	DIFF_TX_3A11p	No	B49	DQ5n119	DQ5n59/CQ59	DQ5n29/CQ29	DQ14
3A	51	VREFB3A0N	IO	CDR	AVST_DATA3	DIFF_RX_3A12n	Yes	C48	DQ119	DQ59	DQ29	DQ14
3A	50	VREFB3A0N	IO	CDR	AVST_DATA2	DIFF_RX_3A12p	Yes	A48	DQ119	DQ59	DQ29	DQ14
3A	49	VREFB3A0N	IO		AVST_DATA1	DIFF_TX_3A12n	No	D47	DQ119	DQ59	DQ29	DQ14
3A	48	VREFB3A0N	IO		AVST_DATA0	DIFF_TX_3A12p	No	B47	DQ119	DQ59	DQ29	DQ14
3A	47	VREFB3A0N	IO	CDR		DIFF_RX_3A13n	Yes	V59	DQ120	DQ60	DQ30	DQ15
3A	46	VREFB3A0N	IO	CDR		DIFF_RX_3A13p	Yes	T59	DQ120	DQ60	DQ30	DQ15
3A	45	VREFB3A0N	IO			DIFF_TX_3A13n	No	W58	DQ120	DQ60	DQ30	DQ15
3A	44	VREFB3A0N	IO			DIFF_TX_3A13p	No	U58	DQ120	DQ60	DQ30	DQ15
3A	43	VREFB3A0N	IO			DIFF_RX_3A14n	No	V57	DQ5n120	DQ60	DQ30	DQ15
3A	42	VREFB3A0N	IO			DIFF_RX_3A14p	No	T57	DQ5n120	DQ60	DQ30	DQ15
3A	41	VREFB3A0N	IO			DIFF_TX_3A14n	No	W56	DQ5n121	DQ5n60/CQ60	DQ30	DQ15
3A	40	VREFB3A0N	IO			DIFF_TX_3A14p	No	U56	DQ5n121	DQ5n60/CQ60	DQ30	DQ15
3A	39	VREFB3A0N	IO	CDR		DIFF_RX_3A15n	Yes	V55	DQ121	DQ60	DQ30	DQ15
3A	38	VREFB3A0N	IO	CDR		DIFF_RX_3A15p	Yes	T55	DQ121	DQ60	DQ30	DQ15
3A	37	VREFB3A0N	IO			DIFF_TX_3A15n	No	W54	DQ121	DQ60	DQ30	DQ15
3A	36	VREFB3A0N	IO			DIFF_TX_3A15p	No	U54	DQ121	DQ60	DQ30	DQ15
3A	35	VREFB3A0N	IO	CDR		DIFF_RX_3A16n	Yes	P59	DQ122	DQ61	DQ30	DQ15
3A	34	VREFB3A0N	IO	CDR		DIFF_RX_3A16p	Yes	M59	DQ122	DQ61	DQ30	DQ15
3A	33	VREFB3A0N	IO			DIFF_TX_3A16n	No	N58	DQ122	DQ61	DQ30	DQ15
3A	32	VREFB3A0N	IO			DIFF_TX_3A16p	No	L58	DQ122	DQ61	DQ30	DQ15
3A	31	VREFB3A0N	IO			DIFF_RX_3A17n	No	P57	DQ5n122	DQ61	DQ30	DQ15
3A	30	VREFB3A0N	IO			DIFF_RX_3A17p	No	M57	DQ5n122	DQ61	DQ30	DQ15
3A	29	VREFB3A0N	IO	PLL_3A_B_CLKOUT1n		DIFF_TX_3A17n	No	N56	DQ5n123	DQ5n61/CQ61	DQ5n30/CQ30	DQ15
3A	28	VREFB3A0N	IO	PLL_3A_B_CLKOUT1p,PLL_3A_B_CLKOUT1,PLL_3A_B_FB1		DIFF_TX_3A17p	No	L56	DQ5n123	DQ5n61/CQ61	DQ5n30/CQ30	DQ15
3A	27	VREFB3A0N	IO	CDR		DIFF_RX_3A18n	Yes	P55	DQ123	DQ61	DQ30	DQ15
3A	26	VREFB3A0N	IO	RZQ_B_3A,CDR		DIFF_RX_3A18p	Yes	M55	DQ123	DQ61	DQ30	DQ15
3A	25	VREFB3A0N	IO	CLK_B_3A_1n		DIFF_TX_3A18n	No	N54	DQ123	DQ61	DQ30	DQ15
3A	24	VREFB3A0N	IO	CLK_B_3A_1p		DIFF_TX_3A18p	No	L54	DQ123	DQ61	DQ30	DQ15
3A	23	VREFB3A0N	IO	CLK_B_3A_0n,CDR		DIFF_RX_3A19n	Yes	W52	DQ124	DQ62	DQ31	DQ15
3A	22	VREFB3A0N	IO	CLK_B_3A_0p,CDR		DIFF_RX_3A19p	Yes	U52	DQ124	DQ62	DQ31	DQ15
3A	21	VREFB3A0N	IO			DIFF_TX_3A19n	No	V51	DQ124	DQ62	DQ31	DQ15
3A	20	VREFB3A0N	IO			DIFF_TX_3A19p	No	T51	DQ124	DQ62	DQ31	DQ15
3A	19	VREFB3A0N	IO	PLL_3A_B_CLKOUT0n		DIFF_RX_3A20n	No	W50	DQ5n124	DQ62	DQ31	DQ15
3A	18	VREFB3A0N	IO	PLL_3A_B_CLKOUT0p,PLL_3A_B_CLKOUT0,PLL_3A_B_FB0		DIFF_RX_3A20p	No	U50	DQ5n124	DQ62	DQ31	DQ15
3A	17	VREFB3A0N	IO			DIFF_TX_3A20n	No	V49	DQ5n125	DQ5n62/CQ62	DQ31	DQ5n15/CQ15
3A	16	VREFB3A0N	IO			DIFF_TX_3A20p	No	T49	DQ5n125	DQ5n62/CQ62	DQ31	DQ5n15/CQ15
3A	15	VREFB3A0N	IO	CDR		DIFF_RX_3A21n	Yes	W48	DQ125	DQ62	DQ31	DQ15
3A	14	VREFB3A0N	IO	CDR		DIFF_RX_3A21p	Yes	U48	DQ125	DQ62	DQ31	DQ15
3A	13	VREFB3A0N	IO			DIFF_TX_3A21n	No	V47	DQ125	DQ62	DQ31	DQ15
3A	12	VREFB3A0N	IO			DIFF_TX_3A21p	No	T47	DQ125	DQ62	DQ31	DQ15
3A	11	VREFB3A0N	IO	CDR		DIFF_RX_3A22n	Yes	N52	DQ126	DQ63	DQ31	DQ15
3A	10	VREFB3A0N	IO	CDR		DIFF_RX_3A22p	Yes	L52	DQ126	DQ63	DQ31	DQ15
3A	9	VREFB3A0N	IO			DIFF_TX_3A22n	No	P51	DQ126	DQ63	DQ31	DQ15
3A	8	VREFB3A0N	IO			DIFF_TX_3A22p	No	M51	DQ126	DQ63	DQ31	DQ15
3A	7	VREFB3A0N	IO			DIFF_RX_3A23n	No	N50	DQ5n126	DQ63	DQ31	DQ15
3A	6	VREFB3A0N	IO			DIFF_RX_3A23p	No	L50	DQ5n126	DQ63	DQ31	DQ15
3A	5	VREFB3A0N	IO			DIFF_TX_3A23n	No	R49	DQ5n127	DQ5n63/CQ63	DQ5n31/CQ31	DQ15
3A	4	VREFB3A0N	IO			DIFF_RX_3A23p	No	M49	DQ5n127	DQ5n63/CQ63	DQ5n31/CQ31	DQ15
3A	3	VREFB3A0N	IO	CDR		DIFF_RX_3A24n	Yes	N48	DQ127	DQ63	DQ31	DQ15
3A	2	VREFB3A0N	IO	CDR		DIFF_RX_3A24p	Yes	L48	DQ127	DQ63	DQ31	DQ15
3A	1	VREFB3A0N	IO			DIFF_TX_3A24n	No	P47	DQ127	DQ63	DQ31	DQ15
3A	0	VREFB3A0N	IO			DIFF_TX_3A24p	No	M47	DQ127	DQ63	DQ31	DQ15
HPS		HPS_IOA_1		GPIO0_I00,SPIM0_S51_N,SPI50_CLK,UART0_CTS_N,NAND_ADQ0,US80_CLK,SDMMC_CCLK		HPS_IOA_1		AH5				
HPS		HPS_IOA_2		GPIO0_I01,SPIM1_S51_N,SPI50_MOSI,UART0_RTS_N,NAND_ADQ1,US80_STP,SDMMC_CMD		HPS_IOA_2		AD1				
HPS		HPS_IOA_3		GPIO0_I02,SPIS0_S50_N,UART0_TX,I2C1_SDA,NAND_WE_N,US80_DIR,SDMMC_DATA0		HPS_IOA_3		AG6				
HPS		HPS_IOA_4		GPIO0_I03,SPIS0_MISO,UART0_RX,I2C1_SCL,NAND_RE_N,US80_DATA0,SDMMC_DATA1		HPS_IOA_4		AB1				
HPS		HPS_IOA_5		GPIO0_I04,SPIM0_CLK,UART1_CTS_N,I2C0_SDA,NAND_WP_N,US80_DATA1,SDMMC_DATA2		HPS_IOA_5		AG4				
HPS		HPS_IOA_6		GPIO0_I05,SPIM0_MOSI,UART1_RTS_N,I2C0_SCL,NAND_ADQ2,US80_MXT,SDMMC_DATA3		HPS_IOA_6		AD3				
HPS		HPS_IOA_7		GPIO0_I06,SPIM0_MISO,MIDIO2_MDI0,UART1_TX,I2C2_EMAC2_SDA,NAND_ADQ3,US80_DATA2,SDMMC_DATA4		HPS_IOA_7		AF5				
HPS		HPS_IOA_8		GPIO0_I07,SPIM0_S50_N,MIDIO2_MDC,UART1_RX,I2C2_SCL,NAND_CLE,US80_DATA3,SDMMC_DATA5		HPS_IOA_8		AC2				
HPS		HPS_IOA_9		GPIO0_I08,SPIM1_CLK,SPIS1_CLK,MIDIO1_MDI0,I2C2_EMAC1_SDA,NAND_ADQ4,US80_DATA4,SDMMC_DATA6		HPS_IOA_9		AF1				
HPS		HPS_IOA_10		GPIO0_I09,SPIM1_MOSI,SPIS1_MOSI,MIDIO1_MDC,I2C2_EMAC1_SCL,NAND_ADQ5,US80_DATA5,SDMMC_DATA7		HPS_IOA_10		AB3				
HPS		HPS_IOA_11		GPIO0_I010,SPIM1_MISO,SPIS1_S50_N,MIDIO2_MDI0,I2C2_EMAC0_SDA,NAND_ADQ6,US80_DATA6		HPS_IOA_11		AF3				
HPS		HPS_IOA_12		GPIO0_I011,SPIM1_S50_N,SPI51_MISO,MIDIO2_MDC,I2C2_EMAC0_SCL,NAND_ADQ7,US80_DATA7		HPS_IOA_12		AA2				

WARNING: Refer to Appendix for potential changes in the final pin-out.

HPS		HPS_IOA_13	GPIO0_I012.NAND_ALE_USB1_CLK.EMAC0_TX_CLK		HPS_IOA_13				AC4
HPS		HPS_IOA_14	GPIO0_I013.NAND_RB_USB1_STP.EMAC0_TX_CTL		HPS_IOA_14				V1
HPS		HPS_IOA_15	GPIO0_I014.NAND_CE_N_USB1_DIR.EMAC0_RX_CLK		HPS_IOA_15				AA4
HPS		HPS_IOA_16	GPIO0_I015.USB1_DATA0.EMAC0_RX_CTL		HPS_IOA_16				T1
HPS		HPS_IOA_17	GPIO0_I016.NAND_ADQ8.USB1_DATA1.EMAC0_TXD0		HPS_IOA_17				AD5
HPS		HPS_IOA_18	GPIO0_I017.NAND_ADQ9.USB1_NXT.EMAC0_TXD1		HPS_IOA_18				P1
HPS		HPS_IOA_19	GPIO0_I018.NAND_ADQ10.USB1_DATA2.EMAC0_RXD0		HPS_IOA_19				AF7
HPS		HPS_IOA_20	GPIO0_I019.SPIM1_S1_N.NAND_ADD011.USB1_DATA3.EMAC0_RXD1		HPS_IOA_20				M1
HPS		HPS_IOA_21	GPIO0_I020.SPIM1_CLK.SPI50_CLK.UART0_CTS_N_I2C1_SDA.NAND_ADD012.USB1_DATA4.EMAC0_TXD2		HPS_IOA_21				AF9
HPS		HPS_IOA_22	GPIO0_I021.SPIM1_MOSI.SPI50_MOSI.UART0_RTS_N_I2C1_SCL.NAND_ADD013.USB1_DATA5.EMAC0_TXD3		HPS_IOA_22				W2
HPS		HPS_IOA_23	GPIO0_I022.SPIM1_MISO.SPI50_S0_N.UART0_TX_I2C0_SDA.NAND_ADD014.USB1_DATA6.EMAC0_RXD2		HPS_IOA_23				AB5
HPS		HPS_IOA_24	GPIO0_I023.SPIM1_S0_N.SPI50_MISO.UART0_RX_I2C0_SCL.NAND_ADD015.USB1_DATA7.EMAC0_RXD3		HPS_IOA_24				U2
HPS		HPS_IOB_1	GPIO1_I00.SPIM1_CLK.UART0_CTS_N.NAND_ADD00.EMAC1_TX_CLK		HPS_IOB_1				AC6
HPS		HPS_IOB_2	GPIO1_I01.SPIM1_MOSI.UART0_RTS_N.NAND_ADD01.EMAC1_TX_CTL		HPS_IOB_2				H1
HPS		HPS_IOB_3	GPIO1_I02.SPIM1_MISO.UART0_TX_I2C0_SDA.NAND_WE_N.EMAC1_RX_CLK		HPS_IOB_3				AA6
HPS		HPS_IOB_4	GPIO1_I03.SPIM1_S0_N.UART0_RX_I2C0_SCL.NAND_RE_N.EMAC1_RX_CTL		HPS_IOB_4				F1
HPS		HPS_IOB_5	GPIO1_I04.SPIM1_S1_N.SPI51_CLK.UART1_CTS_N.NAND_WP_N.EMAC1_TXD0		HPS_IOB_5				AD7
HPS		HPS_IOB_6	GPIO1_I05.SPI51_MOSI.UART1_RTS_N.NAND_ADD02.EMAC1_TXD1		HPS_IOB_6				N2
HPS		HPS_IOB_7	GPIO1_I06.SPI51_S0_N.UART1_TX_I2C1_SDA.NAND_ADD03.EMAC1_RXD0		HPS_IOB_7				AB7
HPS		HPS_IOB_8	GPIO1_I07.SPI51_MISO.UART1_RX_I2C1_SCL.NAND_CLE.EMAC1_RXD1		HPS_IOB_8				L2
HPS		HPS_IOB_9	GPIO1_I08.JTAG_TCK.SPI50_CLK.MDIO2_MDIO_I2C.EMAC2_SDA.NAND_ADD04.EMAC1_TXD2		HPS_IOB_9				AC8
HPS		HPS_IOB_10	GPIO1_I09.JTAG_TMS.SPI50_MOSI.MDIO2_MDC_I2C.EMAC2_SCL.NAND_ADD05.EMAC1_TXD3		HPS_IOB_10				J2
HPS		HPS_IOB_11	GPIO1_I010.JTAG_TDO.SPI50_S0_N.MDIO0_MDIO_I2C.EMAC0_SDA.NAND_ADD06.EMAC1_RXD2		HPS_IOB_11				AA8
HPS		HPS_IOB_12	GPIO1_I011.JTAG_TDI.SPI50_MISO.MDIO0_MDC_I2C.EMAC0_SCL.NAND_ADD07.EMAC1_RXD3		HPS_IOB_12				G2
HPS		HPS_IOB_13	GPIO1_I012.I2C1_SDA.NAND_ALE.SDMMC_DATA0.EMAC2_TX_CLK		HPS_IOB_13				AD9
HPS		HPS_IOB_14	GPIO1_I013.I2C1_SCL.NAND_RB.SDMMC_CMD.EMAC2_TX_CTL		HPS_IOB_14				V3
HPS		HPS_IOB_15	GPIO1_I014.UART1_TX.NAND_CE_N.SDMMC_C0K.EMAC2_RX_CLK		HPS_IOB_15				AB9
HPS		HPS_IOB_16	GPIO1_I015.UART1_RX.SDMMC_DATA1.EMAC2_RX_CTL		HPS_IOB_16				T3
HPS		HPS_IOB_17	GPIO1_I016.UART1_CTS_N.NAND_ADQ8.SDMMC_DATA2.EMAC2_TXD0		HPS_IOB_17				AC10
HPS		HPS_IOB_18	GPIO1_I017.SPIM0_S1_N.UART1_RTS_N.NAND_ADD09.SDMMC_DATA3.EMAC2_TXD1		HPS_IOB_18				P3
HPS		HPS_IOB_19	GPIO1_I018.SPIM0_MISO.MDIO1_MDIO_I2C.EMAC1_SDA.NAND_ADD010.SDMMC_DATA4.EMAC2_RXD0		HPS_IOB_19				AD11
HPS		HPS_IOB_20	GPIO1_I019.SPIM0_S0_N.MDIO1_MDC_I2C.EMAC1_SCL.NAND_ADD011.SDMMC_DATA5.EMAC2_RXD1		HPS_IOB_20				M2
HPS		HPS_IOB_21	GPIO1_I020.SPIM0_CLK.SPI51_CLK.I2C.EMAC2_SDA.NAND_ADD012.SDMMC_DATA6.EMAC2_TXD2		HPS_IOB_21				AC12
HPS		HPS_IOB_22	GPIO1_I021.SPIM0_MOSI.SPI51_MOSI.I2C.EMAC2_SCL.NAND_ADD013.SDMMC_DATA7.EMAC2_TXD3		HPS_IOB_22				H3
HPS		HPS_IOB_23	GPIO1_I022.SPIM0_MISO.SPI51_S0_N.MDIO0_MDIO_I2C.EMAC0_SDA.NAND_ADD014.EMAC2_RXD2		HPS_IOB_23				AD13
HPS		HPS_IOB_24	GPIO1_I023.SPIM0_S0_N.SPI51_MISO.MDIO0_MDC_I2C.EMAC0_SCL.NAND_ADD015.EMAC2_RXD3		HPS_IOB_24				F3
9A		GXER9A_TX_CH0p							AK1
9A		GXER9A_TX_CH1p							AL4
9A		GXER9A_TX_CH2p							AP1
9A		GXER9A_TX_CH3p							AR4
9A		GXER9A_TX_CH8p							AV1
9A		GXER9A_TX_CH9p							AW4
9A		GXER9A_TX_CH10p							BB1
9A		GXER9A_TX_CH11p							BC4
9A		GXER9A_TX_CH12p							BF1
9A		GXER9A_TX_CH13p							BG4
9A		GXER9A_TX_CH14p							BK1
9A		GXER9A_TX_CH15p							BL4
9A		GXER9A_TX_CH20p							BP1
9A		GXER9A_TX_CH21p							BR4
9A		GXER9A_TX_CH22p							BV1
9A		GXER9A_TX_CH23p							BW4
9A		GXER9A_TX_CH0n							AJ2
9A		GXER9A_TX_CH1n							AM5
9A		GXER9A_TX_CH2n							AN2
9A		GXER9A_TX_CH3n							AT5
9A		GXER9A_TX_CH8n							AJ2
9A		GXER9A_TX_CH9n							AY5
9A		GXER9A_TX_CH10n							BA2
9A		GXER9A_TX_CH11n							BD5
9A		GXER9A_TX_CH12n							BE2
9A		GXER9A_TX_CH13n							BH5
9A		GXER9A_TX_CH14n							BJ2
9A		GXER9A_TX_CH15n							BM5
9A		GXER9A_TX_CH20n							BN2
9A		GXER9A_TX_CH21n							BT5
9A		GXER9A_TX_CH22n							BU2
9A		GXER9A_TX_CH23n							BY5
9A		GXER9A_RX_CH0p							AK7
9A		GXER9A_RX_CH1p							AL10
9A		GXER9A_RX_CH2p							AP7
9A		GXER9A_RX_CH3p							AR10
9A		GXER9A_RX_CH8p							AV7
9A		GXER9A_RX_CH9p							AW10
9A		GXER9A_RX_CH10p							BB7
9A		GXER9A_RX_CH11p							BC10
9A		GXER9A_RX_CH12p							BF7
9A		GXER9A_RX_CH13p							BG10
9A		GXER9A_RX_CH14p							BK7
9A		GXER9A_RX_CH15p							BL10
9A		GXER9A_RX_CH20p							BP7
9A		GXER9A_RX_CH21p							BR10
9A		GXER9A_RX_CH22p							BV7
9A		GXER9A_RX_CH23p							BW10
9A		GXER9A_RX_CH0n							AJ8
9A		GXER9A_RX_CH1n							AM11
9A		GXER9A_RX_CH2n							AN8
9A		GXER9A_RX_CH3n							AT11
9A		GXER9A_RX_CH8n							AU8
9A		GXER9A_RX_CH9n							AV11

WARNING: Refer to Appendix for potential changes in the final pin-out.

9A			GXER9A_RX_CH10n							BA8			
9A			GXER9A_RX_CH11n							BD11			
9A			GXER9A_RX_CH12n							BE8			
9A			GXER9A_RX_CH13n							BH11			
9A			GXER9A_RX_CH14n							BJ8			
9A			GXER9A_RX_CH15n							BM11			
9A			GXER9A_RX_CH20n							BN8			
9A			GXER9A_RX_CH21n							BT11			
9A			GXER9A_RX_CH22n							BU8			
9A			GXER9A_RX_CH23n							BY11			
9A			REFCLK_GXER9A_CH0p							AT13			
9A			REFCLK_GXER9A_CH0n							AP13			
9A			REFCLK_GXER9A_CH1p							AR14			
9A			REFCLK_GXER9A_CH1n							AN14			
9A			REFCLK_GXER9A_CH2p							AJ12			
9A			REFCLK_GXER9A_CH2n							AH11			
9A			REFCLK_GXER9A_CH3p							AK13			
9A			REFCLK_GXER9A_CH3n							AH13			
9A			REFCLK_GXER9A_CH4p							AJ14			
9A			REFCLK_GXER9A_CH4n							AL14			
9A			REFCLK_GXER9A_CH5p							AR16			
9A			REFCLK_GXER9A_CH5n							AN16			
9A			REFCLK_GXER9A_CH6p							AJ16			
9A			REFCLK_GXER9A_CH6n							AL16			
9A			REFCLK_GXER9A_CH7p							AH15			
9A			REFCLK_GXER9A_CH7n							AK15			
9A			REFCLK_GXER9A_CH8p							AH17			
9A			REFCLK_GXER9A_CH8n							AK17			
10A			GXPL10A_TX_CH0p							BP55			
10A			GXPL10A_TX_CH1p							BN52			
10A			GXPL10A_TX_CH2p							BK55			
10A			GXPL10A_TX_CH3p							BS2			
10A			GXPL10A_TX_CH4p							BF55			
10A			GXPL10A_TX_CH5p							BE52			
10A			GXPL10A_TX_CH6p							BB55			
10A			GXPL10A_TX_CH7p							BA52			
10A			GXPL10A_TX_CH8p							AV55			
10A			GXPL10A_TX_CH9p							AU52			
10A			GXPL10A_TX_CH10p							AP55			
10A			GXPL10A_TX_CH11p							AN52			
10A			GXPL10A_TX_CH12p							AK55			
10A			GXPL10A_TX_CH13p							AT52			
10A			GXPL10A_TX_CH14p							AF55			
10A			GXPL10A_TX_CH15p							AE52			
10A			GXPL10A_TX_CH0n							BR56			
10A			GXPL10A_TX_CH1n							BM53			
10A			GXPL10A_TX_CH2n							BL56			
10A			GXPL10A_TX_CH3n							BH53			
10A			GXPL10A_TX_CH4n							BS56			
10A			GXPL10A_TX_CH5n							BD53			
10A			GXPL10A_TX_CH6n							BC56			
10A			GXPL10A_TX_CH7n							AV53			
10A			GXPL10A_TX_CH8n							AW56			
10A			GXPL10A_TX_CH9n							AT53			
10A			GXPL10A_TX_CH10n							AR56			
10A			GXPL10A_TX_CH11n							AM53			
10A			GXPL10A_TX_CH12n							AL56			
10A			GXPL10A_TX_CH13n							AH53			
10A			GXPL10A_TX_CH14n							AG56			
10A			GXPL10A_TX_CH15n							AD53			
10A			GXPL10A_RX_CH0p							BP61			
10A			GXPL10A_RX_CH1p							BN58			
10A			GXPL10A_RX_CH2p							BK61			
10A			GXPL10A_RX_CH3p							BJ58			
10A			GXPL10A_RX_CH4p							BF61			
10A			GXPL10A_RX_CH5p							BE58			
10A			GXPL10A_RX_CH6p							BR61			
10A			GXPL10A_RX_CH7p							BA58			
10A			GXPL10A_RX_CH8p							AV61			
10A			GXPL10A_RX_CH9p							AU58			
10A			GXPL10A_RX_CH10p							AP61			
10A			GXPL10A_RX_CH11p							AN58			
10A			GXPL10A_RX_CH12p							AK61			
10A			GXPL10A_RX_CH13p							AF58			
10A			GXPL10A_RX_CH14p							AE61			
10A			GXPL10A_RX_CH15p							AE58			
10A			GXPL10A_RX_CH0n							BR62			
10A			GXPL10A_RX_CH1n							BM59			
10A			GXPL10A_RX_CH2n							BL62			
10A			GXPL10A_RX_CH3n							BH59			
10A			GXPL10A_RX_CH4n							BS62			
10A			GXPL10A_RX_CH5n							BD59			
10A			GXPL10A_RX_CH6n							BC62			
10A			GXPL10A_RX_CH7n							AV59			
10A			GXPL10A_RX_CH8n							AW62			
10A			GXPL10A_RX_CH9n							AT59			
10A			GXPL10A_RX_CH10n							AR62			
10A			GXPL10A_RX_CH11n							AM59			
10A			GXPL10A_RX_CH12n							AL62			
10A			GXPL10A_RX_CH13n							AH59			

WARNING: Refer to Appendix for potential changes in the final pin-out.

									E26				
									E24				
									E22				
									E20				
									E2				
									E18				
									E16				
									E14				
									E12				
									E10				
									DC60				
									DC58				
									DC44				
									DC4				
									DC30				
									DC2				
									DC16				
									D89				
									D861				
									D859				
									D851				
									D837				
									D83				
									D823				
									D81				
									DA62				
									DA60				
									DA58				
									DA44				
									DA30				
									DA2				
									DA16				
									DG1				
									DS3				
									D39				
									D3				
									D25				
									D11				
									D1				
									CY9				
									CY61				
									CY51				
									CY37				
									CY23				
									CY1				
									CW8				
									CW62				
									CW60				
									CW6				
									CW58				
									CW56				
									CW54				
									CW52				
									CW50				
									CW48				
									CW46				
									CW44				
									CW42				
									CW40				
									CW4				
									CW38				
									CW36				
									CW34				
									CW32				
									CW30				
									CW28				
									CW26				
									CW24				
									CW22				
									CW20				
									CW2				
									CW18				
									CW16				
									CW14				
									CW12				
									CW10				
									CV9				
									CV51				
									CV37				
									CV23				
									CU58				
									CU44				
									CU30				
									CU2				
									CU16				
									CT9				
									CT51				
									CT37				
									CT23				
									CR58				

WARNING: Refer to Appendix for potential changes in the final pin-out.

GND									CR44				
GND									CR30				
GND									CR2				
GND									CR16				
GND									CP9				
GND									CP7				
GND									CP61				
GND									CP59				
GND									CP57				
GND									CP55				
GND									CP53				
GND									CP51				
GND									CP5				
GND									CP49				
GND									CP47				
GND									CP45				
GND									CP43				
GND									CP41				
GND									CP39				
GND									CP37				
GND									CP35				
GND									CP33				
GND									CP31				
GND									CP3				
GND									CP29				
GND									CP27				
GND									CP25				
GND									CP23				
GND									CP21				
GND									CP19				
GND									CP17				
GND									CP15				
GND									CP13				
GND									CP11				
GND									CP1				
GND									CN58				
GND									CN44				
GND									CN30				
GND									CN2				
GND									CN16				
GND									CN9				
GND									CM51				
GND									CM37				
GND									CM23				
GND									CL58				
GND									CL44				
GND									CL30				
GND									CL2				
GND									CL16				
GND									CK0				
GND									CK51				
GND									CK37				
GND									CK23				
GND									CJ8				
GND									CJ62				
GND									CJ50				
GND									CJ6				
GND									CJ58				
GND									CJ56				
GND									CJ54				
GND									CJ52				
GND									CJ50				
GND									CJ48				
GND									CJ46				
GND									CJ44				
GND									CJ42				
GND									CJ40				
GND									CJ4				
GND									CJ38				
GND									CJ36				
GND									CJ34				
GND									CJ32				
GND									CJ30				
GND									CJ28				
GND									CJ26				
GND									CJ24				
GND									CJ22				
GND									CJ20				
GND									CJ2				
GND									CJ18				
GND									CJ16				
GND									CJ14				
GND									CJ12				
GND									CH10				
GND									CH9				
GND									CH51				
GND									CH37				
GND									CH23				
GND									CG58				
GND									CG44				

WARNING: Refer to Appendix for potential changes in the final pin-out.

			GND							CG30					
			GND							CG2					
			GND							CG16					
			GND							CF9					
			GND							CF51					
			GND							CF37					
			GND							CF23					
			GND							CE58					
			GND							CE44					
			GND							CE30					
			GND							CE2					
			GND							CE16					
			GND							CD9					
			GND							CD7					
			GND							CD61					
			GND							CD59					
			GND							CD57					
			GND							CD55					
			GND							CD53					
			GND							CD51					
			GND							CD5					
			GND							CD49					
			GND							CD47					
			GND							CD45					
			GND							CD43					
			GND							CD41					
			GND							CD39					
			GND							CD37					
			GND							CD35					
			GND							CD33					
			GND							CD31					
			GND							CD3					
			GND							CD29					
			GND							CD27					
			GND							CD25					
			GND							CD23					
			GND							CD21					
			GND							CD19					
			GND							CD17					
			GND							CD15					
			GND							CD13					
			GND							CD11					
			GND							CD1					
			GND							CC6					
			GND							CC54					
			GND							CC46					
			GND							CC44					
			GND							CC42					
			GND							CC40					
			GND							CC4					
			GND							CC12					
			GND							CC10					
			GND							CB9					
			GND							CB55					
			GND							CB5					
			GND							CB3					
			GND							CB23					
			GND							CB11					
			GND							CA8					
			GND							CA6					
			GND							CA46					
			GND							CA44					
			GND							CA42					
			GND							CA40					
			GND							CA4					
			GND							CA38					
			GND							CA36					
			GND							CA34					
			GND							CA32					
			GND							CA30					
			GND							CA28					
			GND							CA26					
			GND							CA24					
			GND							CA22					
			GND							CA20					
			GND							CA2					
			GND							CA12					
			GND							CA10					
			GND							C62					
			GND							C60					
			GND							C46					
			GND							C4					
			GND							C32					
			GND							C2					
			GND							C18					
			GND							BY9					
			GND							BY7					
			GND							BY51					
			GND							BY3					
			GND							BY23					

WARNING: Refer to Appendix for potential changes in the final pin-out.

			GND							AU40				
			GND							AU4				
			GND							AU38				
			GND							AU26				
			GND							AU24				
			GND							AU22				
			GND							AU18				
			GND							AU16				
			GND							AU14				
			GND							AU12				
			GND							AU10				
			GND							AT9				
			GND							AT7				
			GND							AT61				
			GND							AT57				
			GND							AT55				
			GND							AT51				
			GND							AT47				
			GND							AT45				
			GND							AT43				
			GND							AT3				
			GND							AT15				
			GND							AT1				
			GND							AR8				
			GND							AR60				
			GND							AR6				
			GND							AR58				
			GND							AR54				
			GND							AR52				
			GND							AR50				
			GND							AR46				
			GND							AR42				
			GND							AR40				
			GND							AR38				
			GND							AR26				
			GND							AR24				
			GND							AR22				
			GND							AR2				
			GND							AR12				
			GND							AP9				
			GND							AP59				
			GND							AP57				
			GND							AP53				
			GND							AP51				
			GND							AP5				
			GND							AP47				
			GND							AP45				
			GND							AP43				
			GND							AP3				
			GND							AP19				
			GND							AP15				
			GND							AP11				
			GND							ANG2				
			GND							ANG0				
			GND							ANG				
			GND							ANS6				
			GND							ANS4				
			GND							ANS0				
			GND							AN44				
			GND							AN42				
			GND							AN40				
			GND							AN4				
			GND							AN38				
			GND							AN36				
			GND							AN34				
			GND							AN32				
			GND							AN30				
			GND							AN28				
			GND							AN26				
			GND							AN24				
			GND							AN22				
			GND							AN12				
			GND							AN10				
			GND							AM9				
			GND							AM7				
			GND							AM61				
			GND							AM57				
			GND							AM55				
			GND							AM51				
			GND							AM47				
			GND							AM45				
			GND							AM43				
			GND							AM3				
			GND							AM17				
			GND							AM15				
			GND							AM13				
			GND							AM1				
			GND							AL8				
			GND							AL60				
			GND							AL6				

WARNING: Refer to Appendix for potential changes in the final pin-out.

			GND														AF47					
			GND														AF45					
			GND														AF39					
			GND														AF17					
			GND														AF15					
			GND														AF13					
			GND														AF11					
			GND														AE8					
			GND														AE62					
			GND														AE60					
			GND														AE6					
			GND														AE56					
			GND														AE54					
			GND														AE50					
			GND														AE46					
			GND														AE42					
			GND														AE40					
			GND														AE4					
			GND														AE38					
			GND														AE36					
			GND														AE34					
			GND														AE32					
			GND														AE30					
			GND														AE28					
			GND														AE26					
			GND														AE24					
			GND														AE22					
			GND														AE20					
			GND														AE2					
			GND														AE18					
			GND														AE16					
			GND														AE14					
			GND														AE12					
			GND														AE10					
			GND														AD61					
			GND														AD57					
			GND														AD55					
			GND														AD51					
			GND														AD47					
			GND														AD41					
			GND														AC60					
			GND														AC58					
			GND														AC54					
			GND														AC52					
			GND														AC50					
			GND														AC48					
			GND														AC40					
			GND														AC38					
			GND														AC36					
			GND														AC34					
			GND														AC32					
			GND														AC30					
			GND														AC28					
			GND														AC26					
			GND														AC24					
			GND														AC20					
			GND														AB59					
			GND														AB57					
			GND														AB53					
			GND														AB51					
			GND														AB49					
			GND														AB41					
			GND														AB21					
			GND														AA60					
			GND														AA58					
			GND														AA54					
			GND														AA50					
			GND														AA40					
			GND														A60					
			GND														A58					
			GND														A46					
			GND														A4					
			GND														A32					
			GND														A2					
			GND														A18					
			GNDSENSE														BA26					
			VCC														BV23					
			VCC														BV21					
			VCC														BT23					
			VCC														BT21					
			VCC														BP41					
			VCC														BP39					
			VCC														BP37					
			VCC														BP35					
			VCC														BP33					
			VCC														BP31					
			VCC														BP29					
			VCC														BP27					
			VCC														BP25					
			VCC														BP23					

WARNING: Refer to Appendix for potential changes in the final pin-out.

		VCCPT							BR32
		VCCPT							BR30
		VCCPT							AJ36
		VCCPT							AJ34
		VCCPT							AJ32
		VCCPT							AJ30
		DNU							BY55
		DNU							CF61
		DNU							CH61
		DNU							CB53
		DNU							BY53
		DNU							AH19
		DNU							AJ20
		DNU							CB61
		DNU							AD45
		DNU							BW18
		DNU							AD19
		DNU							BY61
		DNU							AE44
		DNU							BY19
		DNU							AF19
		DNU							AM19
		DNU							AT19
		DNU							AP17
		DNU							AT17
		DNU							AJ46
		DNU							BNS0
		DNU							BK49
		DNU							BM49
		DNU							BL48
		DNU							BL44
		DNU							BL44
		DNU							BT49
		DNU							BV49
		DNU							BV51
		DNU							BUS0
		DNU							BT51
		DNU							BL46
		DNU							BR50
		DNU							BN46
		DNU							BV53
		DNU							RP47
		DNU							BN44
		DNU							BUS2
		DNU							BV55
		DNU							BT53
		DNU							BM47
		DNU							BV45
		DNU							BM45
		DNU							BT45
		DNU							BL46
		DNU							BL48
		DNU							BV47
		DNU							BT47
		DNU							BL50
		TEMPDIODEAn							CAS2
		TEMPDIODEAp							CC52
		TEMPDIODECn							AH43
		TEMPDIODECp							AF43
		TEMPDIODE1n							AG46
		TEMPDIODE1p							AH45
		TEMPDIODE4n							AR20
		TEMPDIODE4p							AN18
		VCCBAT							CC48
		VCCBAT							CA48
		VCCA_PLL							CC34
		VCCA_PLL							CC32
		VCCA_PLL							CC30
		VCCA_PLL							CC28
		VCCA_PLL							AA34
		VCCA_PLL							AA32
		VCCA_PLL							AA30
		VCCA_PLL							AA28
		VCCIO_HPS							AH21
		VCCIO_HPS							AF21
		VCCIO_HPS							AD21
		VCCIO_PIO_2A							CB39
		VCCIO_PIO_2A							CB37
		VCCIO_PIO_2A							BY39
		VCCIO_PIO_2A							BY37
		VCCIO_PIO_2B							CB35
		VCCIO_PIO_2B							CB33
		VCCIO_PIO_2B							BY35
		VCCIO_PIO_2B							BY33
		VCCIO_PIO_2C							CB31
		VCCIO_PIO_2C							CB29
		VCCIO_PIO_2C							BY31
		VCCIO_PIO_2C							BY29
		VCCIO_PIO_2D							CB27
		VCCIO_PIO_2D							CB25

WARNING: Refer to Appendix for potential changes in the final pin-out.

		VCCIO_PIO_2D								BY27									
		VCCIO_PIO_2D								BY25									
		VCCIO_PIO_3A								AD39									
		VCCIO_PIO_3A								AD37									
		VCCIO_PIO_3A								AB39									
		VCCIO_PIO_3A								AB37									
		VCCIO_PIO_3B								AD35									
		VCCIO_PIO_3B								AD33									
		VCCIO_PIO_3B								AB35									
		VCCIO_PIO_3B								AB33									
		VCCIO_PIO_3C								AD31									
		VCCIO_PIO_3C								AD29									
		VCCIO_PIO_3C								AB31									
		VCCIO_PIO_3C								AB29									
		VCCIO_PIO_3D								AD27									
		VCCIO_PIO_3D								AD25									
		VCCIO_PIO_3D								AB27									
		VCCIO_PIO_3D								AB25									
		VCCIO_PIO_SDM								BV43									
		VCCIO_SDM								CB41									
		VCCIO_SDM								BY41									
2A		VREFB2AN0	VREFB2AN0							CC38									
2B		VREFB2BN0	VREFB2BN0							CC36									
2C		VREFB2CN0	VREFB2CN0							CC36									
2D		VREFB2DN0	VREFB2DN0							CC24									
3A		VREFB3AN0	VREFB3AN0							AA38									
3B		VREFB3BN0	VREFB3BN0							AA36									
3C		VREFB3CN0	VREFB3CN0							AA26									
3D		VREFB3DN0	VREFB3DN0							AA24									
		VREFM_ADC								CA62									
		VREFP_ADC								CC62									
		NC								WS2									
		NC								VS1									
		NC								US2									
		NC								TG1									
		NC								PG1									
		NC								NG2									
		NC								M61									
		NC								L62									
		NC								IS1									
		NC								GS2									
		NC								CM61									
		NC								CM1									
		NC								CK61									
		NC								CK1									
		NC								CH1									
		NC								CF1									
		NC								CC8									
		NC								CC50									
		NC								CC22									
		NC								CC20									
		NC								CC2									
		NC								CC18									
		NC								CC16									
		NC								CC14									
		NC								CB7									
		NC								CB51									
		NC								CB21									
		NC								CB19									
		NC								CB17									
		NC								CB15									
		NC								CB13									
		NC								CB1									
		NC								CA56									
		NC								CA50									
		NC								CA18									
		NC								CA16									
		NC								CA14									
		NC								BY57									
		NC								BY21									
		NC								BY17									
		NC								BY15									
		NC								BV19									
		NC								BV17									
		NC								BV15									
		NC								BV13									
		NC								BU60									
		NC								BU16									
		NC								BU14									
		NC								BT59									
		NC								AD43									
		NC								AD17									
		NC								AD15									
		NC								AC62									
		NC								AC56									
		NC								AC46									
		NC								AC44									
		NC								AC42									
		NC								AC18									
		NC								AC16									

WARNING: Refer to Appendix for potential changes in the final pin-out.

	VCCH_SDM						BT43					
	VCCLSENSE						BB25					
	VCCL_HPS						AK23					
	VCCL_HPS						AH25					
	VCCL_HPS						AH23					
	VCCL_HPS						AF25					
	VCCL_HPS						AF23					
	VCCL_SDM						BV41					
	VCCL_SDM						BV39					
	VCCL_SDM						BT41					
	VCCL_SDM						BT39					
	VCCP						BV35					
	VCCP						BV33					
	VCCP						BV31					
	VCCP						BV29					
	VCCP						BV27					
	VCCP						BT35					
	VCCP						BT33					
	VCCP						BT31					
	VCCP						BT29					
	VCCP						BT27					
	VCCP						AH35					
	VCCP						AH33					
	VCCP						AH31					
	VCCP						AH29					
	VCCP						AH27					
	VCCP						AF35					
	VCCP						AF33					
	VCCP						AF31					
	VCCP						AF29					
	VCCP						AF27					
	VCCPLLDBG_HPS						AD23					
	VCCPLLDBG_HPS						AB23					
	VCCPLLDBG_SDM						CB45					
	VCCPLLDBG_SDM						BY45					
	VCCPLL_HPS						AC22					
	VCCPLL_HPS						AA22					
	VCCPLL_SDM						CB47					
	VCCPLL_SDM						BY47					
	VCC_HSSI_GXER1						BT19					
	VCC_HSSI_GXER1						BR20					
	VCC_HSSI_GXER1						RP19					
	VCC_HSSI_GXER1						BK19					
	VCC_HSSI_GXER1						BH19					
	VCC_HSSI_GXER1						BD19					
	VCC_HSSI_GXER1						BB19					
	VCC_HSSI_GXER1						AY19					
	VCC_HSSI_GXER1						AW20					
	VCC_HSSI_GXER1						AJ20					
	VCC_HSSI_GXPL1						BH43					
	VCC_HSSI_GXPL1						BE44					
	VCC_HSSI_GXPL1						BC44					
	VCC_HSSI_GXPL1						BA44					
	VCC_HSSI_GXPL1						AW44					
	VCC_HSSI_GXPL1						AU44					
	VCC_HSSI_GXPL1						AR44					
	U10_P_IO_RESREF_0						BH49					

WARNING: Refer to Appendix for potential changes in the final pin-out.

Removal Of SDMMC_CFG configuration pin functions

Bank Number	Pin Name/Function	Optional Function(s)	R24B
SDM	SDM_IO1	AVSTx8_DATA2,AS_DATA1, SDMMC_CFG_DATA1	CU60
SDM	SDM_IO5	AS_nCS00, SDMMC_CFG_CCLK ,MSEL0	CR60
SDM	SDM_IO3	AVSTx8_DATA3,AS_DATA2, SDMMC_CFG_DATA2	CK59
SDM	SDM_IO4	AVSTx8_DATA1,AS_DATA0, SDMMC_CFG_CMD	CN60
SDM	SDM_IO2	AVSTx8_DATA0,AS_CLK, SDMMC_CFG_DATA0	CT59
SDM	SDM_IO13	AVSTx8_DATA5, SDMMC_CFG_DATA5	CB59
SDM	SDM_IO6	AVSTx8_DATA4,AS_DATA3, SDMMC_CFG_DATA3	CM59
SDM	SDM_IO10	AVSTx8_DATA7, SDMMC_CFG_DATA7	CC58
SDM	SDM_IO8	AVSTx8_READY,AS_nCS03, SDMMC_CFG_DATA4	CL60
SDM	SDM_IO15	AVSTx8_DATA6, SDMMC_CFG_DATA6	CA58

Addition of AS_nRST pin function to SDM_IO15

Bank Number	Pin Name/Function	Optional Function(s)	R24B
SDM	SDM_IO15	AVSTx8_DATA6, SDMMC_CFG_DATA6 ,AS_nRST	CA58

Addition of PWRMGT_ALERT pin function to SDM_IO0, SDM_IO9 and SDM_IO12

Bank Number	Pin Name/Function	Optional Function(s)	R24B
SDM	SDM_IO0	PWRMGT_SCL, PWRMGT_ALERT	CF59
SDM	SDM_IO9	AS_nCS01,MSEL2, PWRMGT_ALERT	CV59
SDM	SDM_IO12	PWRMGT_SDA, PWRMGT_ALERT	CC56

Date	Version	Changes
April 2020	2020.04.27	Initial release.
April 2020	2020.04.30	Updated the I/O resource count tab.
July 2020	2020.07.22	Added Pin List R17A.
August 2020	2020.08.19	Changed pin BW54 from DNU to GND in Pin List R24A.
January 2021	2021.01.22	Removed support for Pin List R17A.
July 2021	2021.07.07	- Added Appendix. - Updated R24A package name to R24B package.

(1) For more information about pin definition and pin connection guidelines, refer to the [Intel® Agilex™ Device Family Pin Connection Guidelines](#)