

TYPE	BANK	R24B Package
Transceiver I/O	10A	68
LVDS I/O	2A	96
LVDS I/O	2B	96
LVDS I/O	2C	96
LVDS I/O	2D	96
LVDS I/O	3A	96
LVDS I/O	3B	96
HPS shared LVDS I/O	3C	96
HPS shared LVDS I/O	3D	96
Transceiver I/O	9A	82
SDM shared LVDS I/O	SDM	29

- i. Total LVDS channels per bank supporting SERDES Non-DPA and DPA mode is equivalent to (LVDS I/O per bank)/2, inclusive of clock pair. Please refer to Dedicated Tx/Rx Channel column in the pin-out table for the channel availability.
- ii. Total LVDS channels supporting SERDES Soft-CDR mode is 12 pairs per bank. Please refer to Soft CDR column in the pin out table for the channel availability.

WARNING: Refer to Appendix for potential changes in the final pin-out.

Bank Number	Index within I/O Bank	VREF	Pin Name/Function	Optional Function(s)	Configuration Function	Dedicated Tx/Rx Channel	Soft CDR Support	GT support	R24B	DQS for X4	DQS for X8/X9	DQS for X16/X18	DQS for X32/X36
SDM			TDO										
SDM			TMS										
SDM			TCK										
SDM			TDI										
SDM			OSC_CLK_1										
SDM			SDM_I00	PWRMGT_SCL									
SDM			SDM_I01	AVSTx8_DATA2,AS_DATA1,SDMMC_CFG_DATA1									
SDM			SDM_I05	AS_nCS00,SDMMC_CFG_CCLK,MSEL0									
SDM			SDM_I03	AVSTx8_DATA3,AS_DATA2,SDMMC_CFG_DATA2									
SDM			nCONFIG										
SDM			SDM_I04	AVSTx8_DATA1,AS_DATA0,SDMMC_CFG_CMD									
SDM			SDM_I02	AVSTx8_DATA0,AS_CLK,SDMMC_CFG_DATA0									
SDM			SDM_I07	AS_nCS02,MSEL1									
SDM			SDM_I011	AVSTx8_VALID,PWRMGT_SDA									
SDM			nSTATUS										
SDM			SDM_I016	PWRMGT_SDA									
SDM			SDM_I013	AVSTx8_DATA5,SDMMC_CFG_DATA5									
SDM			SDM_I09	AS_nCS01,MSEL2									
SDM			SDM_I06	AVSTx8_DATA4,AS_DATA3,SDMMC_CFG_DATA3									
SDM			SDM_I010	AVSTx8_DATA7,SDMMC_CFG_DATA7									
SDM			SDM_I08	AVSTx8_READY,AS_nCS03,SDMMC_CFG_DATA4									
SDM			SDM_I012	PWRMGT_SDA									
SDM			SDM_I015	AVSTx8_DATA6,SDMMC_CFG_DATA6									
SDM			SDM_I014	AVSTx8_CLK,PWRMGT_SCL									
SDM			RREF_SDM										
SDM			VSIGP_0										
SDM			VSIGN_0										
SDM			VSIGP_1										
SDM			VSIGN_1										
2D		95	VREFB2DNO	IO		DIFF_RX_2D1n	No		CT3	DQ0	DQ0	DQ0	DQ0
2D		94	VREFB2DNO	IO		DIFF_RX_2D1p	No		CV3	DQ0	DQ0	DQ0	DQ0
2D		93	VREFB2DNO	IO		DIFF_TX_2D1n	No		CR4	DQ0	DQ0	DQ0	DQ0
2D		92	VREFB2DNO	IO		DIFF_TX_2D1p	No		CU4	DQ0	DQ0	DQ0	DQ0
2D		91	VREFB2DNO	IO		DIFF_RX_2D2n	No		CT5	DQSn0	DQ0	DQ0	DQ0
2D		90	VREFB2DNO	IO		DIFF_RX_2D2p	No		CV5	DQSn0	DQ0	DQ0	DQ0
2D		89	VREFB2DNO	IO		DIFF_TX_2D2n	No		CR6	DQSn1	DQSn0/CQn0	DQ0	DQ0
2D		88	VREFB2DNO	IO		DIFF_TX_2D2p	No		CU6	DQSn1	DQSn0/CQ0	DQ0	DQ0
2D		87	VREFB2DNO	IO	CDR	DIFF_RX_2D3n	Yes		CT7	DQ1	DQ0	DQ0	DQ0
2D		86	VREFB2DNO	IO	CDR	DIFF_RX_2D3p	Yes		CV7	DQ1	DQ0	DQ0	DQ0
2D		85	VREFB2DNO	IO		DIFF_TX_2D3n	No		CR8	DQ1	DQ0	DQ0	DQ0
2D		84	VREFB2DNO	IO		DIFF_TX_2D3p	No		CU8	DQ1	DQ0	DQ0	DQ0
2D		83	VREFB2DNO	IO		DIFF_RX_2D4n	No		CT1	DQ2	DQ1	DQ0	DQ0
2D		82	VREFB2DNO	IO		DIFF_RX_2D4p	No		CV1	DQ2	DQ1	DQ0	DQ0
2D		81	VREFB2DNO	IO		DIFF_TX_2D4n	No		CY3	DQ2	DQ1	DQ0	DQ0
2D		80	VREFB2DNO	IO		DIFF_TX_2D4p	No		DA4	DQ2	DQ1	DQ0	DQ0
2D		79	VREFB2DNO	IO		DIFF_RX_2D5n	No		CY5	DQSn2	DQ1	DQ0	DQ0
2D		78	VREFB2DNO	IO		DIFF_RX_2D5p	No		DB5	DQSn2	DQ1	DQ0	DQ0
2D		77	VREFB2DNO	IO	PLL_2D_T_CLKOUT1n	DIFF_TX_2D5n	No		DA6	DQSn3	DQSn1/CQn1	DQSn0/CQn0	DQ0
2D		76	VREFB2DNO	IO	PLL_2D_T_CLKOUT1p,PLL_2D_T_CLKOUT1,PLL_2D_T_FB1	DIFF_TX_2D5p	No		DC6	DQSn3	DQSn1/CQ1	DQSn0/CQ0	DQ0
2D		75	VREFB2DNO	IO	CDR	DIFF_RX_2D6n	Yes		CY7	DQ3	DQ1	DQ0	DQ0
2D		74	VREFB2DNO	IO	RZQ_T_2D_CDR	DIFF_RX_2D6p	Yes		DB7	DQ3	DQ1	DQ0	DQ0
2D		73	VREFB2DNO	IO	CLK_T_2D_1n	DIFF_TX_2D6n	No		DA8	DQ3	DQ1	DQ0	DQ0
2D		72	VREFB2DNO	IO	CLK_T_2D_1p	DIFF_TX_2D6p	No		DC8	DQ3	DQ1	DQ0	DQ0
2D		71	VREFB2DNO	IO	CLK_T_2D_0n	DIFF_RX_2D7n	No		CR10	DQ4	DQ2	DQ1	DQ0
2D		70	VREFB2DNO	IO	CLK_T_2D_0p	DIFF_RX_2D7p	No		CU10	DQ4	DQ2	DQ1	DQ0
2D		69	VREFB2DNO	IO		DIFF_TX_2D7n	No		CT11	DQ4	DQ2	DQ1	DQ0
2D		68	VREFB2DNO	IO		DIFF_TX_2D7p	No		CV11	DQ4	DQ2	DQ1	DQ0
2D		67	VREFB2DNO	IO	PLL_2D_T_CLKOUT0n	DIFF_RX_2D8n	No		CR12	DQSn4	DQ2	DQ1	DQ0
2D		66	VREFB2DNO	IO	PLL_2D_T_CLKOUT0p,PLL_2D_T_CLKOUT0,PLL_2D_T_FB0	DIFF_RX_2D8p	No		CU12	DQSn4	DQ2	DQ1	DQ0
2D		65	VREFB2DNO	IO		DIFF_TX_2D8n	No		CT13	DQSn5	DQSn2/CQn2	DQ1	DQSn0/CQn0
2D		64	VREFB2DNO	IO		DIFF_TX_2D8p	No		CV13	DQSn5	DQSn2/CQ2	DQ1	DQSn0/CQ0
2D		63	VREFB2DNO	IO	CDR	DIFF_RX_2D9n	Yes		CR14	DQ5	DQ2	DQ1	DQ0
2D		62	VREFB2DNO	IO	CDR	DIFF_RX_2D9p	Yes		CU14	DQ5	DQ2	DQ1	DQ0
2D		61	VREFB2DNO	IO		DIFF_TX_2D9n	No		CT15	DQ5	DQ2	DQ1	DQ0
2D		60	VREFB2DNO	IO		DIFF_TX_2D9p	No		CV15	DQ5	DQ2	DQ1	DQ0
2D		59	VREFB2DNO	IO		DIFF_RX_2D10n	No		DA10	DQ6	DQ3	DQ1	DQ0
2D		58	VREFB2DNO	IO		DIFF_RX_2D10p	No		DC10	DQ6	DQ3	DQ1	DQ0
2D		57	VREFB2DNO	IO		DIFF_TX_2D10n	No		CY11	DQ6	DQ3	DQ1	DQ0
2D		56	VREFB2DNO	IO		DIFF_TX_2D10p	No		DB11	DQ6	DQ3	DQ1	DQ0
2D		55	VREFB2DNO	IO		DIFF_RX_2D11n	No		DA12	DQSn6	DQ3	DQ1	DQ0
2D		54	VREFB2DNO	IO		DIFF_RX_2D11p	No		DC12	DQSn6	DQ3	DQ1	DQ0
2D		53	VREFB2DNO	IO		DIFF_TX_2D11n	No		CY13	DQSn7	DQSn3/CQn3	DQSn1/CQn1	DQ0
2D		52	VREFB2DNO	IO		DIFF_TX_2D11p	No		DB13	DQSn7	DQSn3/CQ3	DQSn1/CQ1	DQ0



WARNING: Refer to Appendix for potential changes in the final pin-out.

2C		73	VREFB2CN0	IO	CLK_T_2C_1n		DIFF_TX_2C6n	No		DA22	DQ19	DQ9	DQ4	DQ2
2C		72	VREFB2CN0	IO	CLK_T_2C_1p		DIFF_TX_2C6p	No		DC22	DQ19	DQ9	DQ4	DQ2
2C		71	VREFB2CN0	IO	CLK_T_2C_0n		DIFF_RX_2C7n	No		CR24	DQ20	DQ10	DQ5	DQ2
2C		70	VREFB2CN0	IO	CLK_T_2C_0p		DIFF_RX_2C7p	No		CU24	DQ20	DQ10	DQ5	DQ2
2C		69	VREFB2CN0	IO			DIFF_TX_2C7n	No		CT25	DQ20	DQ10	DQ5	DQ2
2C		68	VREFB2CN0	IO			DIFF_TX_2C7p	No		CV25	DQ20	DQ10	DQ5	DQ2
2C		67	VREFB2CN0	IO	PLL_2C_T_CLKOUT0n		DIFF_RX_2C8n	No		CR26	DQSn20	DQ10	DQ5	DQ2
2C		66	VREFB2CN0	IO	PLL_2C_T_CLKOUT0p,PLL_2C_T_CLKOUT0,PLL_2C_T_FB0		DIFF_RX_2C8p	No		CU26	DQSn20	DQ10	DQ5	DQ2
2C		65	VREFB2CN0	IO			DIFF_TX_2C8n	No		CT27	DQSn21	DQSn10/CQn10	DQ5	DQSn2/CQn2
2C		64	VREFB2CN0	IO			DIFF_TX_2C8p	No		CV27	DQSn21	DQSn10/CQ10	DQ5	DQSn2/CQ2
2C		63	VREFB2CN0	IO	CDR		DIFF_RX_2C9n	Yes		CR28	DQ21	DQ10	DQ5	DQ2
2C		62	VREFB2CN0	IO	CDR		DIFF_RX_2C9p	Yes		CU28	DQ21	DQ10	DQ5	DQ2
2C		61	VREFB2CN0	IO			DIFF_TX_2C9n	No		CT29	DQ21	DQ10	DQ5	DQ2
2C		60	VREFB2CN0	IO			DIFF_TX_2C9p	No		CV29	DQ21	DQ10	DQ5	DQ2
2C		59	VREFB2CN0	IO			DIFF_RX_2C10n	No		DA24	DQ22	DQ11	DQ5	DQ2
2C		58	VREFB2CN0	IO			DIFF_RX_2C10p	No		DC24	DQ22	DQ11	DQ5	DQ2
2C		57	VREFB2CN0	IO			DIFF_TX_2C10n	No		CY25	DQ22	DQ11	DQ5	DQ2
2C		56	VREFB2CN0	IO			DIFF_TX_2C10p	No		DB25	DQ22	DQ11	DQ5	DQ2
2C		55	VREFB2CN0	IO			DIFF_RX_2C11n	No		DA26	DQSn22	DQ11	DQ5	DQ2
2C		54	VREFB2CN0	IO			DIFF_RX_2C11p	No		DC26	DQSn22	DQ11	DQ5	DQ2
2C		53	VREFB2CN0	IO			DIFF_TX_2C11n	No		CY27	DQSn23	DQSn11/CQn11	DQSn5/CQn5	DQ2
2C		52	VREFB2CN0	IO			DIFF_TX_2C11p	No		DB27	DQSn23	DQSn11/CQ11	DQSn5/CQ5	DQ2
2C		51	VREFB2CN0	IO	CDR		DIFF_RX_2C12n	Yes		DA28	DQ23	DQ11	DQ5	DQ2
2C		50	VREFB2CN0	IO	CDR		DIFF_RX_2C12p	Yes		DC28	DQ23	DQ11	DQ5	DQ2
2C		49	VREFB2CN0	IO			DIFF_TX_2C12n	No		CY29	DQ23	DQ11	DQ5	DQ2
2C		48	VREFB2CN0	IO			DIFF_TX_2C12p	No		DB29	DQ23	DQ11	DQ5	DQ2
2C		47	VREFB2CN0	IO	CDR		DIFF_RX_2C13n	Yes		CF17	DQ24	DQ12	DQ6	DQ3
2C		46	VREFB2CN0	IO	CDR		DIFF_RX_2C13p	Yes		CH17	DQ24	DQ12	DQ6	DQ3
2C		45	VREFB2CN0	IO			DIFF_TX_2C13n	No		CE18	DQ24	DQ12	DQ6	DQ3
2C		44	VREFB2CN0	IO			DIFF_TX_2C13p	No		CG18	DQ24	DQ12	DQ6	DQ3
2C		43	VREFB2CN0	IO			DIFF_RX_2C14n	No		CF19	DQSn24	DQ12	DQ6	DQ3
2C		42	VREFB2CN0	IO			DIFF_RX_2C14p	No		CH19	DQSn24	DQ12	DQ6	DQ3
2C		41	VREFB2CN0	IO			DIFF_TX_2C14n	No		CE20	DQSn25	DQSn12/CQn12	DQ6	DQ3
2C		40	VREFB2CN0	IO			DIFF_TX_2C14p	No		CG20	DQSn25	DQSn12/CQ12	DQ6	DQ3
2C		39	VREFB2CN0	IO	CDR		DIFF_RX_2C15n	Yes		CF21	DQ25	DQ12	DQ6	DQ3
2C		38	VREFB2CN0	IO	CDR		DIFF_RX_2C15p	Yes		CH21	DQ25	DQ12	DQ6	DQ3
2C		37	VREFB2CN0	IO			DIFF_TX_2C15n	No		CE22	DQ25	DQ12	DQ6	DQ3
2C		36	VREFB2CN0	IO			DIFF_TX_2C15p	No		CG22	DQ25	DQ12	DQ6	DQ3
2C		35	VREFB2CN0	IO	CDR		DIFF_RX_2C16n	Yes		CK17	DQ26	DQ13	DQ6	DQ3
2C		34	VREFB2CN0	IO	CDR		DIFF_RX_2C16p	Yes		CM17	DQ26	DQ13	DQ6	DQ3
2C		33	VREFB2CN0	IO			DIFF_TX_2C16n	No		CL18	DQ26	DQ13	DQ6	DQ3
2C		32	VREFB2CN0	IO			DIFF_TX_2C16p	No		CN18	DQ26	DQ13	DQ6	DQ3
2C		31	VREFB2CN0	IO			DIFF_RX_2C17n	No		CK19	DQSn26	DQ13	DQ6	DQ3
2C		30	VREFB2CN0	IO			DIFF_RX_2C17p	No		CM19	DQSn26	DQ13	DQ6	DQ3
2C		29	VREFB2CN0	IO	PLL_2C_B_CLKOUT1n		DIFF_TX_2C17n	No		CL20	DQSn27	DQSn13/CQn13	DQSn6/CQn6	DQ3
2C		28	VREFB2CN0	IO	PLL_2C_B_CLKOUT1p,PLL_2C_B_CLKOUT1,PLL_2C_B_FB1		DIFF_TX_2C17p	No		CN20	DQSn27	DQSn13/CQ13	DQSn6/CQ6	DQ3
2C		27	VREFB2CN0	IO	CDR		DIFF_RX_2C18n	Yes		CK21	DQ27	DQ13	DQ6	DQ3
2C		26	VREFB2CN0	IO	RZQ_B_2C_CDR		DIFF_RX_2C18p	Yes		CM21	DQ27	DQ13	DQ6	DQ3
2C		25	VREFB2CN0	IO	CLK_B_2C_1n		DIFF_TX_2C18n	No		CL22	DQ27	DQ13	DQ6	DQ3
2C		24	VREFB2CN0	IO	CLK_B_2C_1p		DIFF_TX_2C18p	No		CN22	DQ27	DQ13	DQ6	DQ3
2C		23	VREFB2CN0	IO	CLK_B_2C_0n,CDR		DIFF_RX_2C19n	Yes		CE24	DQ28	DQ14	DQ7	DQ3
2C		22	VREFB2CN0	IO	CLK_B_2C_0p,CDR		DIFF_RX_2C19p	Yes		CG24	DQ28	DQ14	DQ7	DQ3
2C		21	VREFB2CN0	IO			DIFF_TX_2C19n	No		CF25	DQ28	DQ14	DQ7	DQ3
2C		20	VREFB2CN0	IO			DIFF_TX_2C19p	No		CH25	DQ28	DQ14	DQ7	DQ3
2C		19	VREFB2CN0	IO	PLL_2C_B_CLKOUT0n		DIFF_RX_2C20n	No		CE26	DQSn28	DQ14	DQ7	DQ3
2C		18	VREFB2CN0	IO	PLL_2C_B_CLKOUT0p,PLL_2C_B_CLKOUT0,PLL_2C_B_FB0		DIFF_RX_2C20p	No		CG26	DQSn28	DQ14	DQ7	DQ3
2C		17	VREFB2CN0	IO			DIFF_TX_2C20n	No		CF27	DQSn29	DQSn14/CQn14	DQ7	DQSn3/CQn3
2C		16	VREFB2CN0	IO			DIFF_TX_2C20p	No		CH27	DQSn29	DQSn14/CQ14	DQ7	DQSn3/CQ3
2C		15	VREFB2CN0	IO	CDR		DIFF_RX_2C21n	Yes		CE28	DQ29	DQ14	DQ7	DQ3
2C		14	VREFB2CN0	IO	CDR		DIFF_RX_2C21p	Yes		CG28	DQ29	DQ14	DQ7	DQ3
2C		13	VREFB2CN0	IO			DIFF_TX_2C21n	No		CF29	DQ29	DQ14	DQ7	DQ3
2C		12	VREFB2CN0	IO			DIFF_TX_2C21p	No		CH29	DQ29	DQ14	DQ7	DQ3
2C		11	VREFB2CN0	IO	CDR		DIFF_RX_2C22n	Yes		CL24	DQ30	DQ15	DQ7	DQ3
2C		10	VREFB2CN0	IO	CDR		DIFF_RX_2C22p	Yes		CN24	DQ30	DQ15	DQ7	DQ3
2C		9	VREFB2CN0	IO			DIFF_TX_2C22n	No		CK25	DQ30	DQ15	DQ7	DQ3
2C		8	VREFB2CN0	IO			DIFF_TX_2C22p	No		CM25	DQ30	DQ15	DQ7	DQ3
2C		7	VREFB2CN0	IO			DIFF_RX_2C23n	No		CL26	DQSn30	DQ15	DQ7	DQ3
2C		6	VREFB2CN0	IO			DIFF_RX_2C23p	No		CN26	DQSn30	DQ15	DQ7	DQ3
2C		5	VREFB2CN0	IO			DIFF_TX_2C23n	No		CK27	DQSn31	DQSn15/CQn15	DQSn7/CQn7	DQ3
2C		4	VREFB2CN0	IO			DIFF_TX_2C23p	No		CM27	DQSn31	DQSn15/CQ15	DQSn7/CQ7	DQ3
2C		3	VREFB2CN0	IO	CDR		DIFF_RX_2C24n	Yes		CL28	DQ31	DQ15	DQ7	DQ3
2C		2	VREFB2CN0	IO	CDR		DIFF_RX_2C24p	Yes		CN28	DQ31	DQ15	DQ7	DQ3
2C		1	VREFB2CN0	IO			DIFF_TX_2C24n	No		CK29	DQ31	DQ15	DQ7	DQ3
2C		0	VREFB2CN0	IO			DIFF_TX_2C24p	No		CM29	DQ31	DQ15	DQ7	DQ3

WARNING: Refer to Appendix for potential changes in the final pin-out.

2B	95	VREFB2BNO	IO			DIFF_RX_2B1n	No		CT43	DQ32	DQ16	DQ8	DQ4
2B	94	VREFB2BNO	IO			DIFF_RX_2B1p	No		CV43	DQ32	DQ16	DQ8	DQ4
2B	93	VREFB2BNO	IO			DIFF_TX_2B1n	No		CR42	DQ32	DQ16	DQ8	DQ4
2B	92	VREFB2BNO	IO			DIFF_TX_2B1p	No		CU42	DQ32	DQ16	DQ8	DQ4
2B	91	VREFB2BNO	IO			DIFF_RX_2B2n	No		CT41	DQSn32	DQ16	DQ8	DQ4
2B	90	VREFB2BNO	IO			DIFF_RX_2B2p	No		CV41	DQ32	DQ16	DQ8	DQ4
2B	89	VREFB2BNO	IO			DIFF_TX_2B2n	No		CR40	DQSn33	DQSn16/CQn16	DQ8	DQ4
2B	88	VREFB2BNO	IO			DIFF_TX_2B2p	No		CU40	DQ33	DQSn16/CQ16	DQ8	DQ4
2B	87	VREFB2BNO	IO	CDR		DIFF_RX_2B3n	Yes		CT39	DQ33	DQ16	DQ8	DQ4
2B	86	VREFB2BNO	IO	CDR		DIFF_RX_2B3p	Yes		CV39	DQ33	DQ16	DQ8	DQ4
2B	85	VREFB2BNO	IO			DIFF_TX_2B3n	No		CR38	DQ33	DQ16	DQ8	DQ4
2B	84	VREFB2BNO	IO			DIFF_TX_2B3p	No		CU38	DQ33	DQ16	DQ8	DQ4
2B	83	VREFB2BNO	IO			DIFF_RX_2B4n	No		CY43	DQ34	DQ17	DQ8	DQ4
2B	82	VREFB2BNO	IO			DIFF_RX_2B4p	No		DB43	DQ34	DQ17	DQ8	DQ4
2B	81	VREFB2BNO	IO			DIFF_TX_2B4n	No		DA42	DQ34	DQ17	DQ8	DQ4
2B	80	VREFB2BNO	IO			DIFF_TX_2B4p	No		DC42	DQ34	DQ17	DQ8	DQ4
2B	79	VREFB2BNO	IO			DIFF_RX_2B5n	No		CY41	DQSn34	DQ17	DQ8	DQ4
2B	78	VREFB2BNO	IO			DIFF_RX_2B5p	No		DB41	DQ34	DQ17	DQ8	DQ4
2B	77	VREFB2BNO	IO	PLL_2B_T_CLKOUT1n		DIFF_TX_2B5n	No		DA40	DQSn35	DQSn17/CQn17	DQSn8/CQn8	DQ4
2B	76	VREFB2BNO	IO	PLL_2B_T_CLKOUT1p,PLL_2B_T_CLKOUT1,PLL_2B_T_FB1		DIFF_TX_2B5p	No		DC40	DQ35	DQSn17/CQ17	DQSn8/CQ8	DQ4
2B	75	VREFB2BNO	IO	CDR		DIFF_RX_2B6n	Yes		CY39	DQ35	DQ17	DQ8	DQ4
2B	74	VREFB2BNO	IO	RZQ_T_2B,CDR		DIFF_RX_2B6p	Yes		DB39	DQ35	DQ17	DQ8	DQ4
2B	73	VREFB2BNO	IO	CLK_T_2B_1n		DIFF_TX_2B6n	No		DA38	DQ35	DQ17	DQ8	DQ4
2B	72	VREFB2BNO	IO	CLK_T_2B_1p		DIFF_TX_2B6p	No		DC38	DQ35	DQ17	DQ8	DQ4
2B	71	VREFB2BNO	IO	CLK_T_2B_0n		DIFF_RX_2B7n	No		CR36	DQ36	DQ18	DQ9	DQ4
2B	70	VREFB2BNO	IO	CLK_T_2B_0p		DIFF_RX_2B7p	No		CU36	DQ36	DQ18	DQ9	DQ4
2B	69	VREFB2BNO	IO			DIFF_TX_2B7n	No		CT35	DQ36	DQ18	DQ9	DQ4
2B	68	VREFB2BNO	IO			DIFF_TX_2B7p	No		CV35	DQ36	DQ18	DQ9	DQ4
2B	67	VREFB2BNO	IO	PLL_2B_T_CLKOUT0n		DIFF_RX_2B8n	No		CR34	DQSn36	DQ18	DQ9	DQ4
2B	66	VREFB2BNO	IO	PLL_2B_T_CLKOUT0p,PLL_2B_T_CLKOUT0,PLL_2B_T_FB0		DIFF_RX_2B8p	No		CU34	DQ36	DQ18	DQ9	DQ4
2B	65	VREFB2BNO	IO			DIFF_TX_2B8n	No		CT33	DQSn37	DQSn18/CQn18	DQ9	DQSn4/CQn4
2B	64	VREFB2BNO	IO			DIFF_TX_2B8p	No		CV33	DQ37	DQSn18/CQ18	DQ9	DQSn4/CQ4
2B	63	VREFB2BNO	IO	CDR		DIFF_RX_2B9n	Yes		CR32	DQ37	DQ18	DQ9	DQ4
2B	62	VREFB2BNO	IO	CDR		DIFF_RX_2B9p	Yes		CU32	DQ37	DQ18	DQ9	DQ4
2B	61	VREFB2BNO	IO			DIFF_TX_2B9n	No		CT31	DQ37	DQ18	DQ9	DQ4
2B	60	VREFB2BNO	IO			DIFF_TX_2B9p	No		CV31	DQ37	DQ18	DQ9	DQ4
2B	59	VREFB2BNO	IO			DIFF_RX_2B10n	No		DA36	DQ38	DQ19	DQ9	DQ4
2B	58	VREFB2BNO	IO			DIFF_RX_2B10p	No		DC36	DQ38	DQ19	DQ9	DQ4
2B	57	VREFB2BNO	IO			DIFF_TX_2B10n	No		CY35	DQ38	DQ19	DQ9	DQ4
2B	56	VREFB2BNO	IO			DIFF_TX_2B10p	No		DB35	DQ38	DQ19	DQ9	DQ4
2B	55	VREFB2BNO	IO			DIFF_RX_2B11n	No		DA34	DQSn38	DQ19	DQ9	DQ4
2B	54	VREFB2BNO	IO			DIFF_RX_2B11p	No		DC34	DQ38	DQ19	DQ9	DQ4
2B	53	VREFB2BNO	IO			DIFF_TX_2B11n	No		CY33	DQSn39	DQSn19/CQn19	DQSn9/CQn9	DQ4
2B	52	VREFB2BNO	IO			DIFF_TX_2B11p	No		DB33	DQ39	DQSn19/CQ19	DQSn9/CQ9	DQ4
2B	51	VREFB2BNO	IO	CDR		DIFF_RX_2B12n	Yes		DA32	DQ39	DQ19	DQ9	DQ4
2B	50	VREFB2BNO	IO	CDR		DIFF_RX_2B12p	Yes		DC32	DQ39	DQ19	DQ9	DQ4
2B	49	VREFB2BNO	IO			DIFF_TX_2B12n	No		CY31	DQ39	DQ19	DQ9	DQ4
2B	48	VREFB2BNO	IO			DIFF_TX_2B12p	No		DB31	DQ39	DQ19	DQ9	DQ4
2B	47	VREFB2BNO	IO	CDR		DIFF_RX_2B13n	Yes		CF43	DQ40	DQ20	DQ10	DQ5
2B	46	VREFB2BNO	IO	CDR		DIFF_RX_2B13p	Yes		CH43	DQ40	DQ20	DQ10	DQ5
2B	45	VREFB2BNO	IO			DIFF_TX_2B13n	No		CE42	DQ40	DQ20	DQ10	DQ5
2B	44	VREFB2BNO	IO			DIFF_TX_2B13p	No		CG42	DQ40	DQ20	DQ10	DQ5
2B	43	VREFB2BNO	IO			DIFF_RX_2B14n	No		CF41	DQSn40	DQ20	DQ10	DQ5
2B	42	VREFB2BNO	IO			DIFF_RX_2B14p	No		CH41	DQSn40	DQ20	DQ10	DQ5
2B	41	VREFB2BNO	IO			DIFF_TX_2B14n	No		CE40	DQSn41	DQSn20/CQn20	DQ10	DQ5
2B	40	VREFB2BNO	IO			DIFF_TX_2B14p	No		CG40	DQSn41	DQSn20/CQ20	DQ10	DQ5
2B	39	VREFB2BNO	IO	CDR		DIFF_RX_2B15n	Yes		CF39	DQ41	DQ20	DQ10	DQ5
2B	38	VREFB2BNO	IO	CDR		DIFF_RX_2B15p	Yes		CH39	DQ41	DQ20	DQ10	DQ5
2B	37	VREFB2BNO	IO			DIFF_TX_2B15n	No		CE38	DQ41	DQ20	DQ10	DQ5
2B	36	VREFB2BNO	IO			DIFF_TX_2B15p	No		CG38	DQ41	DQ20	DQ10	DQ5
2B	35	VREFB2BNO	IO	CDR		DIFF_RX_2B16n	Yes		CK43	DQ42	DQ21	DQ10	DQ5
2B	34	VREFB2BNO	IO	CDR		DIFF_RX_2B16p	Yes		CM43	DQ42	DQ21	DQ10	DQ5
2B	33	VREFB2BNO	IO			DIFF_TX_2B16n	No		CL42	DQ42	DQ21	DQ10	DQ5
2B	32	VREFB2BNO	IO			DIFF_TX_2B16p	No		CN42	DQ42	DQ21	DQ10	DQ5
2B	31	VREFB2BNO	IO			DIFF_RX_2B17n	No		CK41	DQSn42	DQ21	DQ10	DQ5
2B	30	VREFB2BNO	IO			DIFF_RX_2B17p	No		CM41	DQSn42	DQ21	DQ10	DQ5
2B	29	VREFB2BNO	IO	PLL_2B_B_CLKOUT1n		DIFF_TX_2B17n	No		CL40	DQSn43	DQSn21/CQn21	DQSn10/CQn10	DQ5
2B	28	VREFB2BNO	IO	PLL_2B_B_CLKOUT1p,PLL_2B_B_CLKOUT1,PLL_2B_B_FB1		DIFF_TX_2B17p	No		CN40	DQSn43	DQSn21/CQ21	DQSn10/CQ10	DQ5
2B	27	VREFB2BNO	IO	CDR		DIFF_RX_2B18n	Yes		CK39	DQ43	DQ21	DQ10	DQ5
2B	26	VREFB2BNO	IO	RZQ_B_2B,CDR		DIFF_RX_2B18p	Yes		CM39	DQ43	DQ21	DQ10	DQ5
2B	25	VREFB2BNO	IO	CLK_B_2B_1n		DIFF_TX_2B18n	No		CL38	DQ43	DQ21	DQ10	DQ5
2B	24	VREFB2BNO	IO	CLK_B_2B_1p		DIFF_TX_2B18p	No		CN38	DQ43	DQ21	DQ10	DQ5
2B	23	VREFB2BNO	IO	CLK_B_2B_0n,CDR		DIFF_RX_2B19n	Yes		CE36	DQ44	DQ22	DQ11	DQ5
2B	22	VREFB2BNO	IO	CLK_B_2B_0p,CDR		DIFF_RX_2B19p	Yes		CG36	DQ44	DQ22	DQ11	DQ5



WARNING: Refer to Appendix for potential changes in the final pin-out.

2A		43	VREFB2ANO	IO				DIFF_RX_2A14n	No		CF55	DQSn56	DQ28	DQ14	DQ7
2A		42	VREFB2ANO	IO				DIFF_RX_2A14p	No		CH55	DO56	DQ28	DQ14	DQ7
2A		41	VREFB2ANO	IO				DIFF_TX_2A14n	No		CE54	DQSn57	DQSn28/CQn28	DQ14	DQ7
2A		40	VREFB2ANO	IO				DIFF_TX_2A14p	No		CG54	DO57	DQ528/CQ28	DQ14	DQ7
2A		39	VREFB2ANO	IO		CDR		DIFF_RX_2A15n	Yes		CF53	DO57	DQ28	DQ14	DQ7
2A		38	VREFB2ANO	IO		CDR		DIFF_RX_2A15p	Yes		CH53	DQ57	DQ28	DQ14	DQ7
2A		37	VREFB2ANO	IO				DIFF_TX_2A15n	No		CE52	DO57	DQ28	DQ14	DQ7
2A		36	VREFB2ANO	IO				DIFF_TX_2A15p	No		CG52	DO57	DQ28	DQ14	DQ7
2A		35	VREFB2ANO	IO		CDR		DIFF_RX_2A16n	Yes		CK57	DQ58	DQ29	DQ14	DQ7
2A		34	VREFB2ANO	IO		CDR		DIFF_RX_2A16p	Yes		CM57	DQ58	DQ29	DQ14	DQ7
2A		33	VREFB2ANO	IO				DIFF_TX_2A16n	No		CL56	DQ58	DQ29	DQ14	DQ7
2A		32	VREFB2ANO	IO				DIFF_TX_2A16p	No		CN56	DQ58	DQ29	DQ14	DQ7
2A		31	VREFB2ANO	IO				DIFF_RX_2A17n	No		CK55	DQSn58	DQ29	DQ14	DQ7
2A		30	VREFB2ANO	IO				DIFF_RX_2A17p	No		CM55	DQ58	DQ29	DQ14	DQ7
2A		29	VREFB2ANO	IO		PLL_2A_B_CLKOUT1n		DIFF_TX_2A17n	No		CL54	DQSn59	DQSn29/CQn29	DQSn14/CQn14	DQ7
2A		28	VREFB2ANO	IO		PLL_2A_B_CLKOUT1p,PLL_2A_B_CLKOUT1,PLL_2A_B_FB1		DIFF_TX_2A17p	No		CN54	DQ59	DQ529/CQ29	DQ514/CQ14	DQ7
2A		27	VREFB2ANO	IO		CDR		DIFF_RX_2A18n	Yes		CK53	DO59	DQ29	DQ14	DQ7
2A		26	VREFB2ANO	IO		RZQ_B_2A,CDR		DIFF_RX_2A18p	Yes		CM53	DO59	DQ29	DQ14	DQ7
2A		25	VREFB2ANO	IO		CLK_B_2A_1n		CLK_B_2A_1n	No		CL52	DO59	DQ29	DQ14	DQ7
2A		24	VREFB2ANO	IO		CLK_B_2A_1p		DIFF_TX_2A18p	No		CN52	DO59	DQ29	DQ14	DQ7
2A		23	VREFB2ANO	IO		CLK_B_2A_0n,CDR		DIFF_RX_2A19n	Yes		CE50	DQ60	DQ30	DQ15	DQ7
2A		22	VREFB2ANO	IO		CLK_B_2A_0p,CDR		DIFF_RX_2A19p	Yes		CG50	DQ60	DQ30	DQ15	DQ7
2A		21	VREFB2ANO	IO				DIFF_TX_2A19n	No		CF49	DQ60	DQ30	DQ15	DQ7
2A		20	VREFB2ANO	IO				DIFF_TX_2A19p	No		CH49	DQ60	DQ30	DQ15	DQ7
2A		19	VREFB2ANO	IO		PLL_2A_B_CLKOUT0n		DIFF_RX_2A20n	No		CE48	DQSn60	DQ30	DQ15	DQ7
2A		18	VREFB2ANO	IO		PLL_2A_B_CLKOUT0p,PLL_2A_B_CLKOUT0,PLL_2A_B_FB0		DIFF_RX_2A20p	No		CG48	DQ60	DQ30	DQ15	DQ7
2A		17	VREFB2ANO	IO				DIFF_TX_2A20n	No		CF47	DQSn61	DQSn30/CQn30	DQ15	DQSn7/CQn7
2A		16	VREFB2ANO	IO				DIFF_TX_2A20p	No		CH47	DQ61	DQ530/CQ30	DQ15	DQ57/CQ7
2A		15	VREFB2ANO	IO		CDR		DIFF_RX_2A21n	Yes		CE46	DQ61	DQ30	DQ15	DQ7
2A		14	VREFB2ANO	IO		CDR		DIFF_RX_2A21p	Yes		CG46	DQ61	DQ30	DQ15	DQ7
2A		13	VREFB2ANO	IO				DIFF_TX_2A21n	No		CF45	DQ61	DQ30	DQ15	DQ7
2A		12	VREFB2ANO	IO				DIFF_TX_2A21p	No		CH45	DQ61	DQ30	DQ15	DQ7
2A		11	VREFB2ANO	IO		CDR		DIFF_RX_2A22n	Yes		CL50	DQ62	DQ31	DQ15	DQ7
2A		10	VREFB2ANO	IO		CDR		DIFF_RX_2A22p	Yes		CN50	DQ62	DQ31	DQ15	DQ7
2A		9	VREFB2ANO	IO				DIFF_TX_2A22n	No		CK49	DQ62	DQ31	DQ15	DQ7
2A		8	VREFB2ANO	IO				DIFF_TX_2A22p	No		CM49	DQ62	DQ31	DQ15	DQ7
2A		7	VREFB2ANO	IO				DIFF_RX_2A23n	No		CL48	DQSn62	DQ31	DQ15	DQ7
2A		6	VREFB2ANO	IO				DIFF_RX_2A23p	No		CN48	DO62	DQ31	DQ15	DQ7
2A		5	VREFB2ANO	IO				DIFF_TX_2A23n	No		CK47	DQSn63	DQSn31/CQn31	DQSn15/CQn15	DQ7
2A		4	VREFB2ANO	IO				DIFF_TX_2A23p	No		CM47	DQ63	DQ31/CQ31	DQ515/CQ15	DQ7
2A		3	VREFB2ANO	IO		CDR		DIFF_RX_2A24n	Yes		CL46	DQ63	DQ31	DQ15	DQ7
2A		2	VREFB2ANO	IO		CDR		DIFF_RX_2A24p	Yes		CN46	DQ63	DQ31	DQ15	DQ7
2A		1	VREFB2ANO	IO				DIFF_TX_2A24n	No		CK45	DQ63	DQ31	DQ15	DQ7
2A		0	VREFB2ANO	IO				DIFF_TX_2A24p	No		CM45	DQ63	DQ31	DQ15	DQ7
3D		95	VREFB3DNO	IO				DIFF_RX_3D1n	No		H5	DQ64	DQ32	DQ16	DQ8
3D		94	VREFB3DNO	IO				DIFF_RX_3D1p	No		F5	DQ64	DQ32	DQ16	DQ8
3D		93	VREFB3DNO	IO				DIFF_TX_3D1n	No		J6	DQ64	DQ32	DQ16	DQ8
3D		92	VREFB3DNO	IO				DIFF_TX_3D1p	No		G6	DQ64	DQ32	DQ16	DQ8
3D		91	VREFB3DNO	IO				DIFF_RX_3D2n	No		H7	DQSn64	DQ32	DQ16	DQ8
3D		90	VREFB3DNO	IO				DIFF_RX_3D2p	No		F7	DQ564	DQ32	DQ16	DQ8
3D		89	VREFB3DNO	IO				DIFF_TX_3D2n	No		J8	DQSn65	DQSn32/CQn32	DQ16	DQ8
3D		88	VREFB3DNO	IO				DIFF_TX_3D2p	No		G8	DO65	DQ532/CQ32	DQ16	DQ8
3D		87	VREFB3DNO	IO		CDR		DIFF_RX_3D3n	Yes		H9	DO65	DQ32	DQ16	DQ8
3D		86	VREFB3DNO	IO		CDR		DIFF_RX_3D3p	Yes		F9	DQ65	DQ32	DQ16	DQ8
3D		85	VREFB3DNO	IO				DIFF_TX_3D3n	No		J10	DQ65	DQ32	DQ16	DQ8
3D		84	VREFB3DNO	IO				DIFF_TX_3D3p	No		G10	DQ65	DQ32	DQ16	DQ8
3D		83	VREFB3DNO	IO				DIFF_RX_3D4n	No		D5	DQ66	DQ33	DQ16	DQ8
3D		82	VREFB3DNO	IO				DIFF_RX_3D4p	No		B5	DQ66	DQ33	DQ16	DQ8
3D		81	VREFB3DNO	IO				DIFF_TX_3D4n	No		C6	DQ66	DQ33	DQ16	DQ8
3D		80	VREFB3DNO	IO				DIFF_TX_3D4p	No		A6	DQ66	DQ33	DQ16	DQ8
3D		79	VREFB3DNO	IO				DIFF_RX_3D5n	No		D7	DQSn66	DQ33	DQ16	DQ8
3D		78	VREFB3DNO	IO				DIFF_RX_3D5p	No		B7	DQ566	DQ33	DQ16	DQ8
3D		77	VREFB3DNO	IO		PLL_3D_T_CLKOUT1n		DIFF_TX_3D5n	No		C8	DQSn67	DQSn33/CQn33	DQSn16/CQn16	DQ8
3D		76	VREFB3DNO	IO		PLL_3D_T_CLKOUT1p,PLL_3D_T_CLKOUT1,PLL_3D_T_FB1		DIFF_TX_3D5p	No		A8	DQ67	DQ533/CQ33	DQ516/CQ16	DQ8
3D		75	VREFB3DNO	IO		CDR		DIFF_RX_3D6n	Yes		D9	DQ67	DQ33	DQ16	DQ8
3D		74	VREFB3DNO	IO		RZQ_3D,CDR		DIFF_RX_3D6p	Yes		B9	DQ67	DQ33	DQ16	DQ8
3D		73	VREFB3DNO	IO		CLK_T_3D_1n		DIFF_TX_3D6n	No		C10	DQ67	DQ33	DQ16	DQ8
3D		72	VREFB3DNO	IO		CLK_T_3D_1p		DIFF_TX_3D6p	No		A10	DQ67	DQ33	DQ16	DQ8
3D		71	VREFB3DNO	IO		CLK_T_3D_0n		DIFF_RX_3D7n	No		J12	DQ68	DQ34	DQ17	DQ8
3D		70	VREFB3DNO	IO		CLK_T_3D_0p		DIFF_RX_3D7p	No		G12	DQ68	DQ34	DQ17	DQ8
3D		69	VREFB3DNO	IO				DIFF_TX_3D7n	No		H13	DQ68	DQ34	DQ17	DQ8
3D		68	VREFB3DNO	IO				DIFF_TX_3D7p	No		F13	DQ68	DQ34	DQ17	DQ8
3D		67	VREFB3DNO	IO		PLL_3D_T_CLKOUT0n		DIFF_RX_3D8n	No		J14	DQSn68	DQ34	DQ17	DQ8
3D		66	VREFB3DNO	IO		PLL_3D_T_CLKOUT0p,PLL_3D_T_CLKOUT0,PLL_3D_T_FB0		DIFF_RX_3D8p	No		G14	DQ68	DQ34	DQ17	DQ8

WARNING: Refer to Appendix for potential changes in the final pin-out.

3D	65	VREFB3DNO	IO			DIFF TX 3D8n	No		H15	DQSn69	DQSn34/CQn34	DQ17	DQSn8/CQn8
3D	64	VREFB3DNO	IO			DIFF TX 3D8p	No		F15	DQSn69	DQSn34/CQn34	DQ17	DQSn8/CQn8
3D	63	VREFB3DNO	IO	CDR		DIFF RX 3D9n	Yes		J16	DQ69	DQ34	DQ17	DQ8
3D	62	VREFB3DNO	IO	CDR		DIFF RX 3D9p	Yes		G16	DQ69	DQ34	DQ17	DQ8
3D	61	VREFB3DNO	IO			DIFF TX 3D9n	No		H17	DQ69	DQ34	DQ17	DQ8
3D	60	VREFB3DNO	IO			DIFF TX 3D9p	No		F17	DQ69	DQ34	DQ17	DQ8
3D	59	VREFB3DNO	IO			DIFF RX 3D10n	No		C12	DQ70	DQ35	DQ17	DQ8
3D	58	VREFB3DNO	IO			DIFF RX 3D10p	No		A12	DQ70	DQ35	DQ17	DQ8
3D	57	VREFB3DNO	IO			DIFF TX 3D10n	No		D13	DQ70	DQ35	DQ17	DQ8
3D	56	VREFB3DNO	IO			DIFF TX 3D10p	No		B13	DQ70	DQ35	DQ17	DQ8
3D	55	VREFB3DNO	IO			DIFF RX 3D11n	No		C14	DQSn70	DQ35	DQ17	DQ8
3D	54	VREFB3DNO	IO			DIFF RX 3D11p	No		A14	DQSn70	DQ35	DQ17	DQ8
3D	53	VREFB3DNO	IO			DIFF TX 3D11n	No		D15	DQSn71	DQSn35/CQn35	DQSn17/CQn17	DQ8
3D	52	VREFB3DNO	IO			DIFF TX 3D11p	No		B15	DQSn71	DQSn35/CQn35	DQSn17/CQn17	DQ8
3D	51	VREFB3DNO	IO	CDR		DIFF RX 3D12n	Yes		C16	DQ71	DQ35	DQ17	DQ8
3D	50	VREFB3DNO	IO	CDR		DIFF RX 3D12p	Yes		A16	DQ71	DQ35	DQ17	DQ8
3D	49	VREFB3DNO	IO			DIFF TX 3D12n	No		D17	DQ71	DQ35	DQ17	DQ8
3D	48	VREFB3DNO	IO			DIFF TX 3D12p	No		B17	DQ71	DQ35	DQ17	DQ8
3D	47	VREFB3DNO	IO	CDR		DIFF RX 3D13n	Yes		V5	DQ72	DQ36	DQ18	DQ9
3D	46	VREFB3DNO	IO	CDR		DIFF RX 3D13p	Yes		T5	DQ72	DQ36	DQ18	DQ9
3D	45	VREFB3DNO	IO			DIFF TX 3D13n	No		W6	DQ72	DQ36	DQ18	DQ9
3D	44	VREFB3DNO	IO			DIFF TX 3D13p	No		U6	DQ72	DQ36	DQ18	DQ9
3D	43	VREFB3DNO	IO			DIFF RX 3D14n	No		V7	DQSn72	DQ36	DQ18	DQ9
3D	42	VREFB3DNO	IO			DIFF RX 3D14p	No		T7	DQSn72	DQ36	DQ18	DQ9
3D	41	VREFB3DNO	IO			DIFF TX 3D14n	No		W8	DQSn73	DQSn36/CQn36	DQ18	DQ9
3D	40	VREFB3DNO	IO			DIFF TX 3D14p	No		U8	DQSn73	DQSn36/CQn36	DQ18	DQ9
3D	39	VREFB3DNO	IO	CDR		DIFF RX 3D15n	Yes		V9	DQ73	DQ36	DQ18	DQ9
3D	38	VREFB3DNO	IO	CDR		DIFF RX 3D15p	Yes		T9	DQ73	DQ36	DQ18	DQ9
3D	37	VREFB3DNO	IO			DIFF TX 3D15n	No		W10	DQ73	DQ36	DQ18	DQ9
3D	36	VREFB3DNO	IO			DIFF TX 3D15p	No		U10	DQ73	DQ36	DQ18	DQ9
3D	35	VREFB3DNO	IO	CDR		DIFF RX 3D16n	Yes		P5	DQ74	DQ37	DQ18	DQ9
3D	34	VREFB3DNO	IO	CDR		DIFF RX 3D16p	Yes		M5	DQ74	DQ37	DQ18	DQ9
3D	33	VREFB3DNO	IO			DIFF TX 3D16n	No		N6	DQ74	DQ37	DQ18	DQ9
3D	32	VREFB3DNO	IO			DIFF TX 3D16p	No		L6	DQ74	DQ37	DQ18	DQ9
3D	31	VREFB3DNO	IO			DIFF RX 3D17n	No		P7	DQSn74	DQ37	DQ18	DQ9
3D	30	VREFB3DNO	IO			DIFF RX 3D17p	No		M7	DQSn74	DQ37	DQ18	DQ9
3D	29	VREFB3DNO	IO	PLL 3D_B_CLKOUT1n		DIFF TX 3D17n	No		N8	DQSn75	DQSn37/CQn37	DQSn18/CQn18	DQ9
3D	28	VREFB3DNO	IO	PLL 3D_B_CLKOUT1p,PLL 3D_B_CLKOUT1,PLL 3D_B_FB1		DIFF TX 3D17p	No		L8	DQSn75	DQSn37/CQn37	DQSn18/CQn18	DQ9
3D	27	VREFB3DNO	IO	CDR		DIFF RX 3D18n	Yes		P9	DQ75	DQ37	DQ18	DQ9
3D	26	VREFB3DNO	IO	RZQ_B_3D_CDR		DIFF RX 3D18p	Yes		M9	DQ75	DQ37	DQ18	DQ9
3D	25	VREFB3DNO	IO	CLK_B_3D_1n		DIFF TX 3D18n	No		N10	DQ75	DQ37	DQ18	DQ9
3D	24	VREFB3DNO	IO	CLK_B_3D_1p		DIFF TX 3D18p	No		L10	DQ75	DQ37	DQ18	DQ9
3D	23	VREFB3DNO	IO	CLK_B_3D_0n,CDR		DIFF RX 3D19n	Yes		W12	DQ76	DQ38	DQ19	DQ9
3D	22	VREFB3DNO	IO	CLK_B_3D_0p,CDR		DIFF RX 3D19p	Yes		U12	DQ76	DQ38	DQ19	DQ9
3D	21	VREFB3DNO	IO			DIFF TX 3D19n	No		V13	DQ76	DQ38	DQ19	DQ9
3D	20	VREFB3DNO	IO			DIFF TX 3D19p	No		T13	DQ76	DQ38	DQ19	DQ9
3D	19	VREFB3DNO	IO	PLL_3D_B_CLKOUT0n		DIFF_RX_3D20n	No		W14	DQSn76	DQ38	DQ19	DQ9
3D	18	VREFB3DNO	IO	PLL_3D_B_CLKOUT0p,PLL 3D_B_CLKOUT0,PLL 3D_B_FB0		DIFF_RX_3D20p	No		U14	DQSn76	DQ38	DQ19	DQ9
3D	17	VREFB3DNO	IO			DIFF TX 3D20n	No		V15	DQSn77	DQSn38/CQn38	DQ19	DQSn9/CQn9
3D	16	VREFB3DNO	IO			DIFF TX 3D20p	No		T15	DQSn77	DQSn38/CQn38	DQ19	DQSn9/CQn9
3D	15	VREFB3DNO	IO	CDR		DIFF RX 3D21n	Yes		W16	DQ77	DQ38	DQ19	DQ9
3D	14	VREFB3DNO	IO	CDR		DIFF RX 3D21p	Yes		U16	DQ77	DQ38	DQ19	DQ9
3D	13	VREFB3DNO	IO			DIFF TX 3D21n	No		V17	DQ77	DQ38	DQ19	DQ9
3D	12	VREFB3DNO	IO			DIFF TX 3D21p	No		T17	DQ77	DQ38	DQ19	DQ9
3D	11	VREFB3DNO	IO	CDR		DIFF RX 3D22n	Yes		N12	DQ78	DQ39	DQ19	DQ9
3D	10	VREFB3DNO	IO	CDR		DIFF RX 3D22p	Yes		L12	DQ78	DQ39	DQ19	DQ9
3D	9	VREFB3DNO	IO			DIFF TX 3D22n	No		P13	DQ78	DQ39	DQ19	DQ9
3D	8	VREFB3DNO	IO			DIFF TX 3D22p	No		M13	DQ78	DQ39	DQ19	DQ9
3D	7	VREFB3DNO	IO			DIFF RX 3D23n	No		N14	DQSn78	DQ39	DQ19	DQ9
3D	6	VREFB3DNO	IO			DIFF RX 3D23p	No		L14	DQSn78	DQ39	DQ19	DQ9
3D	5	VREFB3DNO	IO			DIFF TX 3D23n	No		P15	DQSn79	DQSn39/CQn39	DQSn19/CQn19	DQ9
3D	4	VREFB3DNO	IO			DIFF TX 3D23p	No		M15	DQSn79	DQSn39/CQn39	DQSn19/CQn19	DQ9
3D	3	VREFB3DNO	IO	CDR		DIFF RX 3D24n	Yes		N16	DQ79	DQ39	DQ19	DQ9
3D	2	VREFB3DNO	IO	CDR		DIFF RX 3D24p	Yes		L16	DQ79	DQ39	DQ19	DQ9
3D	1	VREFB3DNO	IO			DIFF TX 3D24n	No		P17	DQ79	DQ39	DQ19	DQ9
3D	0	VREFB3DNO	IO			DIFF TX 3D24p	No		M17	DQ79	DQ39	DQ19	DQ9
3C	95	VREFB3CNO	IO			DIFF RX 3C1n	No		H19	DQ80	DQ40	DQ20	DQ10
3C	94	VREFB3CNO	IO			DIFF RX 3C1p	No		F19	DQ80	DQ40	DQ20	DQ10
3C	93	VREFB3CNO	IO			DIFF TX 3C1n	No		J20	DQ80	DQ40	DQ20	DQ10
3C	92	VREFB3CNO	IO			DIFF TX 3C1p	No		G20	DQ80	DQ40	DQ20	DQ10
3C	91	VREFB3CNO	IO			DIFF RX 3C2n	No		H21	DQSn80	DQ40	DQ20	DQ10
3C	90	VREFB3CNO	IO			DIFF RX 3C2p	No		F21	DQSn80	DQ40	DQ20	DQ10
3C	89	VREFB3CNO	IO			DIFF TX 3C2n	No		J22	DQSn81	DQSn40/CQn40	DQ20	DQ10
3C	88	VREFB3CNO	IO			DIFF TX 3C2p	No		G22	DQSn81	DQSn40/CQn40	DQ20	DQ10



WARNING: Refer to Appendix for potential changes in the final pin-out.

3C		87	VREFB3CNO	IO	CDR		DIFF_RX_3C3n	Yes			H23	DQ81	DQ40	DQ20	DQ10
3C		86	VREFB3CNO	IO	CDR		DIFF_RX_3C3p	Yes			F23	DQ81	DQ40	DQ20	DQ10
3C		85	VREFB3CNO	IO			DIFF_TX_3C3n	No			J24	DQ81	DQ40	DQ20	DQ10
3C		84	VREFB3CNO	IO			DIFF_TX_3C3p	No			G24	DQ81	DQ40	DQ20	DQ10
3C		83	VREFB3CNO	IO			DIFF_RX_3C4n	No			D19	DQ82	DQ41	DQ20	DQ10
3C		82	VREFB3CNO	IO			DIFF_RX_3C4p	No			B19	DQ82	DQ41	DQ20	DQ10
3C		81	VREFB3CNO	IO			DIFF_TX_3C4n	No			C20	DQ82	DQ41	DQ20	DQ10
3C		80	VREFB3CNO	IO			DIFF_TX_3C4p	No			A20	DQ82	DQ41	DQ20	DQ10
3C		79	VREFB3CNO	IO			DIFF_RX_3C5n	No			D21	DQSn82	DQ41	DQ20	DQ10
3C		78	VREFB3CNO	IO			DIFF_RX_3C5p	No			B21	DQSn82	DQ41	DQ20	DQ10
3C		77	VREFB3CNO	IO	PLL_3C_T_CLKOUT1n		DIFF_TX_3C5n	No			C22	DQSn83	DQSn41/CQn41	DQSn20/CQn20	DQ10
3C		76	VREFB3CNO	IO	PLL_3C_T_CLKOUT1p,PLL_3C_T_CLKOUT1,PLL_3C_T_FB1		DIFF_TX_3C5p	No			A22	DQSn83	DQSn41/CQ41	DQSn20/CQ20	DQ10
3C		75	VREFB3CNO	IO	CDR		DIFF_RX_3C6n	Yes			D23	DQ83	DQ41	DQ20	DQ10
3C		74	VREFB3CNO	IO	RZQ_B_3C,CDR		DIFF_RX_3C6p	Yes			B23	DQ83	DQ41	DQ20	DQ10
3C		73	VREFB3CNO	IO	CLK_T_3C_1n		DIFF_TX_3C6n	No			C24	DQ83	DQ41	DQ20	DQ10
3C		72	VREFB3CNO	IO	CLK_T_3C_1p		DIFF_TX_3C6p	No			A24	DQ83	DQ41	DQ20	DQ10
3C		71	VREFB3CNO	IO	CLK_T_3C_0n		DIFF_RX_3C7n	No			J26	DQ84	DQ42	DQ21	DQ10
3C		70	VREFB3CNO	IO	CLK_T_3C_0p		DIFF_RX_3C7p	No			G26	DQ84	DQ42	DQ21	DQ10
3C		69	VREFB3CNO	IO			DIFF_TX_3C7n	No			H27	DQ84	DQ42	DQ21	DQ10
3C		68	VREFB3CNO	IO			DIFF_TX_3C7p	No			F27	DQ84	DQ42	DQ21	DQ10
3C		67	VREFB3CNO	IO	PLL_3C_T_CLKOUT0n		DIFF_RX_3C8n	No			J28	DQSn84	DQ42	DQ21	DQ10
3C		66	VREFB3CNO	IO	PLL_3C_T_CLKOUT0p,PLL_3C_T_CLKOUT0,PLL_3C_T_FB0		DIFF_RX_3C8p	No			G28	DQSn84	DQ42	DQ21	DQ10
3C		65	VREFB3CNO	IO			DIFF_TX_3C8n	No			H29	DQSn85	DQSn42/CQn42	DQ21	DQSn10/CQn10
3C		64	VREFB3CNO	IO			DIFF_TX_3C8p	No			F29	DQSn85	DQSn42/CQ42	DQ21	DQSn10/CQ10
3C		63	VREFB3CNO	IO	CDR		DIFF_RX_3C9n	Yes			J30	DQ85	DQ42	DQ21	DQ10
3C		62	VREFB3CNO	IO	CDR		DIFF_RX_3C9p	Yes			G30	DQ85	DQ42	DQ21	DQ10
3C		61	VREFB3CNO	IO			DIFF_TX_3C9n	No			H31	DQ85	DQ42	DQ21	DQ10
3C		60	VREFB3CNO	IO			DIFF_TX_3C9p	No			F31	DQ85	DQ42	DQ21	DQ10
3C		59	VREFB3CNO	IO			DIFF_RX_3C10n	No			C26	DQ86	DQ43	DQ21	DQ10
3C		58	VREFB3CNO	IO			DIFF_RX_3C10p	No			A26	DQ86	DQ43	DQ21	DQ10
3C		57	VREFB3CNO	IO			DIFF_TX_3C10n	No			D27	DQ86	DQ43	DQ21	DQ10
3C		56	VREFB3CNO	IO			DIFF_TX_3C10p	No			B27	DQ86	DQ43	DQ21	DQ10
3C		55	VREFB3CNO	IO			DIFF_RX_3C11n	No			C28	DQSn86	DQ43	DQ21	DQ10
3C		54	VREFB3CNO	IO			DIFF_RX_3C11p	No			A28	DQSn86	DQ43	DQ21	DQ10
3C		53	VREFB3CNO	IO			DIFF_TX_3C11n	No			D29	DQSn87	DQSn43/CQn43	DQSn21/CQn21	DQ10
3C		52	VREFB3CNO	IO			DIFF_TX_3C11p	No			B29	DQSn87	DQSn43/CQ43	DQSn21/CQ21	DQ10
3C		51	VREFB3CNO	IO	CDR		DIFF_RX_3C12n	Yes			C30	DQ87	DQ43	DQ21	DQ10
3C		50	VREFB3CNO	IO	CDR		DIFF_RX_3C12p	Yes			A30	DQ87	DQ43	DQ21	DQ10
3C		49	VREFB3CNO	IO			DIFF_TX_3C12n	No			D31	DQ87	DQ43	DQ21	DQ10
3C		48	VREFB3CNO	IO			DIFF_TX_3C12p	No			B31	DQ87	DQ43	DQ21	DQ10
3C		47	VREFB3CNO	IO	CDR		DIFF_RX_3C13n	Yes			V19	DQ88	DQ44	DQ22	DQ11
3C		46	VREFB3CNO	IO	CDR		DIFF_RX_3C13p	Yes			T19	DQ88	DQ44	DQ22	DQ11
3C		45	VREFB3CNO	IO			DIFF_TX_3C13n	No			W20	DQ88	DQ44	DQ22	DQ11
3C		44	VREFB3CNO	IO			DIFF_TX_3C13p	No			U20	DQ88	DQ44	DQ22	DQ11
3C		43	VREFB3CNO	IO			DIFF_RX_3C14n	No			V21	DQSn88	DQ44	DQ22	DQ11
3C		42	VREFB3CNO	IO			DIFF_RX_3C14p	No			T21	DQSn88	DQ44	DQ22	DQ11
3C		41	VREFB3CNO	IO			DIFF_TX_3C14n	No			W22	DQSn89	DQSn44/CQn44	DQ22	DQ11
3C		40	VREFB3CNO	IO			DIFF_TX_3C14p	No			U22	DQSn89	DQSn44/CQ44	DQ22	DQ11
3C		39	VREFB3CNO	IO	CDR		DIFF_RX_3C15n	Yes			V23	DQ89	DQ44	DQ22	DQ11
3C		38	VREFB3CNO	IO	CDR		DIFF_RX_3C15p	Yes			T23	DQ89	DQ44	DQ22	DQ11
3C		37	VREFB3CNO	IO			DIFF_TX_3C15n	No			W24	DQ89	DQ44	DQ22	DQ11
3C		36	VREFB3CNO	IO			DIFF_TX_3C15p	No			U24	DQ89	DQ44	DQ22	DQ11
3C		35	VREFB3CNO	IO	CDR		DIFF_RX_3C16n	Yes			P19	DQ90	DQ45	DQ22	DQ11
3C		34	VREFB3CNO	IO	CDR		DIFF_RX_3C16p	Yes			M19	DQ90	DQ45	DQ22	DQ11
3C		33	VREFB3CNO	IO			DIFF_TX_3C16n	No			N20	DQ90	DQ45	DQ22	DQ11
3C		32	VREFB3CNO	IO			DIFF_TX_3C16p	No			L20	DQ90	DQ45	DQ22	DQ11
3C		31	VREFB3CNO	IO			DIFF_RX_3C17n	No			P21	DQSn90	DQ45	DQ22	DQ11
3C		30	VREFB3CNO	IO			DIFF_RX_3C17p	No			M21	DQSn90	DQ45	DQ22	DQ11
3C		29	VREFB3CNO	IO	PLL_3C_B_CLKOUT1n		DIFF_TX_3C17n	No			N22	DQSn91	DQSn45/CQn45	DQSn22/CQn22	DQ11
3C		28	VREFB3CNO	IO	PLL_3C_B_CLKOUT1p,PLL_3C_B_CLKOUT1,PLL_3C_B_FB1		DIFF_TX_3C17p	No			L22	DQSn91	DQSn45/CQ45	DQSn22/CQ22	DQ11
3C		27	VREFB3CNO	IO	CDR		DIFF_RX_3C18n	Yes			P23	DQ91	DQ45	DQ22	DQ11
3C		26	VREFB3CNO	IO	RZQ_B_3C,CDR		DIFF_RX_3C18p	Yes			M23	DQ91	DQ45	DQ22	DQ11
3C		25	VREFB3CNO	IO	CLK_B_3C_1n		DIFF_TX_3C18n	No			N24	DQ91	DQ45	DQ22	DQ11
3C		24	VREFB3CNO	IO	CLK_B_3C_1p		DIFF_TX_3C18p	No			L24	DQ91	DQ45	DQ22	DQ11
3C		23	VREFB3CNO	IO	CLK_B_3C_0n,CDR		DIFF_RX_3C19n	Yes			W26	DQ92	DQ46	DQ23	DQ11
3C		22	VREFB3CNO	IO	CLK_B_3C_0p,CDR		DIFF_RX_3C19p	Yes			U26	DQ92	DQ46	DQ23	DQ11
3C		21	VREFB3CNO	IO			DIFF_TX_3C19n	No			V27	DQ92	DQ46	DQ23	DQ11
3C		20	VREFB3CNO	IO			DIFF_TX_3C19p	No			T27	DQ92	DQ46	DQ23	DQ11
3C		19	VREFB3CNO	IO	PLL_3C_B_CLKOUT0n		DIFF_RX_3C20n	No			W28	DQSn92	DQ46	DQ23	DQ11
3C		18	VREFB3CNO	IO	PLL_3C_B_CLKOUT0p,PLL_3C_B_CLKOUT0,PLL_3C_B_FB0		DIFF_RX_3C20p	No			U28	DQSn92	DQ46	DQ23	DQ11
3C		17	VREFB3CNO	IO			DIFF_TX_3C20n	No			V29	DQSn93	DQSn46/CQn46	DQ23	DQSn11/CQn11
3C		16	VREFB3CNO	IO			DIFF_TX_3C20p	No			T29	DQSn93	DQSn46/CQ46	DQ23	DQSn11/CQ11
3C		15	VREFB3CNO	IO	CDR		DIFF_RX_3C21n	Yes			W30	DQ93	DQ46	DQ23	DQ11
3C		14	VREFB3CNO	IO	CDR		DIFF_RX_3C21p	Yes			U30	DQ93	DQ46	DQ23	DQ11

WARNING: Refer to Appendix for potential changes in the final pin-out.

3C		13	VREFB3CNO	IO			DIFF TX 3C21n	No		V31	DQ93	DQ46	DQ23	DQ11
3C		12	VREFB3CNO	IO			DIFF TX 3C21p	No		T31	DQ93	DQ46	DQ23	DQ11
3C		11	VREFB3CNO	IO		CDR	DIFF RX 3C22n	Yes		N26	DQ94	DQ47	DQ23	DQ11
3C		10	VREFB3CNO	IO		CDR	DIFF RX 3C22p	Yes		L26	DQ94	DQ47	DQ23	DQ11
3C		9	VREFB3CNO	IO			DIFF TX 3C22n	No		P27	DQ94	DQ47	DQ23	DQ11
3C		8	VREFB3CNO	IO			DIFF TX 3C22p	No		M27	DQ94	DQ47	DQ23	DQ11
3C		7	VREFB3CNO	IO			DIFF RX 3C23n	No		N28	DQSn94	DQ47	DQ23	DQ11
3C		6	VREFB3CNO	IO			DIFF RX 3C23p	No		L28	DQSn94	DQ47	DQ23	DQ11
3C		5	VREFB3CNO	IO			DIFF TX 3C23n	No		P29	DQSn95	DQSn47/CQn47	DQSn23/CQn23	DQ11
3C		4	VREFB3CNO	IO			DIFF TX 3C23p	No		M29	DQSn95	DQSn47/CQ47	DQSn23/CQ23	DQ11
3C		3	VREFB3CNO	IO		CDR	DIFF RX 3C24n	Yes		N30	DQ95	DQ47	DQ23	DQ11
3C		2	VREFB3CNO	IO		CDR	DIFF RX 3C24p	Yes		L30	DQ95	DQ47	DQ23	DQ11
3C		1	VREFB3CNO	IO			DIFF TX 3C24n	No		P31	DQ95	DQ47	DQ23	DQ11
3C		0	VREFB3CNO	IO			DIFF TX 3C24p	No		M31	DQ95	DQ47	DQ23	DQ11
3B		95	VREFB3BNO	IO			DIFF RX 3B1n	No		H45	DQ96	DQ48	DQ24	DQ12
3B		94	VREFB3BNO	IO			DIFF RX 3B1p	No		F45	DQ96	DQ48	DQ24	DQ12
3B		93	VREFB3BNO	IO			DIFF TX 3B1n	No		J44	DQ96	DQ48	DQ24	DQ12
3B		92	VREFB3BNO	IO			DIFF TX 3B1p	No		G44	DQ96	DQ48	DQ24	DQ12
3B		91	VREFB3BNO	IO			DIFF RX 3B2n	No		H43	DQSn96	DQ48	DQ24	DQ12
3B		90	VREFB3BNO	IO			DIFF RX 3B2p	No		F43	DQSn96	DQ48	DQ24	DQ12
3B		89	VREFB3BNO	IO			DIFF TX 3B2n	No		J42	DQSn97	DQSn48/CQn48	DQ24	DQ12
3B		88	VREFB3BNO	IO			DIFF TX 3B2p	No		G42	DQSn97	DQSn48/CQ48	DQ24	DQ12
3B		87	VREFB3BNO	IO		CDR	DIFF RX 3B3n	Yes		H41	DQ97	DQ48	DQ24	DQ12
3B		86	VREFB3BNO	IO		CDR	DIFF RX 3B3p	Yes		F41	DQ97	DQ48	DQ24	DQ12
3B		85	VREFB3BNO	IO			DIFF TX 3B3n	No		J40	DQ97	DQ48	DQ24	DQ12
3B		84	VREFB3BNO	IO			DIFF TX 3B3p	No		G40	DQ97	DQ48	DQ24	DQ12
3B		83	VREFB3BNO	IO			DIFF RX 3B4n	No		D45	DQ98	DQ49	DQ24	DQ12
3B		82	VREFB3BNO	IO			DIFF RX 3B4p	No		B45	DQ98	DQ49	DQ24	DQ12
3B		81	VREFB3BNO	IO			DIFF TX 3B4n	No		C44	DQ98	DQ49	DQ24	DQ12
3B		80	VREFB3BNO	IO			DIFF TX 3B4p	No		A44	DQ98	DQ49	DQ24	DQ12
3B		79	VREFB3BNO	IO			DIFF RX 3B5n	No		D43	DQSn98	DQ49	DQ24	DQ12
3B		78	VREFB3BNO	IO			DIFF RX 3B5p	No		B43	DQSn98	DQ49	DQ24	DQ12
3B		77	VREFB3BNO	IO		PLL 3B T_CLKOUT1n	DIFF TX 3B5n	No		C42	DQSn99	DQSn49/CQn49	DQSn24/CQn24	DQ12
3B		76	VREFB3BNO	IO		PLL 3B T_CLKOUT1p,PLL 3B T_CLKOUT1,PLL 3B T_FB1	DIFF TX 3B5p	No		A42	DQSn99	DQSn49/CQ49	DQSn24/CQ24	DQ12
3B		75	VREFB3BNO	IO		CDR	DIFF RX 3B6n	Yes		D41	DQ99	DQ49	DQ24	DQ12
3B		74	VREFB3BNO	IO		RZQ T_3B_CDR	DIFF RX 3B6p	Yes		B41	DQ99	DQ49	DQ24	DQ12
3B		73	VREFB3BNO	IO		CLK T_3B_1n	DIFF TX 3B6n	No		C40	DQ99	DQ49	DQ24	DQ12
3B		72	VREFB3BNO	IO		CLK T_3B_1p	DIFF TX 3B6p	No		A40	DQ99	DQ49	DQ24	DQ12
3B		71	VREFB3BNO	IO		CLK T_3B_0n	DIFF RX 3B7n	No		J38	DQ100	DQ50	DQ25	DQ12
3B		70	VREFB3BNO	IO		CLK T_3B_0p	DIFF RX 3B7p	No		G38	DQ100	DQ50	DQ25	DQ12
3B		69	VREFB3BNO	IO			DIFF TX 3B7n	No		H37	DQ100	DQ50	DQ25	DQ12
3B		68	VREFB3BNO	IO			DIFF TX 3B7p	No		F37	DQ100	DQ50	DQ25	DQ12
3B		67	VREFB3BNO	IO		PLL 3B T_CLKOUT0n	DIFF RX 3B8n	No		J36	DQSn100	DQ50	DQ25	DQ12
3B		66	VREFB3BNO	IO		PLL 3B T_CLKOUT0p,PLL 3B T_CLKOUT0,PLL 3B T_FB0	DIFF RX 3B8p	No		G36	DQSn100	DQ50	DQ25	DQ12
3B		65	VREFB3BNO	IO			DIFF TX 3B8n	No		H35	DQSn101	DQSn50/CQn50	DQ25	DQSn12/CQn12
3B		64	VREFB3BNO	IO			DIFF TX 3B8p	No		F35	DQSn101	DQSn50/CQ50	DQ25	DQSn12/CQ12
3B		63	VREFB3BNO	IO		CDR	DIFF RX 3B9n	Yes		J34	DQ101	DQ50	DQ25	DQ12
3B		62	VREFB3BNO	IO		CDR	DIFF RX 3B9p	Yes		G34	DQ101	DQ50	DQ25	DQ12
3B		61	VREFB3BNO	IO			DIFF TX 3B9n	No		H33	DQ101	DQ50	DQ25	DQ12
3B		60	VREFB3BNO	IO			DIFF TX 3B9p	No		F33	DQ101	DQ50	DQ25	DQ12
3B		59	VREFB3BNO	IO			DIFF RX 3B10n	No		C38	DQ102	DQ51	DQ25	DQ12
3B		58	VREFB3BNO	IO			DIFF RX 3B10p	No		A38	DQ102	DQ51	DQ25	DQ12
3B		57	VREFB3BNO	IO			DIFF TX 3B10n	No		D37	DQ102	DQ51	DQ25	DQ12
3B		56	VREFB3BNO	IO			DIFF TX 3B10p	No		B37	DQ102	DQ51	DQ25	DQ12
3B		55	VREFB3BNO	IO			DIFF RX 3B11n	No		C36	DQSn102	DQ51	DQ25	DQ12
3B		54	VREFB3BNO	IO			DIFF RX 3B11p	No		A36	DQSn102	DQ51	DQ25	DQ12
3B		53	VREFB3BNO	IO			DIFF TX 3B11n	No		D35	DQSn103	DQSn51/CQn51	DQSn25/CQn25	DQ12
3B		52	VREFB3BNO	IO			DIFF TX 3B11p	No		B35	DQSn103	DQSn51/CQ51	DQSn25/CQ25	DQ12
3B		51	VREFB3BNO	IO		CDR	DIFF RX 3B12n	Yes		C34	DQ103	DQ51	DQ25	DQ12
3B		50	VREFB3BNO	IO		CDR	DIFF RX 3B12p	Yes		A34	DQ103	DQ51	DQ25	DQ12
3B		49	VREFB3BNO	IO			DIFF TX 3B12n	No		D33	DQ103	DQ51	DQ25	DQ12
3B		48	VREFB3BNO	IO			DIFF TX 3B12p	No		B33	DQ103	DQ51	DQ25	DQ12
3B		47	VREFB3BNO	IO		CDR	DIFF RX 3B13n	Yes		V45	DQ104	DQ52	DQ26	DQ13
3B		46	VREFB3BNO	IO		CDR	DIFF RX 3B13p	Yes		T45	DQ104	DQ52	DQ26	DQ13
3B		45	VREFB3BNO	IO			DIFF TX 3B13n	No		W44	DQ104	DQ52	DQ26	DQ13
3B		44	VREFB3BNO	IO			DIFF TX 3B13p	No		U44	DQ104	DQ52	DQ26	DQ13
3B		43	VREFB3BNO	IO			DIFF RX 3B14n	No		V43	DQSn104	DQ52	DQ26	DQ13
3B		42	VREFB3BNO	IO			DIFF RX 3B14p	No		T43	DQSn104	DQ52	DQ26	DQ13
3B		41	VREFB3BNO	IO			DIFF TX 3B14n	No		W42	DQSn105	DQSn52/CQn52	DQ26	DQ13
3B		40	VREFB3BNO	IO			DIFF TX 3B14p	No		U42	DQSn105	DQSn52/CQ52	DQ26	DQ13
3B		39	VREFB3BNO	IO		CDR	DIFF RX 3B15n	Yes		V41	DQ105	DQ52	DQ26	DQ13
3B		38	VREFB3BNO	IO		CDR	DIFF RX 3B15p	Yes		T41	DQ105	DQ52	DQ26	DQ13
3B		37	VREFB3BNO	IO			DIFF TX 3B15n	No		W40	DQ105	DQ52	DQ26	DQ13
3B		36	VREFB3BNO	IO			DIFF TX 3B15p	No		U40	DQ105	DQ52	DQ26	DQ13

WARNING: Refer to Appendix for potential changes in the final pin-out.

3B		35	VREFB3BNO	IO	CDR		DIFF_RX_3B16n	Yes		P45	DQ106	DQ53	DQ26	DQ13
3B		34	VREFB3BNO	IO	CDR		DIFF_RX_3B16p	Yes		M45	DQ106	DQ53	DQ26	DQ13
3B		33	VREFB3BNO	IO			DIFF_TX_3B16n	No		N44	DQ106	DQ53	DQ26	DQ13
3B		32	VREFB3BNO	IO			DIFF_TX_3B16p	No		L44	DQ106	DQ53	DQ26	DQ13
3B		31	VREFB3BNO	IO			DIFF_RX_3B17n	No		P43	DQsn106	DQ53	DQ26	DQ13
3B		30	VREFB3BNO	IO			DIFF_RX_3B17p	No		M43	DQ5106	DQ53	DQ26	DQ13
3B		29	VREFB3BNO	IO		PLL_3B_B_CLKOUT1n	DIFF_TX_3B17n	No		N42	DQsn107	DQsn53/CQn53	DQsn26/CQn26	DQ13
3B		28	VREFB3BNO	IO		PLL_3B_B_CLKOUT1p,PLL_3B_B_CLKOUT1,PLL_3B_B_FB1	DIFF_TX_3B17p	No		L42	DQ5107	DQ553/CQ53	DQ526/CQ26	DQ13
3B		27	VREFB3BNO	IO	CDR		DIFF_RX_3B18n	Yes		P41	DQ107	DQ53	DQ26	DQ13
3B		26	VREFB3BNO	IO	RZQ_B_3B,CDR		DIFF_RX_3B18p	Yes		M41	DQ107	DQ53	DQ26	DQ13
3B		25	VREFB3BNO	IO	CLK_B_3B_1n		DIFF_TX_3B18n	No		N40	DQ107	DQ53	DQ26	DQ13
3B		24	VREFB3BNO	IO	CLK_B_3B_1p		DIFF_TX_3B18p	No		L40	DQ107	DQ53	DQ26	DQ13
3B		23	VREFB3BNO	IO	CLK_B_3B_On,CDR		DIFF_RX_3B19n	Yes		W38	DQ108	DQ54	DQ27	DQ13
3B		22	VREFB3BNO	IO	CLK_B_3B_Op,CDR		DIFF_RX_3B19p	Yes		U38	DQ108	DQ54	DQ27	DQ13
3B		21	VREFB3BNO	IO			DIFF_TX_3B19n	No		V37	DQ108	DQ54	DQ27	DQ13
3B		20	VREFB3BNO	IO			DIFF_TX_3B19p	No		T37	DQ108	DQ54	DQ27	DQ13
3B		19	VREFB3BNO	IO		PLL_3B_B_CLKOUT0n	DIFF_RX_3B20n	No		W36	DQsn108	DQ54	DQ27	DQ13
3B		18	VREFB3BNO	IO		PLL_3B_B_CLKOUT0p,PLL_3B_B_CLKOUT0,PLL_3B_B_FB0	DIFF_RX_3B20p	No		U36	DQ5108	DQ54	DQ27	DQ13
3B		17	VREFB3BNO	IO			DIFF_TX_3B20n	No		V35	DQsn109	DQsn54/CQn54	DQ27	DQsn13/CQn13
3B		16	VREFB3BNO	IO			DIFF_TX_3B20p	No		T35	DQ5109	DQ554/CQ54	DQ27	DQ513/CQ13
3B		15	VREFB3BNO	IO	CDR		DIFF_RX_3B21n	Yes		W34	DQ109	DQ54	DQ27	DQ13
3B		14	VREFB3BNO	IO	CDR		DIFF_RX_3B21p	Yes		U34	DQ109	DQ54	DQ27	DQ13
3B		13	VREFB3BNO	IO			DIFF_TX_3B21n	No		V33	DQ109	DQ54	DQ27	DQ13
3B		12	VREFB3BNO	IO			DIFF_TX_3B21p	No		T33	DQ109	DQ54	DQ27	DQ13
3B		11	VREFB3BNO	IO	CDR		DIFF_RX_3B22n	Yes		N38	DQ110	DQ55	DQ27	DQ13
3B		10	VREFB3BNO	IO	CDR		DIFF_RX_3B22p	Yes		L38	DQ110	DQ55	DQ27	DQ13
3B		9	VREFB3BNO	IO			DIFF_TX_3B22n	No		P37	DQ110	DQ55	DQ27	DQ13
3B		8	VREFB3BNO	IO			DIFF_TX_3B22p	No		M37	DQ110	DQ55	DQ27	DQ13
3B		7	VREFB3BNO	IO			DIFF_RX_3B23n	No		N36	DQsn110	DQ55	DQ27	DQ13
3B		6	VREFB3BNO	IO			DIFF_RX_3B23p	No		L36	DQ5110	DQ55	DQ27	DQ13
3B		5	VREFB3BNO	IO			DIFF_TX_3B23n	No		P35	DQsn111	DQsn55/CQn55	DQsn27/CQn27	DQ13
3B		4	VREFB3BNO	IO			DIFF_TX_3B23p	No		M35	DQ5111	DQ555/CQ55	DQ527/CQ27	DQ13
3B		3	VREFB3BNO	IO	CDR		DIFF_RX_3B24n	Yes		N34	DQ111	DQ55	DQ27	DQ13
3B		2	VREFB3BNO	IO	CDR		DIFF_RX_3B24p	Yes		L34	DQ111	DQ55	DQ27	DQ13
3B		1	VREFB3BNO	IO			DIFF_TX_3B24n	No		P33	DQ111	DQ55	DQ27	DQ13
3B		0	VREFB3BNO	IO			DIFF_TX_3B24p	No		M33	DQ111	DQ55	DQ27	DQ13
3A		95	VREFB3ANO	IO			DIFF_RX_3A1n	No		H59	DQ112	DQ56	DQ28	DQ14
3A		94	VREFB3ANO	IO			DIFF_RX_3A1p	No		F59	DQ112	DQ56	DQ28	DQ14
3A		93	VREFB3ANO	IO			DIFF_TX_3A1n	No		J58	DQ112	DQ56	DQ28	DQ14
3A		92	VREFB3ANO	IO			DIFF_TX_3A1p	No		G58	DQ112	DQ56	DQ28	DQ14
3A		91	VREFB3ANO	IO			DIFF_RX_3A2n	No		H57	DQsn112	DQ56	DQ28	DQ14
3A		90	VREFB3ANO	IO		AVST_READY	DIFF_RX_3A2p	No		F57	DQ5112	DQ56	DQ28	DQ14
3A		89	VREFB3ANO	IO		AVST_DATA31	DIFF_TX_3A2n	No		J56	DQsn113	DQsn56/CQn56	DQ28	DQ14
3A		88	VREFB3ANO	IO		AVST_DATA30	DIFF_TX_3A2p	No		G56	DQ5113	DQ556/CQ56	DQ28	DQ14
3A		87	VREFB3ANO	IO	CDR	AVST_DATA29	DIFF_RX_3A3n	Yes		H55	DQ113	DQ56	DQ28	DQ14
3A		86	VREFB3ANO	IO	CDR	AVST_DATA28	DIFF_RX_3A3p	Yes		F55	DQ113	DQ56	DQ28	DQ14
3A		85	VREFB3ANO	IO		AVST_DATA27	DIFF_TX_3A3n	No		J54	DQ113	DQ56	DQ28	DQ14
3A		84	VREFB3ANO	IO		AVST_DATA26	DIFF_TX_3A3p	No		G54	DQ113	DQ56	DQ28	DQ14
3A		83	VREFB3ANO	IO		AVST_DATA25	DIFF_RX_3A4n	No		H61	DQ114	DQ57	DQ28	DQ14
3A		82	VREFB3ANO	IO		AVST_DATA24	DIFF_RX_3A4p	No		F61	DQ114	DQ57	DQ28	DQ14
3A		81	VREFB3ANO	IO		AVST_DATA23	DIFF_TX_3A4n	No		D59	DQ114	DQ57	DQ28	DQ14
3A		80	VREFB3ANO	IO		AVST_DATA22	DIFF_TX_3A4p	No		C58	DQ114	DQ57	DQ28	DQ14
3A		79	VREFB3ANO	IO		AVST_DATA21	DIFF_RX_3A5n	No		D57	DQsn114	DQ57	DQ28	DQ14
3A		78	VREFB3ANO	IO		AVST_DATA20	DIFF_RX_3A5p	No		B57	DQ5114	DQ57	DQ28	DQ14
3A		77	VREFB3ANO	IO		PLL_3A_T_CLKOUT1n	DIFF_TX_3A5n	No		C56	DQsn115	DQsn57/CQn57	DQsn28/CQn28	DQ14
3A		76	VREFB3ANO	IO		PLL_3A_T_CLKOUT1p,PLL_3A_T_CLKOUT1,PLL_3A_T_FB1	DIFF_TX_3A5p	No		A56	DQ5115	DQ557/CQ57	DQ528/CQ28	DQ14
3A		75	VREFB3ANO	IO	CDR		DIFF_RX_3A6n	Yes		D55	DQ115	DQ57	DQ28	DQ14
3A		74	VREFB3ANO	IO	RZQ_T_3A,CDR		DIFF_RX_3A6p	Yes		B55	DQ115	DQ57	DQ28	DQ14
3A		73	VREFB3ANO	IO	CLK_T_3A_1n		DIFF_TX_3A6n	No		C54	DQ115	DQ57	DQ28	DQ14
3A		72	VREFB3ANO	IO	CLK_T_3A_1p		DIFF_TX_3A6p	No		A54	DQ115	DQ57	DQ28	DQ14
3A		71	VREFB3ANO	IO	CLK_T_3A_0n		DIFF_RX_3A7n	No		J52	DQ116	DQ58	DQ29	DQ14
3A		70	VREFB3ANO	IO	CLK_T_3A_0p		DIFF_RX_3A7p	No		G52	DQ116	DQ58	DQ29	DQ14
3A		69	VREFB3ANO	IO			DIFF_TX_3A7n	No		H51	DQ116	DQ58	DQ29	DQ14
3A		68	VREFB3ANO	IO			DIFF_TX_3A7p	No		F51	DQ116	DQ58	DQ29	DQ14
3A		67	VREFB3ANO	IO		PLL_3A_T_CLKOUT0n	DIFF_RX_3A8n	No		J50	DQsn116	DQ58	DQ29	DQ14
3A		66	VREFB3ANO	IO		PLL_3A_T_CLKOUT0p,PLL_3A_T_CLKOUT0,PLL_3A_T_FB0	DIFF_RX_3A8p	No		G50	DQ5116	DQ58	DQ29	DQ14
3A		65	VREFB3ANO	IO		AVST_CLK	DIFF_TX_3A8n	No		H49	DQsn117	DQsn58/CQn58	DQ29	DQsn14/CQn14
3A		64	VREFB3ANO	IO		AVST_DATA15	DIFF_TX_3A8p	No		F49	DQ5117	DQ558/CQ58	DQ29	DQ514/CQ14
3A		63	VREFB3ANO	IO	CDR	AVST_DATA14	DIFF_RX_3A9n	Yes		J48	DQ117	DQ58	DQ29	DQ14
3A		62	VREFB3ANO	IO	CDR	AVST_DATA13	DIFF_RX_3A9p	Yes		G48	DQ117	DQ58	DQ29	DQ14
3A		61	VREFB3ANO	IO		AVST_DATA12	DIFF_TX_3A9n	No		H47	DQ117	DQ58	DQ29	DQ14
3A		60	VREFB3ANO	IO		AVST_DATA11	DIFF_TX_3A9p	No		F47	DQ117	DQ58	DQ29	DQ14
3A		59	VREFB3ANO	IO		AVST_DATA10	DIFF_RX_3A10n	No		C52	DQ118	DQ59	DQ29	DQ14
3A		58	VREFB3ANO	IO		AVST_DATA9	DIFF_RX_3A10p	No		A52	DQ118	DQ59	DQ29	DQ14

WARNING: Refer to Appendix for potential changes in the final pin-out.

3A		57	VREFB3ANO	IO		AVST_DATA8	DIFF_TX_3A10n	No		D51	DQ118	DQ59	DQ29	DQ14
3A		56	VREFB3ANO	IO		AVST_VALID	DIFF_TX_3A10p	No		B51	DQ118	DQ59	DQ29	DQ14
3A		55	VREFB3ANO	IO		AVST_DATA7	DIFF_RX_3A11n	No		C50	DQSn118	DQ59	DQ29	DQ14
3A		54	VREFB3ANO	IO		AVST_DATA6	DIFF_RX_3A11p	No		A50	DQSn118	DQ59	DQ29	DQ14
3A		53	VREFB3ANO	IO		AVST_DATA5	DIFF_TX_3A11n	No		D49	DQSn119	DQSn59/CQn59	DQSn29/CQn29	DQ14
3A		52	VREFB3ANO	IO		AVST_DATA4	DIFF_TX_3A11p	No		B49	DQSn119	DQSn59/CQn59	DQSn29/CQn29	DQ14
3A		51	VREFB3ANO	IO	CDR	AVST_DATA3	DIFF_RX_3A12n	Yes		C48	DQ119	DQ59	DQ29	DQ14
3A		50	VREFB3ANO	IO	CDR	AVST_DATA2	DIFF_RX_3A12p	Yes		A48	DQ119	DQ59	DQ29	DQ14
3A		49	VREFB3ANO	IO		AVST_DATA1	DIFF_TX_3A12n	No		D47	DQ119	DQ59	DQ29	DQ14
3A		48	VREFB3ANO	IO		AVST_DATA0	DIFF_TX_3A12p	No		B47	DQ119	DQ59	DQ29	DQ14
3A		47	VREFB3ANO	IO	CDR		DIFF_RX_3A13n	Yes		V59	DQ120	DQ60	DQ30	DQ15
3A		46	VREFB3ANO	IO	CDR		DIFF_RX_3A13p	Yes		T59	DQ120	DQ60	DQ30	DQ15
3A		45	VREFB3ANO	IO			DIFF_TX_3A13n	No		W58	DQ120	DQ60	DQ30	DQ15
3A		44	VREFB3ANO	IO			DIFF_TX_3A13p	No		U58	DQ120	DQ60	DQ30	DQ15
3A		43	VREFB3ANO	IO			DIFF_RX_3A14n	No		V57	DQSn120	DQ60	DQ30	DQ15
3A		42	VREFB3ANO	IO			DIFF_RX_3A14p	No		T57	DQSn120	DQ60	DQ30	DQ15
3A		41	VREFB3ANO	IO			DIFF_TX_3A14n	No		W56	DQSn121	DQSn60/CQn60	DQ30	DQ15
3A		40	VREFB3ANO	IO			DIFF_TX_3A14p	No		U56	DQSn121	DQSn60/CQn60	DQ30	DQ15
3A		39	VREFB3ANO	IO	CDR		DIFF_RX_3A15n	Yes		V55	DQ121	DQ60	DQ30	DQ15
3A		38	VREFB3ANO	IO	CDR		DIFF_RX_3A15p	Yes		T55	DQ121	DQ60	DQ30	DQ15
3A		37	VREFB3ANO	IO			DIFF_TX_3A15n	No		W54	DQ121	DQ60	DQ30	DQ15
3A		36	VREFB3ANO	IO			DIFF_TX_3A15p	No		U54	DQ121	DQ60	DQ30	DQ15
3A		35	VREFB3ANO	IO	CDR		DIFF_RX_3A16n	Yes		P59	DQ122	DQ61	DQ30	DQ15
3A		34	VREFB3ANO	IO	CDR		DIFF_RX_3A16p	Yes		M59	DQ122	DQ61	DQ30	DQ15
3A		33	VREFB3ANO	IO			DIFF_TX_3A16n	No		N58	DQ122	DQ61	DQ30	DQ15
3A		32	VREFB3ANO	IO			DIFF_TX_3A16p	No		L58	DQ122	DQ61	DQ30	DQ15
3A		31	VREFB3ANO	IO			DIFF_RX_3A17n	No		P57	DQSn122	DQ61	DQ30	DQ15
3A		30	VREFB3ANO	IO			DIFF_RX_3A17p	No		M57	DQSn122	DQ61	DQ30	DQ15
3A		29	VREFB3ANO	IO	PLL_3A_B_CLKOUT1n		DIFF_TX_3A17n	No		N56	DQSn123	DQSn61/CQn61	DQSn30/CQn30	DQ15
3A		28	VREFB3ANO	IO	PLL_3A_B_CLKOUT1p,PLL_3A_B_CLKOUT1,PLL_3A_B_FB1		DIFF_TX_3A17p	No		L56	DQSn123	DQSn61/CQn61	DQSn30/CQn30	DQ15
3A		27	VREFB3ANO	IO	CDR		DIFF_RX_3A18n	Yes		P55	DQ123	DQ61	DQ30	DQ15
3A		26	VREFB3ANO	IO	RZQ_B_3A,CDR		DIFF_RX_3A18p	Yes		M55	DQ123	DQ61	DQ30	DQ15
3A		25	VREFB3ANO	IO	CLK_B_3A_1n		DIFF_TX_3A18n	No		N54	DQ123	DQ61	DQ30	DQ15
3A		24	VREFB3ANO	IO	CLK_B_3A_1p		DIFF_TX_3A18p	No		L54	DQ123	DQ61	DQ30	DQ15
3A		23	VREFB3ANO	IO	CLK_B_3A_0n,CDR		DIFF_RX_3A19n	Yes		W52	DQ124	DQ62	DQ31	DQ15
3A		22	VREFB3ANO	IO	CLK_B_3A_0p,CDR		DIFF_RX_3A19p	Yes		U52	DQ124	DQ62	DQ31	DQ15
3A		21	VREFB3ANO	IO			DIFF_TX_3A19n	No		V51	DQ124	DQ62	DQ31	DQ15
3A		20	VREFB3ANO	IO			DIFF_TX_3A19p	No		T51	DQ124	DQ62	DQ31	DQ15
3A		19	VREFB3ANO	IO	PLL_3A_B_CLKOUT0n		DIFF_RX_3A20n	No		W50	DQSn124	DQ62	DQ31	DQ15
3A		18	VREFB3ANO	IO	PLL_3A_B_CLKOUT0p,PLL_3A_B_CLKOUT0,PLL_3A_B_FB0		DIFF_RX_3A20p	No		U50	DQSn124	DQ62	DQ31	DQ15
3A		17	VREFB3ANO	IO			DIFF_TX_3A20n	No		V49	DQSn125	DQSn62/CQn62	DQ31	DQSn15/CQn15
3A		16	VREFB3ANO	IO			DIFF_TX_3A20p	No		T49	DQSn125	DQSn62/CQn62	DQ31	DQSn15/CQn15
3A		15	VREFB3ANO	IO	CDR		DIFF_RX_3A21n	Yes		W48	DQ125	DQ62	DQ31	DQ15
3A		14	VREFB3ANO	IO	CDR		DIFF_RX_3A21p	Yes		U48	DQ125	DQ62	DQ31	DQ15
3A		13	VREFB3ANO	IO			DIFF_TX_3A21n	No		V47	DQ125	DQ62	DQ31	DQ15
3A		12	VREFB3ANO	IO			DIFF_TX_3A21p	No		T47	DQ125	DQ62	DQ31	DQ15
3A		11	VREFB3ANO	IO	CDR		DIFF_RX_3A22n	Yes		N52	DQ126	DQ63	DQ31	DQ15
3A		10	VREFB3ANO	IO	CDR		DIFF_RX_3A22p	Yes		L52	DQ126	DQ63	DQ31	DQ15
3A		9	VREFB3ANO	IO			DIFF_TX_3A22n	No		P51	DQ126	DQ63	DQ31	DQ15
3A		8	VREFB3ANO	IO			DIFF_TX_3A22p	No		M51	DQ126	DQ63	DQ31	DQ15
3A		7	VREFB3ANO	IO			DIFF_RX_3A23n	No		N50	DQSn126	DQ63	DQ31	DQ15
3A		6	VREFB3ANO	IO			DIFF_RX_3A23p	No		L50	DQSn126	DQ63	DQ31	DQ15
3A		5	VREFB3ANO	IO			DIFF_TX_3A23n	No		P49	DQSn127	DQSn63/CQn63	DQSn31/CQn31	DQ15
3A		4	VREFB3ANO	IO			DIFF_TX_3A23p	No		M49	DQSn127	DQSn63/CQn63	DQSn31/CQn31	DQ15
3A		3	VREFB3ANO	IO	CDR		DIFF_RX_3A24n	Yes		N48	DQ127	DQ63	DQ31	DQ15
3A		2	VREFB3ANO	IO	CDR		DIFF_RX_3A24p	Yes		L48	DQ127	DQ63	DQ31	DQ15
3A		1	VREFB3ANO	IO			DIFF_TX_3A24n	No		P47	DQ127	DQ63	DQ31	DQ15
3A		0	VREFB3ANO	IO			DIFF_TX_3A24p	No		M47	DQ127	DQ63	DQ31	DQ15
9A			GXER9A_TX_CH0p						Yes	AK1				
9A			GXER9A_TX_CH1p						Yes	AL4				
9A			GXER9A_TX_CH2p						Yes	AP1				
9A			GXER9A_TX_CH3p						Yes	AR4				
9A			GXER9A_TX_CH8p						Yes	AV1				
9A			GXER9A_TX_CH9p						Yes	AW4				
9A			GXER9A_TX_CH10p						Yes	BB1				
9A			GXER9A_TX_CH11p						Yes	BC4				
9A			GXER9A_TX_CH12p						Yes	BF1				
9A			GXER9A_TX_CH13p						Yes	BG4				
9A			GXER9A_TX_CH14p						Yes	BK1				
9A			GXER9A_TX_CH15p						Yes	BL4				
9A			GXER9A_TX_CH20p						Yes	BP1				
9A			GXER9A_TX_CH21p						Yes	BR4				
9A			GXER9A_TX_CH22p						Yes	BV1				
9A			GXER9A_TX_CH23p						Yes	BW4				





WARNING: Refer to Appendix for potential changes in the final pin-out.

			GND							AH21				
			GND							AF21				
			GND							AD21				
			GND							AD23				
			GND							AB23				
			GND							AC22				
			GND							AA22				
			GND							Y9				
			GND							Y7				
			GND							Y61				
			GND							Y59				
			GND							Y57				
			GND							Y55				
			GND							Y53				
			GND							Y51				
			GND							Y5				
			GND							Y49				
			GND							Y47				
			GND							Y45				
			GND							Y43				
			GND							Y41				
			GND							Y39				
			GND							Y37				
			GND							Y35				
			GND							Y33				
			GND							Y31				
			GND							Y3				
			GND							Y29				
			GND							Y27				
			GND							Y25				
			GND							Y23				
			GND							Y21				
			GND							Y19				
			GND							Y17				
			GND							Y15				
			GND							Y13				
			GND							Y11				
			GND							Y1				
			GND							W60				
			GND							W46				
			GND							W4				
			GND							W32				
			GND							W18				
			GND							V53				
			GND							V39				
			GND							V25				
			GND							V11				
			GND							U60				
			GND							U46				
			GND							U4				
			GND							U32				
			GND							U18				
			GND							T53				
			GND							T39				
			GND							T25				
			GND							T11				
			GND							R8				
			GND							R62				
			GND							R60				
			GND							R6				
			GND							R58				
			GND							R56				
			GND							R54				
			GND							R52				
			GND							R50				
			GND							R48				
			GND							R46				
			GND							R44				
			GND							R42				
			GND							R40				
			GND							R4				
			GND							R38				
			GND							R36				
			GND							R34				









WARNING: Refer to Appendix for potential changes in the final pin-out.

			GND							CP15				
			GND							CP13				
			GND							CP11				
			GND							CP1				
			GND							CN58				
			GND							CN44				
			GND							CN30				
			GND							CN2				
			GND							CN16				
			GND							CM9				
			GND							CM51				
			GND							CM37				
			GND							CM23				
			GND							CL58				
			GND							CL44				
			GND							CL30				
			GND							CL2				
			GND							CL16				
			GND							CK9				
			GND							CK51				
			GND							CK37				
			GND							CK23				
			GND							CJ8				
			GND							CJ62				
			GND							CJ60				
			GND							CJ6				
			GND							CJ58				
			GND							CJ56				
			GND							CJ54				
			GND							CJ52				
			GND							CJ50				
			GND							CJ48				
			GND							CJ46				
			GND							CJ44				
			GND							CJ42				
			GND							CJ40				
			GND							CJ4				
			GND							CJ38				
			GND							CJ36				
			GND							CJ34				
			GND							CJ32				
			GND							CJ30				
			GND							CJ28				
			GND							CJ26				
			GND							CJ24				
			GND							CJ22				
			GND							CJ20				
			GND							CJ2				
			GND							CJ18				
			GND							CJ16				
			GND							CJ14				
			GND							CJ12				
			GND							CJ10				
			GND							CH9				
			GND							CH51				
			GND							CH37				
			GND							CH23				
			GND							CG58				
			GND							CG44				
			GND							CG30				
			GND							CG2				
			GND							CG16				
			GND							CF9				
			GND							CF51				
			GND							CF37				
			GND							CF23				
			GND							CE58				
			GND							CE44				
			GND							CE30				
			GND							CE2				
			GND							CE16				
			GND							CD9				
			GND							CD7				
			GND							CD61				



















WARNING: Refer to Appendix for potential changes in the final pin-out.

			GND							AG44				
			GND							AG42				
			GND							AG40				
			GND							AG38				
			GND							AG36				
			GND							AG34				
			GND							AG32				
			GND							AG30				
			GND							AG28				
			GND							AG26				
			GND							AG24				
			GND							AG22				
			GND							AG20				
			GND							AG2				
			GND							AG18				
			GND							AG16				
			GND							AG14				
			GND							AG12				
			GND							AG10				
			GND							AF59				
			GND							AF57				
			GND							AF53				
			GND							AF51				
			GND							AF49				
			GND							AF47				
			GND							AF45				
			GND							AF39				
			GND							AF17				
			GND							AF15				
			GND							AF13				
			GND							AF11				
			GND							AE8				
			GND							AE62				
			GND							AE60				
			GND							AE6				
			GND							AE56				
			GND							AE54				
			GND							AE50				
			GND							AE46				
			GND							AE42				
			GND							AE40				
			GND							AE4				
			GND							AE38				
			GND							AE36				
			GND							AE34				
			GND							AE32				
			GND							AE30				
			GND							AE28				
			GND							AE26				
			GND							AE24				
			GND							AE22				
			GND							AE20				
			GND							AE2				
			GND							AE18				
			GND							AE16				
			GND							AE14				
			GND							AE12				
			GND							AE10				
			GND							AD61				
			GND							AD57				
			GND							AD55				
			GND							AD51				
			GND							AD47				
			GND							AD41				
			GND							AC60				
			GND							AC58				
			GND							AC54				
			GND							AC52				
			GND							AC50				
			GND							AC48				
			GND							AC40				
			GND							AC38				
			GND							AC36				
			GND							AC34				





WARNING: Refer to Appendix for potential changes in the final pin-out.

			DNU						AE44				
			DNU						BY19				
			DNU						AF19				
			DNU						AM19				
			DNU						AT19				
			DNU						AP17				
			DNU						AT17				
			DNU						AJ46				
			DNU						BL44				
			DNU						BU44				
			DNU						BT49				
			DNU						BV49				
			DNU						BV51				
			DNU						BU50				
			DNU						BT51				
			DNU						BL46				
			DNU						BR50				
			DNU						BN46				
			DNU						BV53				
			DNU						BP47				
			DNU						BN44				
			DNU						BU52				
			DNU						BV55				
			DNU						BT53				
			DNU						BM47				
			DNU						BV45				
			DNU						BM45				
			DNU						BT45				
			DNU						BU46				
			DNU						BU48				
			DNU						BV47				
			DNU						BT47				
			DNU						BL50				
			TEMPDIODE0An						CA52				
			TEMPDIODE0Ap						CC52				
			TEMPDIODE0Cn						AH43				
			TEMPDIODE0Cp						AF43				
			TEMPDIODE1n						AG46				
			TEMPDIODE1p						AH45				
			TEMPDIODE4n						AR20				
			TEMPDIODE4p						AN18				
			VCCBAT						CC48				
			VCCBAT						CA48				
			VCCA_PLL						CC34				
			VCCA_PLL						CC32				
			VCCA_PLL						CC30				
			VCCA_PLL						CC28				
			VCCA_PLL						AA34				
			VCCA_PLL						AA32				
			VCCA_PLL						AA30				
			VCCA_PLL						AA28				
			VCCIO_PIO_2A						CB39				
			VCCIO_PIO_2A						CB37				
			VCCIO_PIO_2A						BY39				
			VCCIO_PIO_2A						BY37				
			VCCIO_PIO_2B						CB35				
			VCCIO_PIO_2B						CB33				
			VCCIO_PIO_2B						BY35				
			VCCIO_PIO_2B						BY33				
			VCCIO_PIO_2C						CB31				
			VCCIO_PIO_2C						CB29				
			VCCIO_PIO_2C						BY31				
			VCCIO_PIO_2C						BY29				
			VCCIO_PIO_2D						CB27				
			VCCIO_PIO_2D						CB25				
			VCCIO_PIO_2D						BY27				
			VCCIO_PIO_2D						BY25				
			VCCIO_PIO_3A						AD39				
			VCCIO_PIO_3A						AD37				
			VCCIO_PIO_3A						AB39				
			VCCIO_PIO_3A						AB37				
			VCCIO_PIO_3B						AD35				
			VCCIO_PIO_3B						AD33				
			VCCIO_PIO_3B						AB35				







WARNING: Refer to Appendix for potential changes in the final pin-out.

			NC							AA18				
			NC							AA16				
			NC							AA14				
			NC							AA12				
			NC							AA10				
			VCCRCORE							BV37				
			VCCRCORE							BT37				
			VCCRCORE							BR28				
			VCCRCORE							BR26				
			VCCRCORE							BR24				
			VCCRCORE							AJ28				
			VCCRCORE							AJ26				
			VCCRCORE							AJ24				
			VCCRCORE							AH37				
			VCCRCORE							AF37				
			VCCRTPLL_GXER1							BG16				
			VCCRTPLL_GXER1							BE16				
			VCCRT_GXER1							BP15				
			VCCRT_GXER1							BN14				
			VCCRT_GXER1							BM15				
			VCCRT_GXER1							BL14				
			VCCRT_GXER1							BK15				
			VCCRT_GXER1							BJ14				
			VCCRT_GXER1							BG14				
			VCCRT_GXER1							BE14				
			VCCRT_GXER1							BC14				
			VCCRT_GXER1							BB15				
			VCCRT_GXER1							BA14				
			VCCRT_GXER1							AY15				
			VCCRT_GXER1							AW14				
			VCCRT_GXER1							AV15				
			VCCRT_GXPL1							BD49				
			VCCRT_GXPL1							BC48				
			VCCRT_GXPL1							BB49				
			VCCRT_GXPL1							AY49				
			VCCRT_GXPL1							AV49				
			VCCRT_GXPL1							AT49				
			VCCRT_GXPL1							AR48				
			VCCRT_GXPL1							AP49				
			VCCRT_GXPL1							AN48				
			VCCRT_GXPL1							AM49				
			IO_AUX_RREF10_P							BM43				
			IO_AUX_RREF20							AN20				
			VCCADC							CB43				
			VCCADC							BY43				
			VCCCLK_GXER1							AR18				
			VCCCLK_GXPL1							BH47				
			VCCCLK_GXPL1							BH45				
			VCCFUSEWR_SDM							CB49				
			VCCFUSEWR_SDM							BY49				
			VCCFUSE_GXP							BR44				
			VCCH							BF43				
			VCCH							BD43				
			VCCH							AY43				
			VCCH							AV43				
			VCCH							BL20				
			VCCH							BJ20				
			VCCH							BE20				
			VCCH							BC20				
			VCCH_GXER1							BP17				
			VCCH_GXER1							BM17				
			VCCH_GXER1							BK17				
			VCCH_GXER1							BB17				
			VCCH_GXER1							AY17				
			VCCH_GXPL1							BE46				
			VCCH_GXPL1							BC46				
			VCCH_GXPL1							AY47				
			VCCH_GXPL1							AW46				
			VCCH_GXPL1							AV47				
			VCCH_GXPL1							AU46				
			VCCH_GXPL1							AN46				
			VCCH_SDM							BT43				
			VCCLSENSE							BB25				
			VCCL_SDM							BV41				

WARNING: Refer to Appendix for potential changes in the final pin-out.

		VCCL_SDM						BV39				
		VCCL_SDM						BT41				
		VCCL_SDM						BT39				
		VCCP						BV35				
		VCCP						BV33				
		VCCP						BV31				
		VCCP						BV29				
		VCCP						BV27				
		VCCP						BT35				
		VCCP						BT33				
		VCCP						BT31				
		VCCP						BT29				
		VCCP						BT27				
		VCCP						AH35				
		VCCP						AH33				
		VCCP						AH31				
		VCCP						AH29				
		VCCP						AH27				
		VCCP						AF35				
		VCCP						AF33				
		VCCP						AF31				
		VCCP						AF29				
		VCCP						AF27				
		VCCPLLDIG_SDM						CB45				
		VCCPLLDIG_SDM						BY45				
		VCCPLL_SDM						CB47				
		VCCPLL_SDM						BY47				
		VCC_HSSI_GXER1						BT19				
		VCC_HSSI_GXER1						BR20				
		VCC_HSSI_GXER1						BP19				
		VCC_HSSI_GXER1						BK19				
		VCC_HSSI_GXER1						BH19				
		VCC_HSSI_GXER1						BD19				
		VCC_HSSI_GXER1						BB19				
		VCC_HSSI_GXER1						AY19				
		VCC_HSSI_GXER1						AW20				
		VCC_HSSI_GXER1						AU20				
		VCC_HSSI_GXPL1						BH43				
		VCC_HSSI_GXPL1						BE44				
		VCC_HSSI_GXPL1						BC44				
		VCC_HSSI_GXPL1						BA44				
		VCC_HSSI_GXPL1						AW44				
		VCC_HSSI_GXPL1						AU44				
		VCC_HSSI_GXPL1						AR44				
		U10_P_IO_RESREF_0						BH49				

**WARNING: Refer to Appendix for potential changes in the final pin-out.**

**Removal Of SDMMC\_CFG configuration pin functions**

Bank Number	Pin Name/Function	Optional Function(s)	R24B
SDM	SDM_IO1	AVSTx8_DATA2,AS_DATA1, <del>SDMMC_CFG_DATA1</del>	CU60
SDM	SDM_IO5	AS_nCSO0, <del>SDMMC_CFG_CCLK</del> ,MSEL0	CR60
SDM	SDM_IO3	AVSTx8_DATA3,AS_DATA2, <del>SDMMC_CFG_DATA2</del>	CK59
SDM	SDM_IO4	AVSTx8_DATA1,AS_DATA0, <del>SDMMC_CFG_CMD</del>	CN60
SDM	SDM_IO2	AVSTx8_DATA0,AS_CLK, <del>SDMMC_CFG_DATA0</del>	CT59
SDM	SDM_IO13	AVSTx8_DATA5, <del>SDMMC_CFG_DATA5</del>	CB59
SDM	SDM_IO6	AVSTx8_DATA4,AS_DATA3, <del>SDMMC_CFG_DATA3</del>	CM59
SDM	SDM_IO10	AVSTx8_DATA7, <del>SDMMC_CFG_DATA7</del>	CC58
SDM	SDM_IO8	AVSTx8_READY,AS_nCSO3, <del>SDMMC_CFG_DATA4</del>	CL60
SDM	SDM_IO15	AVSTx8_DATA6, <del>SDMMC_CFG_DATA6</del>	CA58

**Addition of AS\_nRST pin function to SDM\_IO15**

Bank Number	Pin Name/Function	Optional Function(s)	R24B
SDM	SDM_IO15	AVSTx8_DATA6, <del>SDMMC_CFG_DATA6</del> ,AS_nRST	CA58

**Addition of PWRMGT\_ALERT pin function to SDM\_IO0, SDM\_IO9 and SDM\_IO12**

Bank Number	Pin Name/Function	Optional Function(s)	R24B
SDM	SDM_IO0	PWRMGT_SCL, PWRMGT_ALERT	CF59
SDM	SDM_IO9	AS_nCSO1,MSEL2, PWRMGT_ALERT	CV59
SDM	SDM_IO12	PWRMGT_SDA, PWRMGT_ALERT	CC56

Date	Version	Changes
June 2020	2020.06.29	Initial release.
July 2021	2021.07.07	- Added Appendix. - Updated R24A package name to R24B package.

(1) For more information about pin definition and pin connection guidelines, refer to the [Intel® Agilex™ Device Family Pin Connection Guidelines](#)